



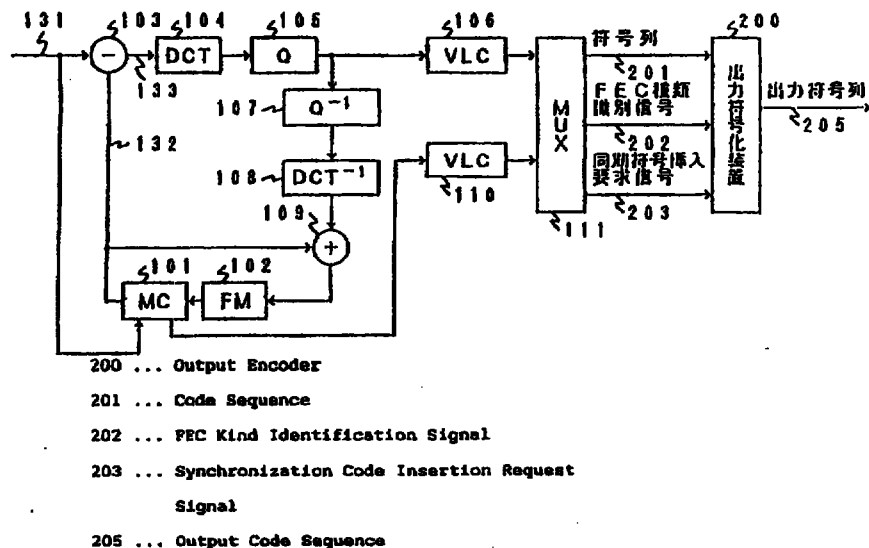
PCT

特許協力条約に基づいて公開された国際出願

(51) 国際特許分類6 H04L 7/08, H04N 7/64, H04L 1/00, H03M 7/30	A1	(11) 国際公開番号 WO97/35401 (43) 国際公開日 1997年9月25日(25.09.97)												
(21) 国際出願番号 PCT/JP97/00864 (22) 国際出願日 1997年3月18日(18.03.97) (30) 優先権データ <table border="0"> <tr> <td>特願平8/61450</td> <td>1996年3月18日(18.03.96)</td> <td>JP</td> </tr> <tr> <td>特願平8/163082</td> <td>1996年6月24日(24.06.96)</td> <td>JP</td> </tr> <tr> <td>特願平8/232362</td> <td>1996年9月2日(02.09.96)</td> <td>JP</td> </tr> <tr> <td>特願平8/243883</td> <td>1996年9月13日(13.09.96)</td> <td>JP</td> </tr> </table> (60) 法律上関連する他の国内特許文献の表示 (63) 継続による関係 US 08/720,067(一部継続) 出願日 1996年6月27日(27.06.96) (71) 出願人 (米国を除くすべての指定国について) 株式会社 東芝(KABUSHIKI KAISHA TOSHIBA)[JP/JP] 〒210 神奈川県川崎市幸区堀川町72 Kanagawa, (JP) (72) 発明者 ; および (75) 発明者 / 出願人 (米国についてのみ) 菊地義浩(KIKUCHI, Yoshihiro)[JP/JP] 〒232 神奈川県横浜市南区高砂町1-10-1 クレーレ東芝吉野町604号 Kanagawa, (JP)		特願平8/61450	1996年3月18日(18.03.96)	JP	特願平8/163082	1996年6月24日(24.06.96)	JP	特願平8/232362	1996年9月2日(02.09.96)	JP	特願平8/243883	1996年9月13日(13.09.96)	JP	渡邊敏明(WATANABE, Toshiaki)[JP/JP] 〒245 神奈川県横浜市泉区白百合3-3-5 Kanagawa, (JP) 駄竹健志(DACHIKU, Kenshi)[JP/JP] 〒213 神奈川県川崎市高津区宇奈根590 ファール東芝101 Kanagawa, (JP) 中條 健(CHUJOH, Takeshi)[JP/JP] 〒151 東京都渋谷区初台2-23-13 Tokyo, (JP) 永井 剛(NAGAI, Takeshi)[JP/JP] 〒189 東京都東村山市秋津町3-17-71 Tokyo, (JP) (74) 代理人 弁理士 佐藤一雄, 外(SATO, Kazuo et al.) 〒100 東京都千代田区丸の内三丁目2番3号 富士ビル323号 協和特許法律事務所 Tokyo, (JP) (81) 指定国 AU, BR, CA, CN, KR, MX, NO, SG, US, VN, 欧州特許 (AT, BE, CH, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE). 添付公開書類 国際調査報告書
特願平8/61450	1996年3月18日(18.03.96)	JP												
特願平8/163082	1996年6月24日(24.06.96)	JP												
特願平8/232362	1996年9月2日(02.09.96)	JP												
特願平8/243883	1996年9月13日(13.09.96)	JP												

(54)Title: ENCODER AND DECODER

(54)発明の名称 符号化装置および復号化装置



(57) Abstract

The problems of pseudo-synchronization and out-of-synchronization caused by erroneous detection of synchronization codes of an encoder in which an error correction/detection coding and a synchronism restoring method using synchronization codes. There are provided a coding unit (212) for encoding a sequence of inputted multiplex codes (201) into error correction/detection codes comprising information bits and inspection bits; and a code sequence assembling unit (213) for assembling a sequence of output codes (205) by inserting a synchronization code into any of a plurality of periodically predetermined synchronization code insertion positions in the code sequence (201) and by arranging the information bits in arbitrary positions in the code sequence and the inspection bits in positions other than the synchronization code insertion positions in the code sequence (201).

(57) 要約

謝り訂正／検出符号化と同期符号を用いる同期回復手法とを組み合わせた符号化装置における同期符号の誤検出に起因する疑似同期や同期外れの問題を解決する。入力される多重化符号列201を情報ビットおよび検査ビットよりなる誤り訂正／検出符号に符号化する符号化部212と、符号列201中の予め周期的に定められた複数の同期符号挿入位置のいずれかに同期符号を挿入すると共に、情報ビットを符号列中の任意の位置に配置し、検査ビットを符号列201中の同期符号挿入位置以外の位置に配置して出力符号列205を組み立てる符号列組立部213を備える。

情報としての用途のみ

PCTに基づいて公開される国際出願をパンフレット第一頁にPCT加盟国を特定するために使用されるコード

AL	アルバニア	EE	エストニア	LR	リベリア	RU	ロシア連邦
AM	アルメニア	ES	スペイン	LS	レソト	SD	スーダン
AT	オーストリア	FI	フィンランド	LT	リトアニア	SE	スウェーデン
AU	オーストラリア	FR	フランス	LU	ルクセンブルグ	SG	シンガポール
AZ	アゼルバイジャン	GB	ガボン	LV	ラトヴィア	SI	スロベニア
BB	バルバドス	GE	イギリス	MC	モナコ	SK	スロヴァキア共和国
BE	ベルギー	GR	ギリシャ	MD	モルドバ	SN	セネガル
BG	ブルガリア	GN	ギニア	MG	マダガスカル	SZ	スワジランド
BJ	ブルキナ・ファソ	GU	ギニアビサウ	MK	マケドニア	TD	チャド
BR	ブラジル	HE	ハンガリー	ML	マリ	TG	トーゴ
BY	ベラルーシ	IE	アイルランド	MN	モンゴル	TJ	タジキスタン
CA	カナダ	IS	アイスランド	MR	モリタニア	TM	トルクメニスタン
CF	中央アフリカ共和国	IT	イタリア	MW	マラウイ	TR	トルコ
CG	コンゴ	JP	日本	MX	メキシコ	TT	トリニダード・トバゴ
CH	スイス	KE	ケニア	NE	ニジェール	UG	ウガンダ
CI	コート・ジボワール	KP	朝鮮民主主義人民共和国	NL	オランダ	US	米国
CM	カメルーン	KR	大韓民国	NO	ノルウェー	UZ	ウズベキスタン共和国
CN	中国	KZ	カザフスタン	NZ	ニュージーランド	VN	ベトナム
CO	コロンビア	LI	リヒテンシュタイン	PL	ポーランド	YU	ユーゴスラビア
DE	ドイツ	LK	スリランカ	PT	ポルトガル		
DK	デンマーク			RO	ルーマニア		