(12) 按照专利合作条约所公布的国际申请

(19) 世界知识产权组织
国 际 局

(43) 国际公布日
2026 年 6 月 18 日 (18.06.2026)

WIPO | PCT

(10) 国际公布号
WO 2026/123576 A1

(51) 国际专利分类号:
G11C 29/44 (2006.01) *G11C 17/18* (2006.01)

(21) 国际申请号: PCT/CN2025/094296

(22) 国际申请日: 2025 年 5 月 12 日 (12.05.2025)

(25) 申请语言: 中文

(26) 公布语言: 中文

(30) 优先权:
202411815017.2 2024年12月9日 (09.12.2024) CN

(71) 申请人: 长鑫科技集团股份有限公司 (**CXMT CORPORATION**) [CN/CN]; 中国安徽省合肥市经济技术开发区空港工业园兴业大道388号 230601 (CN)。

(72) 发明人: 张伟 (**ZHANG, Wei**); 中国安徽省合肥市经济技术开发区空港工业园兴业大道388号 230601 (CN)。

(81) 指定国(除另有指明，要求每一种可提供的国家保护): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CV, CZ, DE, DJ, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IQ, IR, IS, IT, JM, JO, JP, KE, KG, KH, KN, KP, KR, KW, KZ, LA, LC, LK, LR, LS, LU, LY, MA, MD, MG, MK, MN, MU, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UY, UZ, VC, VN, WS, ZA, ZM, ZW。

(84) 指定国(除另有指明，要求每一种可提供的地区保护): ARIPO (BW, CV, GH, GM, KE, LR, LS, MW, MZ,

WO 2026/123576 A1

(54) **Title:** SOFT REPAIR CONTROL CIRCUIT, MEMORY, AND REPAIR METHOD FOR MEMORY

(54) 发明名称: 一种软修复控制电路、存储器和存储器的修复方法

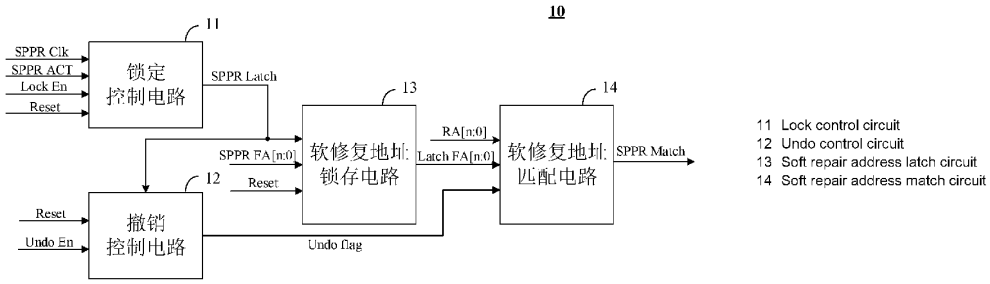


图 1

(57) **Abstract:** A soft repair control circuit comprises a lock control circuit, an undo control circuit, a soft repair address latch circuit, and a soft repair address match circuit. The lock control circuit is configured to lock an outputted latch control signal to a first level when a lock enable signal is at an active level. The undo control circuit is configured to maintain an output unchanged when the latch control signal is locked to the first level, and to generate an undo flag signal at an active level on the basis of an undo enable signal at an active level when the latch control signal is an inverted delayed signal of a soft repair pulse signal. The soft repair address latch circuit is configured to maintain an output unchanged when the latch control signal is locked to the first level. The soft repair address match circuit is configured to lock an outputted soft repair match signal to an inactive level when the undo flag signal is at the active level.

(57) 摘要: 一种软修复控制电路包括锁定控制电路、撤销控制电路、软修复地址锁存电路和软修复地址匹配电路；锁定控制电路，在锁定使能信号处于有效电平时，将输出的锁存控制信号锁定为第一电平；撤销控制电路，在锁存控制信号锁定为第一电平时保持输出不变，以及在锁存控制信号为软修复脉冲信号的反相延迟信号时，根据处于有效电平的撤销使能信号，生成处于有效电平的撤销标识信号；软修复地址锁存电路，在锁存控制信号锁定为第一电平时，保持输出不变；软修复地址匹配电路，在撤销标识信号处于有效电平时，将输出的软修复匹配信号锁定为无效电平。

[见续页]

NA, RW, SC, SD, SL, ST, SZ, TZ, UG, ZM, ZW), 欧亚 (AM, AZ, BY, KG, KZ, RU, TJ, TM), 欧洲 (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, ME, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG)。

本国际公布:

— 包括国际检索报告(条约第21条(3))。