

(12) 특허협력조약에 의하여 공개된 국제출원

(19) 세계지식재산권기구  
국제사무국



(10) 국제공개번호  
**WO 2022/215938 A1**

2022 년 10 월 13 일 (13.10.2022) **WIPO | PCT**

- (51) 국제특허분류:  
*H01L 27/32* (2006.01) *H01L 51/52* (2006.01)
- (21) 국제출원번호: PCT/KR2022/004538
- (22) 국제출원일: 2022 년 3 월 30 일 (30.03.2022)
- (25) 출원언어: 한국어
- (26) 공개언어: 한국어
- (30) 우선권정보:  
10-2021-0043957 2021 년 4 월 5 일 (05.04.2021) KR  
10-2021-0157621 2021 년 11 월 16 일 (16.11.2021) KR
- (71) 출원인: 삼성전자 주식회사 (SAMSUNG ELECTRONICS CO., LTD.) [KR/KR]; 16677 경기도 수원시 영통구 삼성로 129, Gyeonggi-do (KR).
- (72) 발명자: 신성영 (SHIN, Sungyoung); 16677 경기도 수원시 영통구 삼성로 129, Gyeonggi-do (KR). 엄민석 (UHM,

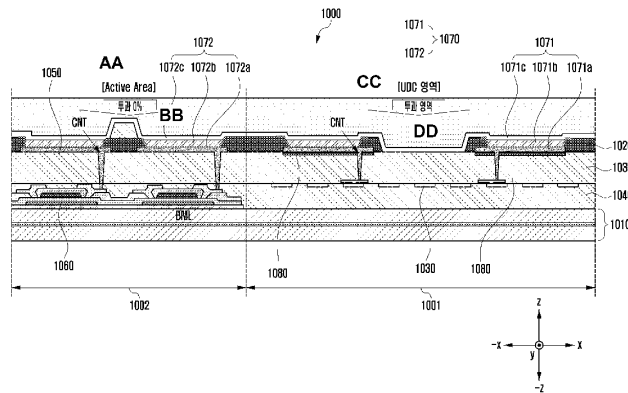
Minsuk); 16677 경기도 수원시 영통구 삼성로 129, Gyeonggi-do (KR). 이동섭 (LEE, Dongseop); 16677 경기도 수원시 영통구 삼성로 129, Gyeonggi-do (KR). 이해창 (LEE, Haechang); 16677 경기도 수원시 영통구 삼성로 129, Gyeonggi-do (KR). 양병덕 (YANG, Byungduk); 16677 경기도 수원시 영통구 삼성로 129, Gyeonggi-do (KR). 김광태 (KIM, Kwangtai); 16677 경기도 수원시 영통구 삼성로 129, Gyeonggi-do (KR). 염동현 (YEOM, Donghyun); 16677 경기도 수원시 영통구 삼성로 129, Gyeonggi-do (KR).

(74) 대리인: 윤앤리특허법인(유한) (YOON & LEE INTERNATIONAL PATENT & LAW FIRM); 08502 서울특별시 금천구 가산디지털1로 226, 에이스 하이엔드타워 5차 3층, Seoul (KR).

(81) 지정국 (별도의 표시가 없는 한, 가능한 모든 종류의 국내 권리의 보호를 위하여): AE, AG, AL, AM, AO, AT,

(54) Title: ELECTRONIC DEVICE COMPRISING CAMERA MODULE

(54) 발명의 명칭: 카메라 모듈을 포함하는 전자 장치



AA ... [Active Area]  
BB ... Transmission 0%  
CC ... [UDC Area]  
DD ... Transmission area

(57) Abstract: According to various embodiments of the present disclosure, an electronic device may comprise a display panel and a camera module placed below the display panel. The display panel may comprise: a first area having a first pixel density and overlapping with the camera module; a second area having a second pixel density that is greater than the first pixel density; a first anti-reflection layer placed in the entire first area or at least a portion thereof; and a plurality of transparent wires placed below first organic light-emitting diodes placed in the first area. The first anti-reflection layer may be placed so as to overlap with lower portions of the first organic light-emitting diodes placed in the first area. The first anti-reflection layer may be placed between an anode electrode of the first organic light-emitting diodes and the plurality of transparent wires.

[다음 쪽 계속]

AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DJ, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IR, IS, IT, JM, JO, JP, KE, KG, KH, KN, KP, KW, KZ, LA, LC, LK, LR, LS, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, WS, ZA, ZM, ZW.

(84) 지정국 (별도의 표시가 없는 한, 가능한 모든 종류의 역내 권리의 보호를 위하여): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, ST, SZ, TZ, UG, ZM, ZW), 유라시아 (AM, AZ, BY, KG, KZ, RU, TJ, TM), 유럽 (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG).

공개:

— 국제조사보고서와 함께 (조약 제21조(3))

(57) 요약서: 본 개시의 다양한 실시예들에 따른 전자 장치는, 디스플레이 패널 및 상기 디스플레이 패널의 하부에 배치되는 카메라 모듈을 포함할 수 있다. 상기 디스플레이 패널은, 제1 픽셀 밀도를 가지며, 상기 카메라 모듈 중첩되는 제1 영역과, 상기 제1 픽셀 밀도보다 큰 제2 픽셀 밀도를 가지는 제2 영역과, 상기 제1 영역의 전체 또는 적어도 일부에 배치되는 제1 광반사 차단층과, 상기 제1 영역에 배치되는 제1 유기발광 다이오드들의 하부에 배치되는 복수의 투명 배선을 포함할 수 있다. 상기 제1 광반사 차단층은, 상기 제1 영역에 배치된 상기 제1 유기발광 다이오드들의 하부와 중첩되도록 배치될 수 있다. 상기 제1 광반사 차단층은, 상기 제1 유기발광 다이오드들의 애노드 전극과 상기 복수의 투명 배선 사이에 배치될 수 있다.