

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2004 年 3 月 25 日 (25.03.2004)

PCT

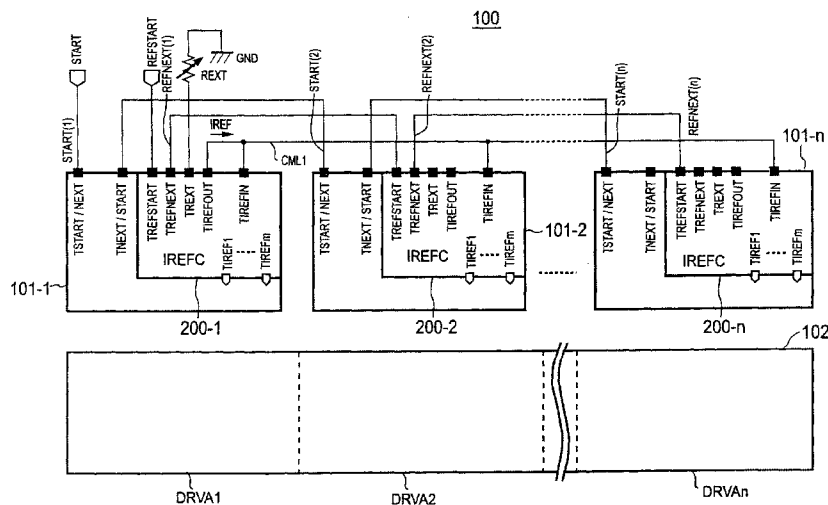
(10) 国際公開番号
WO 2004/025614 A1

- (51) 国際特許分類⁷: G09G 3/30, 3/20, (72) 発明者; および
G11C 27/02, H05B 33/14 (75) 発明者/出願人 (米国についてののみ): 高木 祐一 (TAK-
AGI, Yuichi) [JP/JP]; 〒141-0001 東京都品川区北品川
(21) 国際出願番号: PCT/JP2003/011235 6丁目7番35号 ソニー株式会社内 Tokyo (JP). 大
(22) 国際出願日: 2003 年 9 月 3 日 (03.09.2003) 賀 玄一郎 (OGA, Genichiro) [JP/JP]; 〒141-0001 東京都
(25) 国際出願の言語: 日本語 品川区北品川6丁目7番35号 ソニー株式会社内
(26) 国際公開の言語: 日本語 Tokyo (JP). 日月 央 (TACHIMORI, Hiroshi) [JP/JP]; 〒
(30) 優先権データ: 240-0005 神奈川県横浜市保土ヶ谷区神戸町134番
特願2002-268036 2002 年 9 月 13 日 (13.09.2002) JP 地 ソニー・エルエスアイ・デザイン株式会社内 Kana-
(71) 出願人 (米国を除く全ての指定国について): ソニー株 gawa (JP).
式会社 (SONY CORPORATION) [JP/JP]; 〒141-0001 (74) 代理人: 佐藤 隆久 (SATO, Takahisa); 〒111-0052 東
東京都品川区北品川6丁目7番35号 Tokyo (JP). 京都市台東区柳橋2丁目4番2号 宮木ビル4階 創進
(81) 指定国 (国内): CN, KR, SG, US. 国際特許事務所 Tokyo (JP).

/ 続葉有 /

(54) Title: CURRENT OUTPUT DRIVER CIRCUIT AND DISPLAY DEVICE

(54) 発明の名称: 電流出力型駆動回路およびディスプレイデバイス



(57) Abstract: A current output drive circuit comprises drivers (101-1 to 101-n) corresponding to the respective division regions of a display panel (102). The drivers include output circuits for outputting supplied reference currents IREF, as drive currents, to the respective division regions (DRVA1 to DRVA_n) of the display panel (102) and reference current source circuits (200-1 to 200-n) for sampling-and-holding the reference currents received at reference current input terminals and supplying the reference currents to the output circuits. The reference current input terminal of a driver is connected to that of another driver through a common current wiring (CML1), and the reference current is fed to the reference current source circuits of the drivers in a time-division manner. The difference in luminance between drivers for dividngly driving the display (object to be driven) can be decreased adequately. Thus, a large high-gradation value organic EL display, which cannot be realized by conventional reference current supply methods, is realized.

(57) 要約: ディスプレイパネル102の各分割領域に対応して設けられた複数のドライバ101-1~101-nを有し、各ドライバは、供給される基準電流IREFを駆動電流としてディスプレイパネル102の対応する分割領域DRVA1~DRVA_nに出力する出力回路と、基準電流入力端子から入力した基準電流をサンプルホールドした後、出力回路に供給する

/ 続葉有 /

WO 2004/025614 A1



添付公開書類:

— 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

基準電流源回路200-1~200-nを有し、基準電流入力端子が他のドライバの基準電流入力端子と共通の電流配線CML 1により接続され、各ドライバの基準電流源回路には、基準電流が時分割で分配される。本発明によれば、ディスプレイ（駆動対象）を分割駆動しているドライバ間の輝度段差を十分小さくすることができ、従来の基準電流の供給方法で実現できなかった、大型で高階調表示の有機ELディスプレイを実現することができる。