

Beschreibung

Die Erfindung betrifft eine Vollweg-Gleichrichterschaltung mit einem Signaleingang, der mit dem Signalausgang über eine Gleichrichterstufe gekoppelt ist, die eine bei der einen Halbschwingung vom Eingangssignalstrom durchflossene Halbleiterstrecke und einen bei der anderen Halbschwingung den Eingangsstrom zum Signalausgang spiegelnden Stromspiegel umfaßt, mit einem Differenzverstärker, dessen einer Eingang mit dem Eingang der Gleichrichterstufe gekoppelt ist und dessen Ausgang über eine Treiberstufe im Sinne einer Gegenkopplung gekoppelt ist, sowie mit einer Stromquelle zur Lieferung der Versorgungsströme für die Treiberstufe und den Stromspiegel.

Eine solche Vollweg-Gleichrichterschaltung ist Teil der bekannten integrierten Schaltung TEA 0652. Fig. 1 zeigt ein Prinzipschaltbild dieser Schaltung. Dabei ist mit 1 ein Differenzverstärker bezeichnet, dessen einer Eingang an eine Referenzspannung V_R und dessen Ausgang mit dem Eingang einer Treiberstufe verbunden ist. Die Treiberstufe umfaßt einen npn-Transistor Q_{16} , dessen Emitter mit dem negativen Versorgungsspannungsanschluß verbunden ist und dessen Kollektor mit der Basis eines Transistors Q_{11} verbunden ist, dessen Emitter im Sinne einer Gegenkopplung an einen weiteren Eingang des Differenzverstärkers 1 angeschlossen ist. Diesem Eingang bzw. dem Emitter des Transistors Q_{11} wird von einem Signaleingang 2 der gleichzurichtende Signalstrom zugeführt. Die Gleichrichterstufe umfaßt außer dem Transistor Q_{11} einen Stromspiegel 3, dessen Eingang mit dem Eingang 2 verbunden ist und dessen Ausgang mit dem Kollektor des Transistors Q_{11} verbunden ist, der den Gleichrichterausgang bildet bzw. damit gekoppelt ist.

Der Versorgungsstrom für den Stromspiegel 3 wird von einer Gleichstromquelle geliefert, die über eine Diode Q_{15} mit dem Kollektor des Transistors Q_{16} verbunden ist. Somit liefert die Gleichstromquelle sowohl den Versorgungsstrom für den Stromspiegel 3 (dieser Versorgungsstrom entspricht der Summe der in den Stromspiegel hinein- bzw. daraus herausfließenden Ströme) als auch den Versorgungsstrom für die Treiberstufe Q_{15} , Q_{16} .

Die bekannte Schaltung arbeitet wie folgt: Bei einer positiven Polarität des am Eingang 2 zugeführten Signalstromes fließt der Signalstrom über die Kollektor-Emitterstrecke des Transistors Q_{11} zum Gleichrichterausgang 5 der Schaltung. Der Stromspiegel 3 führt bei dieser Polarität des Eingangsstroms keinen Strom. Bei einer negativen Polarität fließt der Signalstrom über den Eingang des Stromspiegels 3 und die Stromquelle 4 zu der positiven Versorgungsspannungsklemme und be-

wirkt, daß vom Ausgang des Stromspiegels 3 ein Strom zu dem Ausgang 5 fließt, der die gleiche Polarität hat wie bei der positiven Halbwelle. Somit erscheinen bei wechselnder Strompolarität am Eingang 2 am Ausgang 5 Stromhalbwellen mit der gleichen Polarität, was einer Vollweg-Gleichrichtung entspricht.

Der von der Stromquelle 4 gelieferte Strom muß zumindest etwas größer sein als der Strom, der vom Stromspiegel 3 bei einem Signalstrom mit negativer Polarität und größtmöglicher Amplitude fließt, damit die Treiberstufe Q_{15} , Q_{16} nicht stromlos wird und die durch den Differenzverstärker 1 die Treiberstufe und den Transistor Q_{11} gebildete Gegenkopplungsschleife wirksam bleibt, durch die erreicht wird, daß das Potential an den beiden Differenzverstärker-Eingängen auf den gleichen Wert (d. h. auf die Referenzspannung V_R gezogen wird. Bei einer positiven Polarität des Signalstrom fließt der gesamte, von der Gleichstromquelle 4 gelieferte Strom über die Treiberstufe Q_{15} und Q_{16} . Er ist dann also wesentlich größer als bei der negativen Halbwelle und erfordert einen entsprechend großen Basisstrom. Ein solcher Basisstrom setzt einen Spannungsoffset am Eingang des Differenzverstärkers voraus, d. h. bei einer positiven Polarität des Eingangsstromes können die Potentiale an den beiden Eingängen des Differenzverstärkers nicht mehr identisch sein. Dieser Spannungsoffset führt dazu, daß insbesondere bei kleinen Signalströmen mit gleich großen Stromhalbschwingungen am Eingang 2 am Ausgang 5 der Gleichrichterstufe ungleich große Halbschwingungen (mit gleicher Polarität) auftreten. Diese Verzerrung ist unerwünscht, insbesondere wenn das gleichgerichtete Signal als Regelsignal in einer schnell reagierenden Regelschaltung dient.

Aufgabe der vorliegenden Erfindung ist es, einen Vollweg-Gleichrichter der eingangs genannten Art zu schaffen, bei dem dieser Fehler zumindest verringert ist. Diese Aufgabe wird erfindungsgemäß dadurch gelöst, daß die Stromquelle als steuerbare Stromquelle ausgebildet ist, die von einem aus dem Ausgangsstrom des ersten Stromspiegels abgeleiteten Strom derart gesteuert wird, daß der Versorgungsstrom des Stromspiegels der durch die Steuerung bewirkten Stromänderung der Stromquelle entspricht.

Bei der Erfindung wird der Versorgungsstrom also von einer steuerbaren Stromquelle geliefert, die so gesteuert ist, daß die durch die Steuerung bewirkte Stromänderung gerade dem jeweils für den Stromspiegel 3 benötigten, von der Eingangssignalamplitude abhängigen Versorgungsstrom entspricht. Über die Treiberstufe fließt dann ein konstanter Gleichstrom, der sich so niedrig einstellen läßt, daß die dafür erforderlichen Offset-Spannungen am Eingang des Differenzverstärkers 1 zumin-

dest erheblich verringert, wenn nicht gar kompensiert werden.

Die steuerbare Stromquelle muß den konstanten Versorgungsstrom für die Treiberstufe und den variablen Versorgungsstrom für den Stromspiegel liefern. Dies kann in weiterer Ausgestaltung der Erfindung besonders einfach dadurch erreicht werden, daß die steuerbare Stromquelle eine Konstant-Stromquelle umfaßt und den Ausgang eines zweiten Stromspiegels, dessen Eingang mit dem Ausgang eines dritten Stromspiegels gekoppelt ist, dessen Eingang an den Ausgang des ersten Stromspiegels angeschlossen ist. Der Ausgang des zweiten Stromspiegels liefert also den Versorgungsstrom für den ersten Stromspiegel, während die Konstant-Stromquelle den Versorgungsstrom für die Treiberstufe liefert.

Wenn der Differenzverstärker bipolare Eingangstransistoren enthält, deren Basen den Eingang des Differenzverstärkers bilden, ist der Eingangsstrom des Differenzverstärkers nicht vernachlässigbar und kann einen zusätzlichen Spannungsoffset erzeugen. Dieser läßt sich nach einer Weiterbildung der Erfindung dadurch vermeiden, daß der Differenzverstärker bipolare Eingangstransistoren enthält, deren Basen die Eingänge des Differenzverstärkers bilden, und daß die Basis des Eingangstransistors, die mit dem Schaltungseingang gekoppelt ist, mit dem Ausgang eines vierten Stromspiegels gekoppelt ist, dessen Eingang mit der Basis eines Transistors gekoppelt ist, dessen Emitterstrom proportional dem Emitterstrom des Eingangstransistors ist. Der vierte Stromspiegel liefert dabei gerade den Basisstrom für den Eingangstransistor, so daß der erwähnte Spannungsoffset vermieden wird.

Die Erfindung wird nachstehend anhand der Zeichnungen näher erläutert. Es zeigen:

Fig. 1 ein Blockschaltbild der bekannten Schaltung und

Fig. 2 ein Detailschaltbild einer erfindungsgemäßen Ausführungsform.

In Fig. 2 sind die in ihrer Funktion mit den Komponenten in Fig. 1 im wesentlichen übereinstimmenden Komponenten mit den gleichen Bezugszeichen bezeichnet.

Der Differenzverstärker 1 wird durch eine bei Operationsverstärkern übliche Eingangsstufe gebildet. Sie enthält einen pnp-Transistor Q_{18} , dessen Emitter mit der positiven Versorgungsspannung verbunden ist und dessen Kollektor an die miteinander verbundenen Emitter zweier Transistoren Q_{19} und Q_{20} angeschlossen ist. Der Basis-Emitterstrecke des Transistors Q_{18} ist die Basis-Emitterstrecke eines Transistors Q_{27} parallelgeschaltet, dessen Kollektor-Emitterstrecke mittels eines Transistors Q_{28} und einer Gleichstromquelle 6 mit einem Gleichstrom von z. B. 10 μ A beaufschlagt

wird. Bei gleicher Transistor-Geometrie führt der Transistor Q_{18} denselben Gleichstrom, der sich je zur Hälfte auf die beiden Transistoren Q_{19} und Q_{20} aufteilt. Die Basis des Transistors Q_{20} ist an eine Referenzspannung V_R angeschlossen, die beispielsweise der halben Versorgungsspannung entspricht. Die Basis des Transistors Q_{19} ist über einen Widerstand R_1 , der einige Kohm groß sein kann, mit dem Eingang des Vollweg-Gleichrichters 2 verbunden, an dem eine gleichzurichtende Signalspannung anliegt. Die Kollektoren der Transistoren Q_{19} und Q_{20} sind mit dem Eingang bzw. mit dem Ausgang eines Stromspiegels verbunden, der die npn-Transistoren Q_{21} und Q_{22} umfaßt.

Der durch den Verbindungspunkt der Kollektoren der Transistoren Q_{20} und Q_{22} gebildete Ausgang des Differenzverstärkers 1 ist mit der Basis des Transistors Q_{16} der Treiberstufe verbunden, dessen Kollektor-Basisstrecke durch einen Kondensator C_1 von z. B. 15 pF überbrückt ist, um die Stabilität der Schleife zu gewährleisten. Wenn der Basisstrom des Treibertransistors Q_{16} doppelt so groß ist wie der Basisstrom der Transistoren Q_{21} oder Q_{22} , wird der Basis-Gleichstrom für die Stufe Q_{16} gerade dann erzeugt, wenn die Basisanschlüsse der Transistoren Q_{19} und Q_{20} auf dem gleichen Potential liegen.

Der Transistor Q_{11} , dessen Basis mit dem Kollektor von Q_{16} und dessen Emitter mit der Basis des Transistors Q_{19} verbunden ist, vollendet eine Gegenkopplungsschleife, durch die erzwungen wird, daß das Potential an der Basis von Q_{19} dem Potential an der Basis von Q_{20} folgt. Der Verbindungspunkt des Emitters des Transistors Q_{11} mit der Basis von Q_{19} wirkt daher als virtueller Nullpunkt, d. h. so, als wäre dort eine (niederohmige) Gleichspannungsquelle mit der Spannung V_R angeschlossen. Infolgedessen wird die Signalspannung am Eingang 2 in einen Signalstrom umgesetzt.

Der Stromspiegel 3 enthält einen pnp-Transistor Q_8 , dessen Kollektor mit dem Emitter von Q_{11} verbunden ist und dessen Emitter über einen Widerstand R_2 von z. B. 4,7 k an den Ausgang der Stromquelle 4 angeschlossen ist. Die Basis des Transistors Q_8 ist an die Referenzspannung V_R angeschlossen und an die Basis eines weiteren pnp-Transistors Q_9 mit der gleichen Transistor-Geometrie, dessen Emitter über einen Widerstand R_3 mit der gleichen Größe wie R_2 an den Ausgang der Stromquelle angeschlossen ist. Der Kollektor des Transistors Q_9 ist mit dem Kollektor des Transistors Q_{11} verbunden, und der gemeinsame Verbindungspunkt ist mit dem Eingang eines Stromspiegels 7 verbunden, dessen Ausgang zugleich den Vollweg-Gleichrichterausgang bildet.

Bei einer positiven Halbwelle (in bezug auf die Referenzspannung V_R) der Signalspannung am Eingang 2 ist der Transistor Q_{11} leitend und führt

den über den Widerstand R_1 fließenden Strom zum Stromspiegel 7. Die Diode Q_{15} zieht dabei das Potential am Ausgang der Stromquelle 4 so weit nach unten, daß die Transistoren Q_8 und Q_9 bei der positiven Halbschwingung gesperrt sind.

Bei der negativen Halbschwingung der Signalspannung am Eingang verändert sich das Potential am Ausgang der Stromquelle 4 gerade so weit, daß der gesamte, über den Widerstand R_1 fließende Signalstrom über den Transistor Q_8 zur Stromquelle 4 fließen kann. Dies hat zur Folge, daß über den Transistor Q_9 ein Strom von gleicher Größe zum Stromspiegel 7 fließt. Bei der negativen Halbwelle fließt also der Eingangsstrom in die Einheit 3 hinein, und ein gleich großer Strom fließt aus ihr heraus. Die Einheit 3 wirkt also in Verbindung mit der Stromquelle 4 und der übrigen sie umgebenden Schaltung wie ein Stromspiegel. Sie wird daher als Stromspiegel bezeichnet, obwohl sie - für sich allein betrachtet - kein üblicher Stromspiegel ist.

Die Stromquelle 4 enthält einen pnp-Transistor Q_2 , dessen Basis-Emitterstrecke derjenigen des Transistors Q_{18} parallelgeschaltet ist. Der Kollektor des Transistors Q_2 ist mit dem Ausgang der Stromquelle verbunden. Wenn die Transistoren Q_2 und Q_{18} die gleiche Transistor-Geometrie haben, liefert der Transistor Q_2 einen Gleichstrom, der dem vom Transistor Q_{18} gelieferten Gleichstrom entspricht und doppelt so groß ist wie die Gleichströme durch die Transistoren Q_{19} und Q_{20} .

Die Stromquelle 4 enthält außerdem einen pnp-Transistor Q_{13} , dessen Emitter mit der positiven Speisespannung verbunden ist und dessen Kollektor an den Ausgang der Stromquelle angeschlossen ist. Die Basis des Transistors Q_{13} wird so gesteuert, daß dieser gerade den Versorgungsstrom für den Stromspiegel 3 liefern kann. Zu diesem Zweck ist der Basis-Emitterstrecke des Transistors Q_{13} die Basis-Emitterstrecke eines als Diode geschalteten pnp-Transistors Q_{14} parallelgeschaltet, so daß die Transistoren Q_{13} und Q_{14} einen Stromspiegel bilden, dessen Ausgang mit dem Ausgang der Stromquelle 4 verbunden ist und dessen Eingang mit dem Ausgang eines weiteren Stromspiegels verbunden ist, der durch die npn-Transistoren Q_{12} und Q_{17} gebildet wird. Der Eingang dieses weiteren Stromspiegels, d. h. der als Diode geschaltete Transistor Q_{12} , ist mit dem Kollektor eines pnp-Transistors Q_{10} verbunden, dessen Basis mit den Basen der Transistoren Q_8 und Q_9 verbunden ist und dessen Emitter über einen Widerstand R_4 , der die gleiche Größe hat wie die Widerstände R_2 und R_3 , mit dem Ausgang der Stromquelle 4 verbunden ist. Der Transistor Q_{10} bildet also einen zweiten Ausgang des Stromspiegels 3.

Die Stromquelle 4 wird in folgender Weise gesteuert:

Bei einer positiven Spannungshalbwelle am Eingang 2 bleiben alle Transistoren im Stromspiegel 3 stromlos. Infolgedessen führt auch der Transistor Q_{13} keinen Strom, und lediglich der Transistor Q_2 führt einen Gleichstrom, der vollständig über die Treiberstufe Q_{16} , Q_{15} geführt wird und der gerade so groß ist (doppelt so groß wie der Gleichstrom durch einen der Transistoren Q_{19} oder Q_{20}), daß der Differenzverstärker 1 diesen Strom ohne Spannungsoffset liefern kann. Die Potentiale an den beiden Eingängen des Differenzverstärkers sind dann also identisch.

Bei einer negativen Signalspannungshalbwelle am Eingang 2 fließt durch den Transistor Q_8 des Stromspiegels der gesamte Signalstrom. Dieser beträgt bei einem Eingangssignal von 1 V oder mehr mehr als 200 μA und ist daher wesentlich größer als der Gleichstrom, den der Transistor Q_2 liefert (im Beispiel 10 μA). Der Versorgungsstrom des Stromspiegels ist dabei dreimal so groß wie der Strom durch den Transistor Q_8 , weil die Transistoren Q_9 und Q_{10} den gleichen Strom führen wie der Transistor Q_8 . Zu diesem Zweck ist das Stromspiegel-Verhältnis eines der Stromspiegel Q_{12} , Q_{17} oder Q_{13} , Q_{14} vorzugsweise das des Stromspiegels Q_{12} , Q_{17} 1 : 3, d. h. der Transistor Q_{17} liefert einen Strom, der dreimal so groß ist wie der Strom, der in den Transistor Q_{12} hinein fließt, was in bekannter Weise durch geeignete Wahl der Größe der Emitterflächen dieser Transistoren erreicht wird. Infolgedessen liefert der Transistor Q_{13} einen Gleichstrom, der dreimal so groß ist wie der Strom, der aus dem Transistor Q_{10} heraus fließt und somit den gesamten Versorgungsstrom des Stromspiegels 3 deckt. Über die Treiberstufe fließt dabei weiterhin nur der von dem Transistor Q_2 gelieferte Gleichstrom, so daß sich am Eingang des Differenzverstärkers kein Offset ergeben kann.

Der Basisstrom des Eingangstransistors Q_{19} des Verstärkers 1 fließt über den Widerstand R_1 . Bei der negativen Halbwelle verschiebt sich daher das Potential an der Basis von Q_{19} entsprechend dem durch den Basisstrom hervorgerufenen Spannungsabfall an dem Widerstand R_1 , Spannungsoffset von einigen Zehntel mV entspricht. Dieser unerwünschte Spannungsoffset könnte dadurch klein gehalten werden, daß der Eingangsstrom des Differenzverstärkers 1 durch eine Darlington-Konfiguration am Eingang dieses Verstärkers klein gehalten wird. Bei der Schaltung nach Fig. 2 wird ein anderer Weg beschritten.

Die Schaltung enthält zu diesem Zweck drei pnp-Transistoren Q_1 , Q_3 , Q_4 , die mit ihren Kollektor-Emitterstrecken in Reihe zwischen Masse und die positive Versorgungsklemme geschaltet sind. Die Basis des Transistors Q_1 ist mit der Basis des

Transistors Q_{18} verbunden, so daß beide Transistoren denselben Kollektorstrom führen, der doppelt so groß ist wie der Kollektorstrom des Transistors Q_{19} . Dieser Kollektorstrom wird über den Transistor Q_3 dem Emittor des Transistors Q_4 zugeführt und über dessen Kollektor nach Masse abgeleitet. Der Basisstrom des Transistors Q_4 , der doppelt so groß ist wie der Basisstrom des Transistors Q_{19} , wird über den Eingang eines Stromspiegels 8 zugeführt. Durch geeignete Wahl der Transistor-Geometrie ist dabei erreicht, daß der Ausgangsstrom dieses Stromspiegels nur halb so groß ist wie der Eingangsstrom. Dieser Ausgangsstrom wird der Basis des Transistors Q_{19} zugeführt. Er entspricht also dem erforderlichen Basisstrom.

Patentansprüche

1. Vollweg-Gleichrichterschaltung mit einem Signaleingang, der mit dem Signalausgang über eine Gleichrichterstufe (3, Q_{11}) gekoppelt ist, die eine bei der einen Halbschwingung vom Eingangssignalstrom durchflossene Halbleiterstrecke (Q_{11}) und einen bei der anderen Halbschwingung den Eingangsstrom zum Signalausgang spiegelnden ersten Stromspiegel (3) umfaßt, mit einem Differenzverstärker ($Q_{18} \dots Q_{22}$), dessen einer Eingang mit dem Eingang der Gleichrichterstufe gekoppelt ist und dessen Ausgang über eine Treiberstufe (Q_{15} , Q_{16}) im Sinne einer Gegerkopplung gekoppelt ist, sowie mit einer Stromquelle (4) zur Lieferung der Versorgungsströme für die Treiberstufe (Q_{15} , Q_{16}) und den ersten Stromspiegel (3),
dadurch gekennzeichnet, daß die Stromquelle (4) als steuerbare Stromquelle ausgebildet ist, die von einem aus dem Ausgangsstrom des ersten Stromspiegels (3) abgeleiteten Strom derart gesteuert wird, daß der Versorgungsstrom des ersten Stromspiegels (3) der durch die Steuerung bewirkten Stromänderung der Stromquelle (4) entspricht.
2. Schaltung nach Anspruch 1,
dadurch gekennzeichnet, daß die steuerbare Stromquelle (4) eine Konstantstromquelle (Q_2) umfaßt und den Ausgang eines zweiten Stromspiegels (Q_{13} , Q_{14}), dessen Eingang mit dem Ausgang eines dritten Stromspiegels (Q_{12} , Q_{17}) gekoppelt ist, dessen Eingang an einen Ausgang des ersten Stromspiegels (3) angeschlossen ist.
3. Schaltung nach einem der vorhergehenden Ansprüche,
dadurch gekennzeichnet, daß ein als virtueller Nullpunkt wirksamer Eingang des Differenzver-

stärkers (1) über einen Widerstand (R_1) mit dem Schaltungseingang (2) verbunden ist.

4. Schaltung nach einem der vorhergehenden Ansprüche,
dadurch gekennzeichnet, daß der Differenzverstärker bipolare Eingangstristoren (A_{19} , Q_{20}) enthält, deren Basen die Eingänge des Differenzverstärkers bilden, und daß die Basis des Eingangstristors (Q_{19}), die mit dem Schaltungseingang (2) gekoppelt ist, mit dem Ausgang eines vierten Stromspiegels (8) gekoppelt ist, dessen Eingang mit der Basis eines Transistors (Q_4) gekoppelt ist, dessen Emittorstrom proportional dem Emittorstrom des Eingangstristors (Q_{19}) ist.

Claims

1. A full-wave rectifier circuit having a signal input coupled to the signal output via a rectifier stage (3, Q_{11}), which stage comprises a semiconductor junction (Q_{11}) traversed by the input signal current during one half-wave of the current and a first current mirror (3) for reflecting the input signal current to the signal output during the other half-wave, a differential amplifier ($Q_{18} \dots Q_{22}$) having an input coupled to the input of the rectifier stage and having an output providing negative feedback via a driver stage (Q_{15} , Q_{16}), and a current source (4) for supplying the supply currents to the driver stage (Q_{15} , Q_{16}) and to the first current mirror (3),
characterized in that the current source (4) is constructed as a controllable current source, which is controlled by a current derived from the output current of the first current mirror (3), in such a manner that the supply current of the first current mirror (3) corresponds to the change in current of the current source (4) in response to the control action.
2. A circuit as claimed in Claim 1,
characterized in that the controllable current source (4) comprises a constant current source (Q_2) and the output of a second current mirror (Q_{13} , Q_{14}), whose input is coupled to the output of a third current mirror (Q_{12} , Q_{17}), which has its input connected to an output of the first current mirror (3).
3. A circuit as claimed in any one of the preceding Claims,
characterized in that an input of the differential amplifier (1), which acts as a virtual zero point, is connected to the signal input (2) via a resistor (R_1).



Transistors Q_{13} verbunden, so daß beide Transistoren denselben Kollektorstrom führen, der doppelt so groß ist wie der Kollektorstrom des Transistors Q_{15} . Dieser Kollektorstrom wird über den Transistor Q_3 dem Emitter des Transistors Q_4 zugeführt und über dessen Kollektor nach Masse abgeleitet. Der Basisstrom des Transistors Q_4 , der doppelt so groß ist wie der Basisstrom des Transistors Q_{15} , wird über den Eingang eines Stromspiegels 8 zugeführt. Durch geeignete Wahl der Transistor-Geometrie ist dabei erreicht, daß der Ausgangsstrom dieses Stromspiegels nur halb so groß ist wie der Eingangsstrom. Dieser Ausgangsstrom wird der Basis des Transistors Q_{19} zugeführt. Er entspricht also dem erforderlichen Basisstrom.

Patentansprüche

1. Vollweg-Gleichrichterschaltung mit einem Signaleingang, der mit dem Signalausgang über eine Gleichrichterstufe (3, Q_{11}) gekoppelt ist, die eine bei der einen Halbschwingung vom Eingangssignalstrom durchflossene Halbleiterstrecke (Q_{11}) und einen bei der anderen Halbschwingung den Eingangsstrom zum Signalausgang spiegelnden ersten Stromspiegel (3) umfaßt, mit einem Differenzverstärker ($Q_{18} \dots Q_{22}$), dessen einer Eingang mit dem Eingang der Gleichrichterstufe gekoppelt ist und dessen Ausgang über eine Treiberstufe (Q_{15} , Q_{16}) im Sinne einer Gegerkopplung gekoppelt ist, sowie mit einer Stromquelle (4) zur Lieferung der Versorgungsströme für die Treiberstufe (Q_{15} , Q_{16}) und den ersten Stromspiegel (3),
dadurch gekennzeichnet, daß die Stromquelle (4) als steuerbare Stromquelle ausgebildet ist, die von einem aus dem Ausgangsstrom des ersten Stromspiegels (3) abgeleiteten Strom derart gesteuert wird, daß der Versorgungsstrom des ersten Stromspiegels (3) der durch die Steuerung bewirkten Stromänderung der Stromquelle (4) entspricht.
2. Schaltung nach Anspruch 1,
dadurch gekennzeichnet, daß die steuerbare Stromquelle (4) eine Konstantstromquelle (Q_2) umfaßt und den Ausgang eines zweiten Stromspiegels (Q_{13} , Q_{14}), dessen Eingang mit dem Ausgang eines dritten Stromspiegels (Q_{12} , Q_{17}) gekoppelt ist, dessen Eingang an einen Ausgang des ersten Stromspiegels (3) angeschlossen ist.
3. Schaltung nach einem der vorhergehenden Ansprüche,
dadurch gekennzeichnet, daß ein als virtueller Nullpunkt wirksamer Eingang des Differenzver-

stärkers (1) über einen Widerstand (R_1) mit dem Schaltungseingang (2) verbunden ist.

4. Schaltung nach einem der vorhergehenden Ansprüche,
dadurch gekennzeichnet, daß der Differenzverstärker bipolare Eingangstransistoren (A_{19} , Q_{20}) enthält, deren Basen die Eingänge des Differenzverstärkers bilden, und daß die Basis des Eingangstransistors (Q_{19}), die mit dem Schaltungseingang (2) gekoppelt ist, mit dem Ausgang eines vierten Stromspiegels (8) gekoppelt ist, dessen Eingang mit der Basis eines Transistors (Q_4) gekoppelt ist, dessen Emitterstrom proportional dem Emitterstrom des Eingangstransistors (Q_{19}) ist.

Claims

1. A full-wave rectifier circuit having a signal input coupled to the signal output via a rectifier stage (3, Q_{11}), which stage comprises a semiconductor junction (Q_{11}) traversed by the input signal current during one half-wave of the current and a first current mirror (3) for reflecting the input signal current to the signal output during the other half-wave, a differential amplifier ($Q_{18} \dots Q_{22}$) having an input coupled to the input of the rectifier stage and having an output providing negative feedback via a driver stage (Q_{15} , Q_{16}), and a current source (4) for supplying the supply currents to the driver stage (Q_{15} , Q_{16}) and to the first current mirror (3),
characterized in that the current source (4) is constructed as a controllable current source, which is controlled by a current derived from the output current of the first current mirror (3), in such a manner that the supply current of the first current mirror (3) corresponds to the change in current of the current source (4) in response to the control action.
2. A circuit as claimed in Claim 1,
characterized in that the controllable current source (4) comprises a constant current source (Q_2) and the output of a second current mirror (Q_{13} , Q_{14}), whose input is coupled to the output of a third current mirror (Q_{12} , Q_{17}), which has its input connected to an output of the first current mirror (3).
3. A circuit as claimed in any one of the preceding Claims,
characterized in that an input of the differential amplifier (1), which acts as a virtual zero point, is connected to the signal input (2) via a resistor (R_1).



4. A circuit as claimed in any one of the preceding Claims,
characterized in that the differential amplifier comprises bipolar input transistors (Q_{19} , Q_{20}), whose bases constitute the inputs of the differential amplifier, and the base of the input transistor (Q_{19}), which is coupled to the signal input (2), is coupled to the output of a fourth current mirror (8), whose input is coupled to the base of a transistor (Q_4) whose emitter current is proportional to the emitter current of the input transistor (Q_{19}).

différentiel comporte des transistors bipolaires d'entrée (A_{19} , Q_{20}) dont les bases forment les entrées de l'amplificateur différentiel et que la base du transistor d'entrée (Q_{19}), couplée à l'entrée (2) du circuit, est couplée à la sortie d'un quatrième miroir de courant (8) ayant son entrée couplée à la base d'un transistor (Q_4) dont le courant d'émetteur est proportionnel au courant d'émetteur du transistor d'entrée (Q_{19}).

Revendications

1. Circuit redresseur à deux alternances muni d'une entrée de signal couplée à la sortie de signal à travers a étage redresseur (3, Q_{11}) comprenant un trajet semiconducteur (Q_{11}) parcouru par le courant de signal d'entrée pendant l'une des demi-cycles et un premier miroir de courant (3) recopiant le courant d'entrée sur la sortie de signal pendant l'autre demi-cycle, d'un amplificateur différentiel (Q_{18} ... Q_{22}) ayant une entrée couplée à l'entrée de l'étage redresseur et une sortie couplée en contre réaction à travers un étage pilote (Q_{15} , Q_{16}), ainsi que d'une source de courant (4) pour fournir les courants d'alimentation de l'étage pilote (Q_{15} , Q_{16}) et du premier miroir de courant (3), caractérisé en ce que la source de courant (4) est réalisée sous la forme d'une source de courant commandable, commandée par un courant déduit du courant de sortie du premier miroir de courant (3) de telle façon que le courant d'alimentation du premier miroir de courant (3) corresponde à la variation du courant de la source de courant (4), causée par la commande
2. Circuit selon la revendication 1, caractérisé en ce que la source de courant commandable (4) comporte une source de courant constant (Q_2) et la sortie d'un deuxième miroir de courant (Q_{13} , Q_{14}) ayant l'entrée couplée à la sortie d'un troisième miroir de courant (Q_{12} , Q_{17}) dont l'entrée est raccordée à la sortie du premier miroir de courant (3).
3. Circuit selon l'une quelconque des revendications précédentes, caractérisé en ce qu'une entrée de l'amplificateur différentiel (1) faisant fonction de point zéro virtuel est reliée à travers une résistance (R_1) à l'entrée (2) du circuit.
4. Circuit selon l'une des revendications précédentes, caractérisé en ce que l'amplificateur