

(12) DEMANDE INTERNATIONALE PUBLIÉE EN VERTU DU TRAITÉ DE COOPÉRATION
EN MATIÈRE DE BREVETS (PCT)

(19) Organisation Mondiale de la Propriété
Intellectuelle
Bureau international



(43) Date de la publication internationale
19 février 2004 (19.02.2004)

PCT

(10) Numéro de publication internationale
WO 2004/015739 A3

(51) Classification internationale des brevets⁷ :
H01J 65/04, 9/26, 61/067, 61/42

(21) Numéro de la demande internationale :
PCT/FR2003/002415

(22) Date de dépôt international : 30 juillet 2003 (30.07.2003)

(25) Langue de dépôt : français

(26) Langue de publication : français

(30) Données relatives à la priorité :
02/10020 6 août 2002 (06.08.2002) FR

(71) Déposant (pour tous les États désignés sauf US) : **SAINT-
GOBAIN GLASS FRANCE** [FR/FR]; "Les Miroirs", 18,
avenue d'Alsace, F-92400 Courbevoie (FR).

(72) Inventeurs; et

(75) Inventeurs/Déposants (pour US seulement) :

BERTIN-MOUROT, Thomas [FR/FR]; 20, rue de
la Glacière, F-75013 Paris (FR). **NEUILLET, Alain**
[FR/FR]; 29, rue Georges Clemenceau, Appartement n°85,
F-60400 Noyon (FR). **LEBAIL, Yannick** [FR/FR]; 73,
rue du Jeu de l'Arc, F-60150 Chevincourt (FR). **ZHANG,
Jingwei** [FR/FR]; 38, rue des Ruelles, F-91300 Massy
(FR).

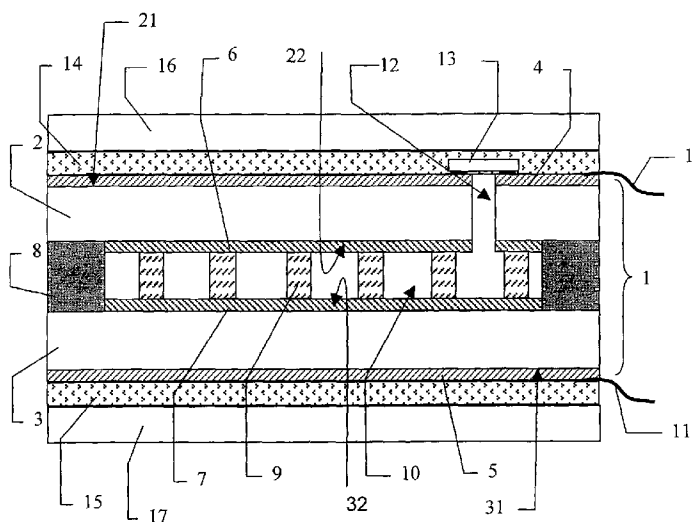
(74) Mandataire : **AUPETIT, Muriel**; Saint-Gobain
Recherche, 39, quai Lucien Lefranc, F-93300 Aubervil-
liers (FR).

(81) États désignés (national) : AE, AG, AL, AM, AT, AU, AZ,
BA, BB, BG, BR, BY, BZ, CA, CH, CN, CO, CR, CU, CZ,
DE, DK, DM, DZ, EC, EE, ES, FI, GB, GD, GE, GH, GM,
HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK,
LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX,
MZ, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD,
SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG,
US, UZ, VC, VN, YU, ZA, ZM, ZW.

[Suite sur la page suivante]

(54) Title: FLAT LAMP, PRODUCTION METHOD THEREOF AND APPLICATION OF SAME

(54) Titre : LAMPE PLANE, PROCEDE DE FABRICATION ET APPLICATION



(57) Abstract: The invention relates to a flat lamp (1) consisting of at least two parallel glass substrates (2, 3) defining an inner gas-filled space (10) therebetween and two electrodes (4, 5) which are disposed outside the aforementioned inner space (10) and which are associated with the glass substrates. According to the invention, the inner surface (22, 32) of at least one substrate (2, 3) is coated with a phosphor material (6, 7), said surface facing the above-mentioned inner space (10). The invention is characterised in that at least one of the electrodes (4, 5) is covered with at least one preferably-transparent electrical insulator (2, 3; 14, 16; 15, 17) which can comprise at least one of the glass substrates (2, 3) or be connected to at least one of said glass substrates (2, 3).

[Suite sur la page suivante]

WO 2004/015739 A3



(84) **États désignés (régional) :** brevet ARIPO (GH, GM, KE, LS, MW, MZ, SD, SL, SZ, TZ, UG, ZM, ZW), brevet eurasién (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), brevet européen (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PT, RO, SE, SI, SK, TR), brevet OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

— avant l'expiration du délai prévu pour la modification des revendications, sera republiée si des modifications sont reçues

(88) **Date de publication du rapport de recherche internationale:**

27 janvier 2005

Publiée :

— avec rapport de recherche internationale

En ce qui concerne les codes à deux lettres et autres abréviations, se référer aux "Notes explicatives relatives aux codes et abréviations" figurant au début de chaque numéro ordinaire de la Gazette du PCT.

(57) **Abrége :** Lampe plane (1) comprenant au moins deux substrats verriers (2, 3) maintenus parallèles entre eux délimitant un espace interne (10) rempli de gaz, comprenant deux électrodes (4, 5) associés aux substrats verriers et en dehors de l'espace interne (10), dans laquelle la face interne (22, 32) d'au moins un substrat (2, 3) tournée vers ledit espace interne (10) est revêtue d'un matériau luminophore (6, 7), caractérisée en ce qu'au moins une des électrodes (4, 5) est recouverte d'au moins un isolant électrique (2, 3; 14, 16; 15, 17), de préférence transparent, qui peut être constitué par au moins un des substrats verriers (2, 3) ou être associé à au moins un des substrats verriers (2, 3).