

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2002 年 5 月 10 日 (10.05.2002)

PCT

(10) 国際公開番号
WO 02/37616 A1

(51) 国際特許分類⁷: H01R 11/01, G01R 1/073, 27/02

区築地2丁目11番24号 ジェイエスアール株式会社
内 Tokyo (JP).

(21) 国際出願番号: PCT/JP01/09540

(22) 国際出願日: 2001 年 10 月 31 日 (31.10.2001)

(74) 代理人: 大井正彦(OHI, Masahiko); 〒101-0052 東京
都千代田区神田小川町三丁目6番地1 栄信ビル Tokyo
(JP).

(25) 国際出願の言語: 日本語

(26) 国際公開の言語: 日本語

(81) 指定国 (国内): AE, AG, AL, AM, AT, AU, AZ, BA, BB,
BG, BR, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK,
DM, DZ, EC, EE, ES, FI, GB, GD, GE, GH, GM, HR, HU,
ID, IL, IN, IS, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT,
LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NO, NZ,
OM, PH, PL, PT, RO, RU, SD, SE, SG, SI, SK, SL, TJ, TM,
TR, TT, TZ, UA, UG, US, UZ, VN, YU, ZA, ZW.

(30) 優先権データ:
特願2000-334709 2000 年 11 月 1 日 (01.11.2000) JP

(71) 出願人 (米国を除く全ての指定国について): ジェイ
エスアール株式会社 (JSR CORPORATION) [JP/JP];
〒104-8410 東京都中央区築地2丁目11番24号 Tokyo
(JP).

(84) 指定国 (広域): ARIPO 特許 (GH, GM, KE, LS, MW,
MZ, SD, SL, SZ, TZ, UG, ZW), ユーラシア特許 (AM,
AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ特許
(AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT,
LU, MC, NL, PT, SE, TR), OAPI 特許 (BF, BJ, CF, CG,
CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

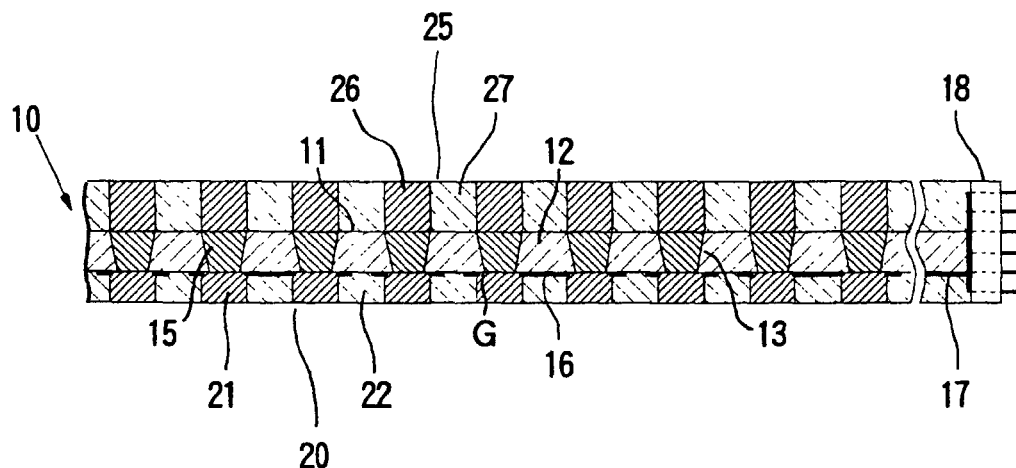
(72) 発明者; および

(75) 発明者/出願人 (米国についてのみ): 木村 潔
(KIMURA, Kiyoshi) [JP/JP]; 〒104-8410 東京都中央

[続葉有]

(54) Title: ELECTRIC RESISTANCE MEASURING CONNECTOR AND MEASURING DEVICE AND MEASURING METHOD FOR CIRCUIT BOARD ELECTRIC RESISTANCE

(54) 発明の名称: 電気抵抗測定用コネクタ並びに回路基板の電気抵抗測定装置および測定方法



(57) Abstract: An electric resistance measuring connector for measuring a specified electric resistance of a circuit board having small-size, protruding electrodes under inspection that are large in height variations; an electric measuring device using this connector; and a measuring method. The electric resistance measuring connector (10) comprises a composite electrode sheet (11) having an insulating sheet (12) formed with through holes (13) corresponding to electrodes under inspection, movable electrodes (15) supported in the through holes so as to be movable in a thickness direction, and fixed electrodes (16) formed in the vicinities of openings of through holes in the surface of the insulating sheet; anisotropic conductive elastomer layers (20) on the front and rear sides for lamination on the front and rear surfaces of the composite electrode sheet; and a lead-out terminal (18) electrically connected with fixed electrodes, the fixed electrodes and the movable electrodes being concurrently connected electrically with corresponding electrodes under inspection via the front surface-side anisotropic conductive elastomer layer.

[続葉有]



添付公開書類：
— 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

(57) 要約:

サイズが小さくて突起状の被検査電極を有し、その高さのばらつきが大きい回路基板に対しても、所期の電気抵抗の測定を行う電気抵抗測定用コネクタ、このコネクタを用いた電気抵抗装置および測定方法が開示されている。前記電気抵抗測定用コネクタ（10）は、被検査電極に対応して貫通孔（13）が形成された絶縁性シート体（12）、その貫通孔内において厚み方向に移動可能に支持された可動電極（15）、および可動電極と接触しない状態で絶縁性シート体の表面の貫通孔の開口付近に形成された固定電極（16）を有する複合電極シート（11）と、複合電極シートの表面および裏面に積層された表面側および裏面側異方導電性エラストマー層（20）（25）と、固定電極に電氣的に接続された外部引出端子（18）とを具え、可動電極および固定電極は、表面側異方導電性エラストマー層を介して対応する被検査電極に同時に電氣的に接続される。