

**PCT**WELTORGANISATION FÜR GEISTIGES EIGENTUM
Internationales BüroINTERNATIONALE ANMELDUNG VERÖFFENTLICHT NACH DEM VERTRAG ÜBER DIE
INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS (PCT)

(51) Internationale Patentklassifikation ⁷: H01J 17/49, 9/02	A2	(11) Internationale Veröffentlichungsnummer: WO 00/16366 (43) Internationales Veröffentlichungsdatum: 23. März 2000 (23.03.00)
(21) Internationales Aktenzeichen: PCT/EP99/05615 (22) Internationales Anmeldedatum: 3. August 1999 (03.08.99) (30) Prioritätsdaten: 198 41 900.7 11. September 1998 (11.09.98) DE (71) Anmelder (für alle Bestimmungsstaaten ausser GB JP KR SG US): SCHOTT GLAS [DE/DE]; Hattenbergstrasse 10, D-55122 Mainz (DE). (71) Anmelder (nur für GB KR SG): CARL-ZEISS-STIFTUNG trading as SCHOTT GLAS [DE/DE]; Hattenbergstrasse 10, D-55122 Mainz (DE). <i>Carl Zeiss</i> (71) Anmelder (nur für JP): CARL-ZEISS-STIFTUNG [DE/DE]; D-89518 Heidenheim an der Brenz (DE). (72) Erfinder; und (75) Erfinder/Anmelder (nur für US): WALTHER, Marten [DE/DE]; Hausener Strasse 16, D-55270 Engelstadt (DE). WEBER, Andreas [DE/DE]; Max-Planck-Strasse 59, D-55124 Mainz (DE). KÄLBER, Tobias [DE/DE]; Am Brand 22, D-55116 Mainz (DE). DANIELZIK, Burkhard [DE/DE]; Autunstrasse 23, D-55218 Ingelheim (DE).	(74) Anwälte: FUCHS, Jürgen, H. usw.; Abraham-Lincoln-Strasse 7, D-65189 Wiesbaden (DE). (81) Bestimmungsstaaten: CA, CN, JP, KR, RU, SG, US, europäisches Patent (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE). Veröffentlicht <i>Ohne internationalen Recherchenbericht und erneut zu veröffentlichen nach Erhalt des Berichts.</i>	



G00002

(54) Title: METHOD FOR ASSEMBLING METAL PRINTED CONDUCTORS AS ELECTRODES ON A CHANNEL PLATE FOR ULTRAWIDE FLAT SCREENS

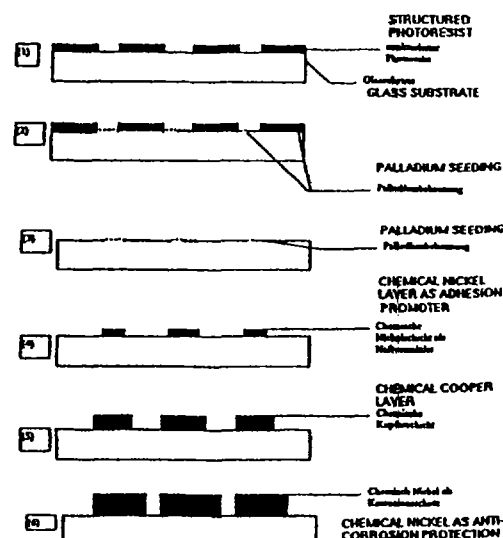
(54) Bezeichnung: VERFAHREN ZUM AUFBRINGEN VON METALLISCHEN LEITERBAHNEN ALS ELEKTRODEN AUF EINE KANALPLATTE FÜR GROSSFLÄCHIGE FLACHBILDSCHIRME

(57) Abstract

Modern ultrawide flat screens known as PDPs and PALCs have a glass plate with a micro-channel structure and an address electrode in each channel. Until now, address electrodes have been mounted using printing techniques or by direct selective sputtering in accordance with channel structure or indirectly by means of selective etching of large-surface metal layers deposited with no external current and/or galvanically leaving the printed conductor structures in place. In order to avoid the disadvantages of said known methods, the invention provides that the metal printed conductors of the address electrodes be mounted selectively in the electrode areas solely using a deposition method with no external current and/or galvanically.

(57) Zusammenfassung

Moderne großflächige Flachbildschirme, bekannt als PDPs und PALCs, besitzen eine Glasplatte mit einer Mikro-Kanalstruktur und einer Adressierelektrode in jedem Kanal. Bislang wurden die Adressierelektroden mittels drucktechnischer Verfahren oder durch Sputtern direkt selektiv entsprechend der Kanalstruktur oder indirekt durch ein selektives Wegätzen von großflächig außenstromlos und/oder galvanisch abgeschiedenen Metallschichten unter Belassung der Leiterbahnstrukturen aufgebracht. Zur Vermeidung der Nachteile dieser bekannten Verfahren sieht die Erfindung vor, die metallischen Leiterbahnen der Adressierelektroden nur in den Elektrodenbereichen selektiv mittels der außenstromlosen und/oder galvanischen Abscheidungsverfahren aufzubringen.



162162