

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2004 年 11 月 25 日 (25.11.2004)

PCT

(10) 国際公開番号
WO 2004/102516 A1

(51) 国際特許分類⁷: **G09G 3/30**, 3/20, H03M 1/66

[JP/JP]; 〒1080075 東京都港区港南四丁目 1 番 8 号
Tokyo (JP).

(21) 国際出願番号: PCT/JP2004/006889

(22) 国際出願日: 2004 年 5 月 14 日 (14.05.2004)

(72) 発明者; および

(75) 発明者/出願人 (米国についてののみ): 太田 益幸 (OTA,
Masuyuki) [JP/JP].

(25) 国際出願の言語: 日本語

(74) 代理人: 鈴江 武彦, 外 (SUZUYE, Takehiko et al.); 〒
1000013 東京都千代田区霞が関 3 丁目 7 番 2 号 鈴榮
特許総合法律事務所内 Tokyo (JP).

(26) 国際公開の言語: 日本語

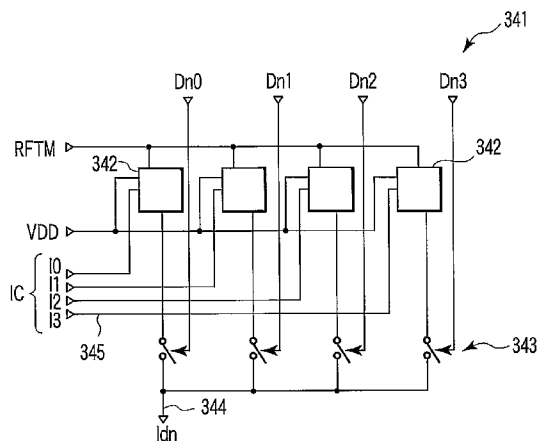
(30) 優先権データ:
特願2003-139445 2003 年 5 月 16 日 (16.05.2003) JP

(81) 指定国 (表示のない限り、全ての種類の国内保護が
可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR,
BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM,
DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU,
ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS,
LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA,

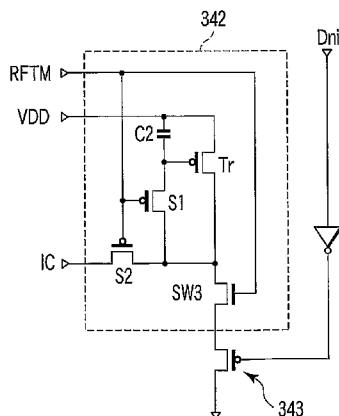
[続 葉 有]

(54) Title: ACTIVE MATRIX TYPE DISPLAY DEVICE AND DIGITAL-ANALOG CONVERTER

(54) 発明の名称: アクティブマトリクス型表示装置及びデジタルアナログ変換器



(57) Abstract: An active type display device includes a plurality of video signal wires formed on a substrate, a plurality of pixels connected to the video signal wires and operated by a current signal; and a video signal driver for supplying a video current to the pixels via the video signal wirers according to a data signal supplied from an external circuit. The video signal driver includes a plurality of DA sections (341) for conversion into the video current (I_{dn}) by adding at least one of a plurality of gradation reference currents (I_c) stored and held by a constant current storage circuit (342) according to the data signal (D_n).



[続 葉 有]

WO 2004/102516 A1



NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

(84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF,

添付公開書類:

— 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

(57) 要約:

アクティブ型表示装置は、基板上に形成された複数の映像信号配線と、映像信号配線に接続され、電流信号により動作する複数の画素と、外部回路から供給されるデータ信号に基づき映像信号配線を介して画素に映像電流を供給する映像信号ドライバと、を備えている。前記映像信号ドライバは、前記データ信号 (D_n) に基づき定電流記憶回路 (342) で記憶保持された複数の階調基準電流 (I_c) の少なくとも一つを足し合わせるにより、前記映像電流 (I_{d n}) に変換する複数のD A部 (341) を含む。