
信源
发端数据处理
发端信号处理
信道
收端数据处理
收端信号处理
信宿

图 1

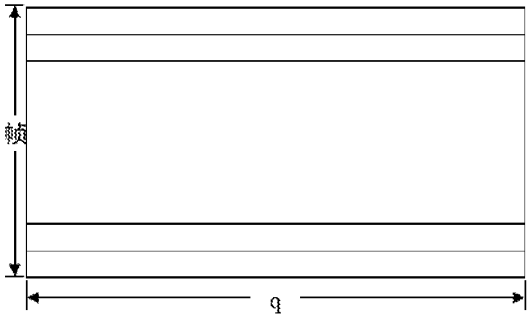

帧
q

图 2

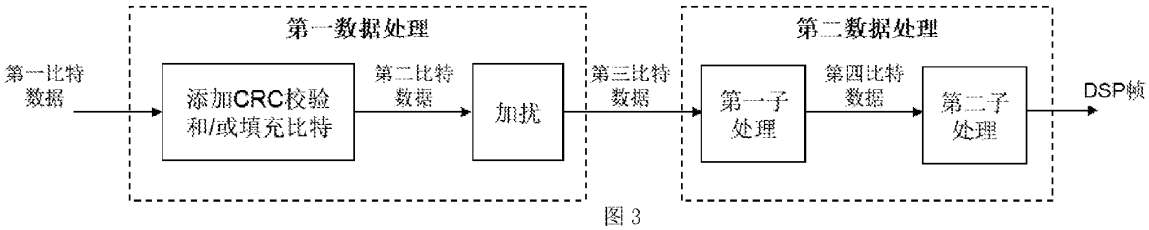

第一数据处理
第一比特数据
添加CRC校验和/或填充比特
第二比特数据
加扰
第三比特数据
第二数据处理
第一子处理
第四比特数据
第二子处理
DSP帧

图 3

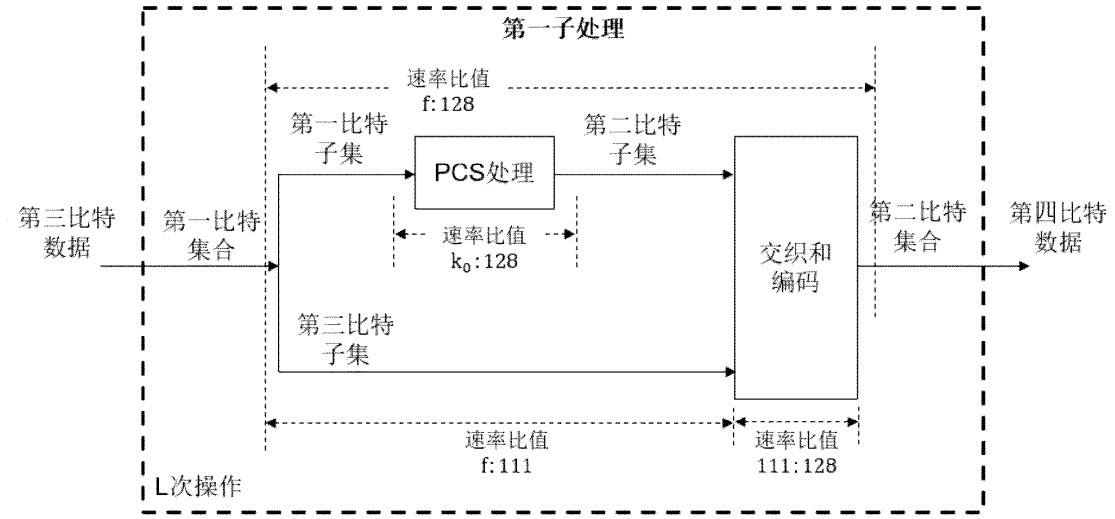

第一子处理
速率比值
f:128
第一比特
子集
PCS处理
第二比特
子集
第三比特
数据
第一比特
集合
速率比值
k_0:128
交织和
编码
第二比特
集合
第四比特
数据
第三比特
子集
速率比值
f:111
速率比值
111:128
L次操作

图 4

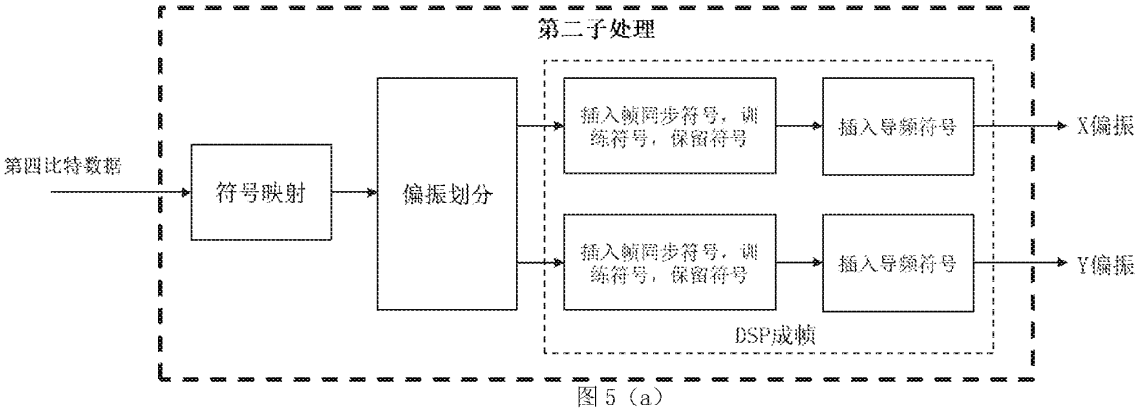

第二子处理
第四比特数据
符号映射
偏振划分
插入帧同步符号，训练符号，保留符号
插入导频符号
X偏振
插入帧同步符号，训练符号，保留符号
插入导频符号
Y偏振
DSP成帧

图 5（a）

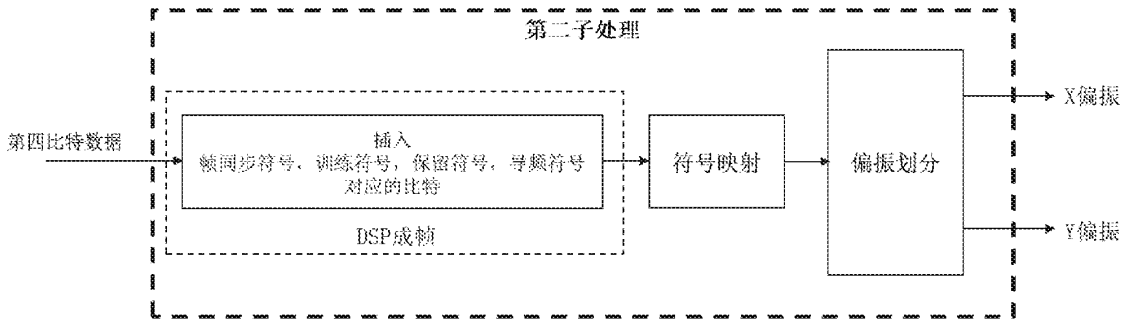

第二子处理
第四比特数据
插入
帧同步符号，训练符号，保留符号，导频符号
对应的比特
DSP成帧
符号映射
偏振划分
X偏振
Y偏振

图 5（b）

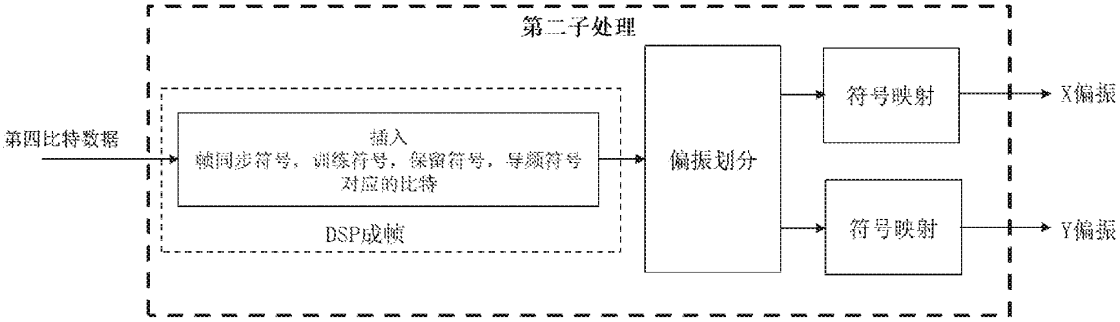

第二子处理
第四比特数据
插入
帧同步符号，训练符号，保留符号，导频符号
对应的比特
DSP成帧
偏振划分
符号映射
符号映射
X偏振
Y偏振

图 5（c）

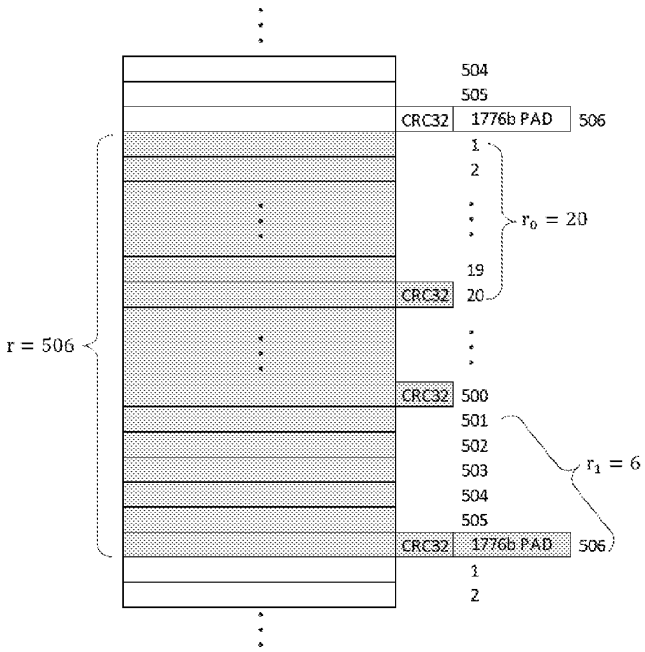

504
505
CRC32
1776b PAD
506
1
2
$r_0 = 20$
19
CRC32
20
r = 506
CRC32
500
501
502
503
504
505
$r_1 = 6$
CRC32
1776b PAD
506
1
2

图 6

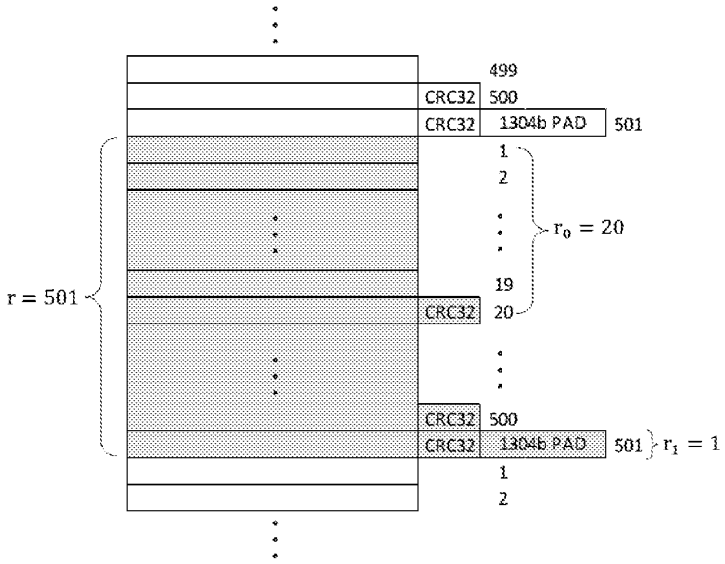

499
CRC32
500
CRC32
1304b PAD
501
1
2
$r_0 = 20$
19
CRC32
20
r = 501
CRC32
500
CRC32
1304b PAD
501
$r_1 = 1$
1
2

图 7

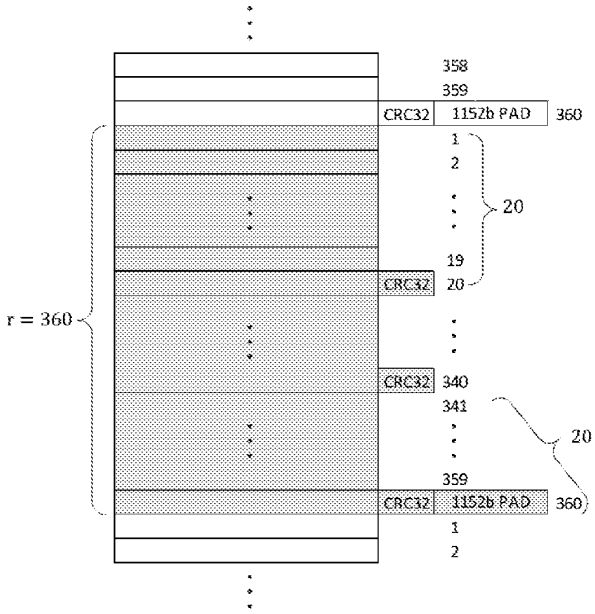

358
359
CRC32
1152b PAD
360
1
2
20
19
CRC32
20
r = 360
CRC32
340
341
20
359
CRC32
1152b PAD
360
1
2

图 8

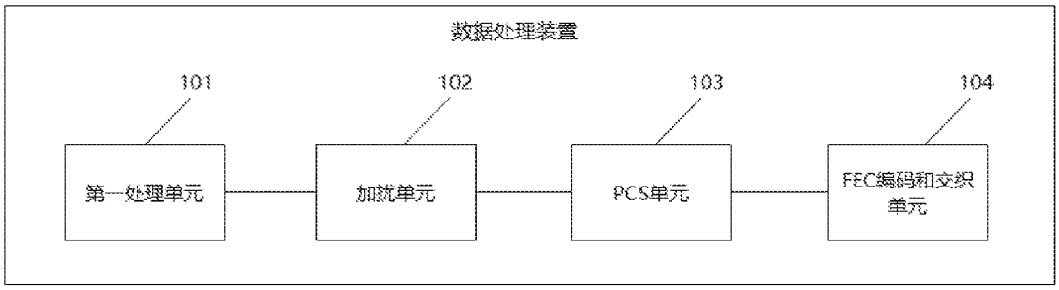

数据处理装置
101
102
103
104
第一处理单元
加扰单元
PCS单元
FEC编码和交织单元

图 9

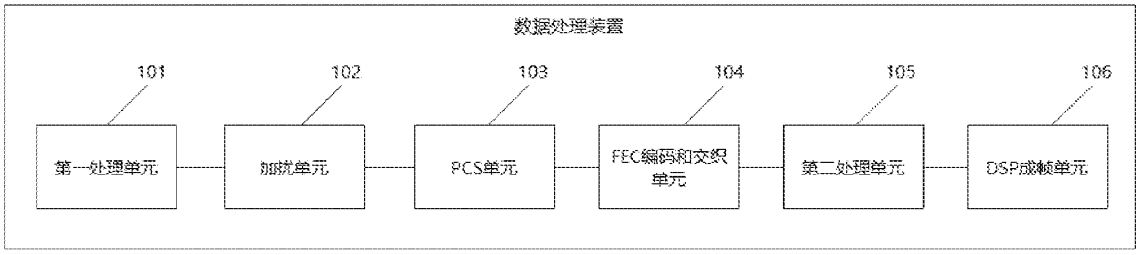

数据处理装置
101
102
103
104
105
106
第一处理单元
加扰单元
PCS单元
FEC编码和交织单元
第二处理单元
DSP成帧单元

图 10

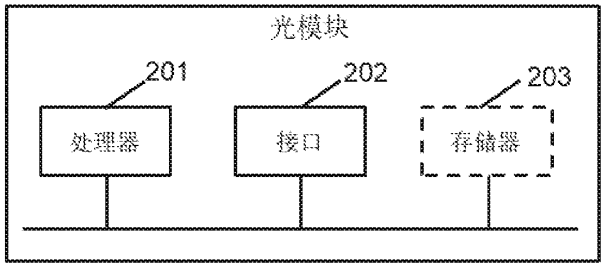


图 11

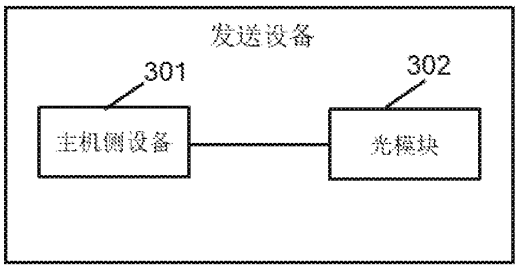


图 12