

(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES
PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges
Eigentum

Internationales Büro

(43) Internationales
Veröffentlichungsdatum
14. Februar 2013 (14.02.2013)



(10) Internationale Veröffentlichungsnummer
WO 2013/020806 A1

- (51) Internationale Patentklassifikation:
B66B 13/22 (2006.01) **B66B 5/00** (2006.01)
- (21) Internationales Aktenzeichen: PCT/EP2012/064541
- (22) Internationales Anmeldedatum:
24. Juli 2012 (24.07.2012)
- (25) Einreichungssprache: Deutsch
- (26) Veröffentlichungssprache: Deutsch
- (30) Angaben zur Priorität:
11177268.7 11. August 2011 (11.08.2011) EP
11194235.5 19. Dezember 2011 (19.12.2011) EP
- (71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von US): **INVENTIO AG** [CH/CH]; Seestrasse 55, CH-6052 Hergiswil (CH).
- (72) Erfinder; und
- (75) Erfinder/Anmelder (nur für US): **SONNENMOSER, Astrid** [CH/CH]; Oberdierikonstrasse 23, CH-6030 Ebikon (CH). **MICHEL, David** [CH/CH]; Albisstrasse 13, CH-8800 Thalwil (CH). **HESS, Martin** [CH/CH]; Neufeldweg 12, CH-6340 Baar (CH).
- (74) Gemeinsamer Vertreter: **INVENTIO AG**; Seestrasse 55, CH-6052 Hergiswil (CH).

(81) Bestimmungsstaaten (soweit nicht anders angegeben, für jede verfügbare nationale Schutzrechtsart): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IS, JP, KE, KG, KM, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW.

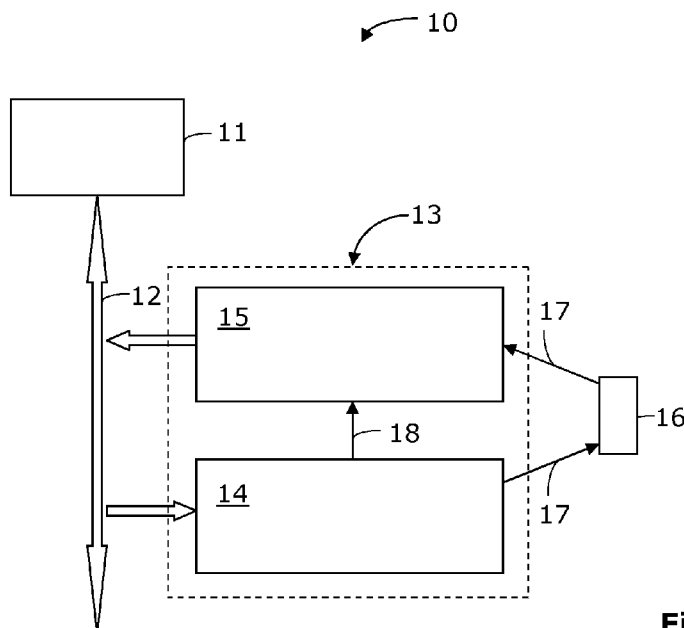
(84) Bestimmungsstaaten (soweit nicht anders angegeben, für jede verfügbare regionale Schutzrechtsart): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, SZ, TZ, UG, ZM, ZW), eurasisches (AM, AZ, BY, KG, KZ, RU, TJ, TM), europäisches (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

Veröffentlicht:

— mit internationalem Recherchenbericht (Artikel 21 Absatz 3)

(54) Title: TEST METHOD FOR AN ELEVATOR SYSTEM AND A MONITORING DEVICE FOR CARRYING OUT THE TEST METHOD

(54) Bezeichnung : TESTVERFAHREN EINER AUFZUGSANLAGE UND EINE ÜBERWACHUNGSEINRICHTUNG ZUM DURCHFÜHREN DES TESTVERFAHRENS



(57) Abstract: In a first aspect, the invention relates to a test method for an elevator system having a control unit (11) and at least one bus node (13). Said bus node (13) has a first microprocessor (14) and a second microprocessor (15). The control unit (11) and the bus node (13) communicate by means of a bus (12). Furthermore, the first microprocessor (14) and the second microprocessor (15) are connected without interruption by means of a signal line (18). The test method comprises the following steps: a specification signal is transmitted by the control unit (11) to the first microprocessor (14), the first microprocessor (14) transmits the signal to the second microprocessor (15), and the second microprocessor (15) provides the signal for the control unit (11). Finally, the control unit (11) verifies whether the provided signal corresponds to a signal expected by the control unit (11). A second aspect relates to a monitoring device for carrying out the test method.

(57) Zusammenfassung:

[Fortsetzung auf der nächsten Seite]

Fig. 1



Die Erfindung betrifft in einem ersten Aspekt ein Testverfahren einer Aufzugsanlage mit einer Steuereinheit 11 und mindestens einem Busknoten 13. Dieser Busknoten 13 weist einen ersten Mikroprozessor 14 und einen zweiten Mikroprozessor 15 auf. Die Steuereinheit 11 und der Busknoten 13 kommunizieren über einen Bus 12. Desweiteren sind der erste Mikroprozessor 14 und der zweite Mikroprozessor 15 über eine Signalleitung 18 unterbruchlos verbunden. Das Testverfahren umfasst folgende Schritte: von der Steuereinheit 11 wird ein Vorgabesignal an den ersten Mikroprozessor 14 übermittelt, der erste Mikroprozessor 14 übermittelt das Signal an den zweiten Mikroprozessor 15 und der zweite Mikroprozessor 15 stellt das Signal für die Steuereinheit 11 bereit. Schliesslich verifiziert die Steuereinheit 11, ob das bereitgestellte Signal einem von der Steuereinheit 11 erwarteten Signal entspricht. Ein zweiter Aspekt betrifft eine Überwachungseinrichtung zum Durchführen des Testverfahrens.