PCT WELTORGANISATION FÜR GEISTIGES EIGENTUM
Internationales Büro

INTERNATIONALE ANMELDUNG VERÖFFENTLICHT NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS (PCT)

(51) Internationale Patentklassifikation 6 : G06F 13/40 — A1

(11) Internationale Veröffentlichungsnummer: WO 97/35261

(43) Internationales Veröffentlichungsdatum: 25. September 1997 (25.09.97)

(21) Internationales Aktenzeichen: PCT/DE97/00435

(22) Internationales Anmeldedatum: 6. März 1997 (06.03.97)

(30) Prioritätsdaten:
196 10 557.9 18. März 1996 (18.03.96) DE

(71) Anmelder *(für alle Bestimmungsstaaten ausser US)*: SIEMENS AKTIENGESELLSCHAFT [DE/DE]; Wittelsbacherplatz 2, D-80333 München (DE).

(72) Erfinder; und

(75) Erfinder/Anmelder *(nur für US)*: MAUL, Jürgen [DE/DE]; Hochleite 14a, D-92237 Sulzbach-Rosenberg (DE).

(81) Bestimmungsstaaten: CN, CZ, HU, JP, KR, PL, SG, US, europäisches Patent (AT, BE, CH, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE).

Veröffentlicht
Mit internationalem Recherchenbericht.
Vor Ablauf der für Änderungen der Ansprüche zugelassenen Frist. Veröffentlichung wird wiederholt falls Änderungen eintreffen.

(54) Title: CONNECTING PROCESS AND BUS INTERFACE FOR CONNECTING A SUBASSEMBLY OF A PROGRAMMABLE CONTROLLER TO A BUS

(54) Bezeichnung: ANSCHALTVERFAHREN UND BUSANSCHALTUNG ZUM ANSCHALTEN EINER BAUGRUPPE EINER SPEICHERPROGRAMMIERBAREN STEUERUNG AN EINEN BUS

(57) Abstract

To insert and withdraw subassemblies (2, 3) for a modular, programmable controller during routine operation without disturbance of the data traffic occurring across the bus (5) of the programmable controller, according to the invention an evaluation circuit (13) is arranged in a bus interface (5'). Said evaluation circuit (13) controls a variable resistor (12) which is arranged in one of the supply lines (11', 11") for the subassembly (2, 3) so that said resistor has low resistance when the subassembly is connected to the bus (5), and has high resistance again when a voltage applied at a test inlet (14") of the evaluation circuit (13) is not within a predetermined value range after an acceleration time (T_3).

(57) Zusammenfassung

Um bei einer modular aufgebauten speicherprogrammierbaren Steuerung Baugruppen (2, 3) auch während des laufenden Betriebs stecken und ziehen zu können, ohne den über den Bus (5) der speicherprogrammierbaren Steuerung erfolgenden Datenverkehr zu stören, ist erfindungsgemäß vorgesehen, in einer Busanschaltung (5') eine Auswerteschaltung (13) anzuordnen. Die Auswerteschaltung (13) steuert einen veränderlichen Widerstand (12), der in einer der Versorgungsleitungen (11', 11") für die Baugruppe (2, 3) angeordnet ist, niederohmig, wenn die Baugruppe mit dem Bus (5) verbunden ist, und wieder hochohmig, wenn ein an einem Prüfeingang (14") der Auswerteschaltung (13) anstehendes Potential nach Ablauf einer Hochlaufzeit (T_3) außerhalb eines vorbestimmten Wertebereichs liegt.

