

(12) 特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2009年9月17日(17.09.2009)

PCT

(10) 国際公開番号
WO 2009/113448 A1

- (51) 国際特許分類:
G09F 9/30 (2006.01) H01L 27/32 (2006.01)
G09G 3/20 (2006.01) H01L 51/50 (2006.01)
G09G 3/30 (2006.01)
- (21) 国際出願番号: PCT/JP2009/054217
- (22) 国際出願日: 2009年3月5日(05.03.2009)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願 2008-060738 2008年3月11日(11.03.2008) JP
- (71) 出願人(米国を除く全ての指定国について): ソニー株式会社(SONY CORPORATION) [JP/JP]; 〒1080075 東京都港区港南1丁目7番1号 Tokyo (JP).
- (72) 発明者; および
- (75) 発明者/出願人(米国についてのみ): 山本 哲郎(YAMAMOTO, Tetsuro) [JP/JP]; 〒1080075 東京都港区港南1丁目7番1号 ソニー株式会社内 Tokyo (JP). 内野 勝秀(UCHINO, Katsuhide) [JP/JP]; 〒1080075 東京都港区港南1丁目7番1号 ソニー株式会社内 Tokyo (JP).
- (74) 代理人: 岩▲崎▼ 幸邦, 外(IWASAKI, Sachikuni et al.); 〒1050001 東京都港区虎ノ門1丁目2番8

号 虎ノ門琴平タワー 三好内外国特許事務所内 Tokyo (JP).

- (81) 指定国(表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IS, KE, KG, KM, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RS, RU, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW.
- (84) 指定国(表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア(AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ(AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

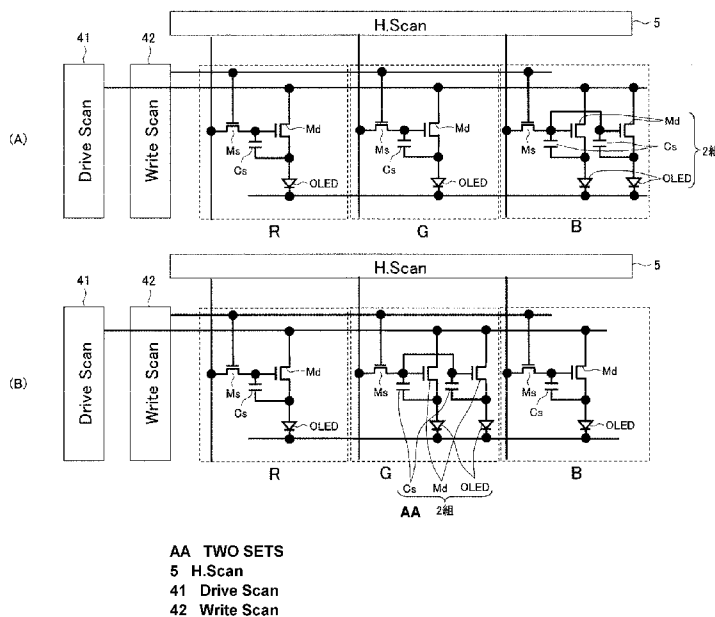
添付公開書類:

- 国際調査報告(条約第21条(3))
- 補正された請求の範囲(条約第19条(1))

(54) Title: DISPLAY DEVICE

(54) 発明の名称: 表示装置

[[図13]]



(57) Abstract: A display device includes a pixel unit wherein N ($N \geq 3$) colors including R (red), G (green), and B (blue) are assigned to N pixels. Each of the N pixels includes a sampling transistor (M_s), a driving transistor (M_d), a retention capacitor (C_s), and a light emitting element (organic light emitting diode (OLED)). Out of the N pixels, a pixel easy to be a dark point in a given color (e.g. B) or a pixel in a given color (e.g. G) which has the highest relative visibility is provided with two or more sets of pixel circuit elements, each including the driving transistor (M_d), the retention capacitor (C_s), and the organic light emitting diode (OLED), while the pixels assigned with other colors are provided with less number of sets of pixel circuit elements.

(57) 要約: R (赤)、G (緑)、B (青)を含む N ($N \geq 3$)色が N 個の画素に割り当てられた画素ユニットを有し、 N 個の画素のそれぞれに、サンプリングトランジスタ M_s と、駆動トランジスタ M_d と、保持キャパシタ C_s と、発光素子(有機発光ダイオードOLED)と、を有す

る。 N 個の画素内で、滅点となり易い特定色(例えばB)、または、比視感度が最も高い特定色(例えばG)の画素において、駆動トランジスタ M_d 、保持キャパシタ C_s および有機発光ダイオードOLEDを含む画素回路要素の組が、他の色の画素の組より多い数で2組以上設けられている。

WO 2009/113448 A1