(12) 特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局

(43) 国際公開日
2006年3月2日 (02.03.2006)

PCT

(10) 国際公開番号
WO 2006/022077 A1

(51) 国際特許分類[7]: H04N 5/335, G06T 7/20, H01L 27/146, H04N 5/232

(21) 国際出願番号: PCT/JP2005/011876

(22) 国際出願日: 2005年6月22日 (22.06.2005)

(25) 国際出願の言語: 日本語

(26) 国際公開の言語: 日本語

(30) 優先権データ:
特願2004-241785 2004年8月23日 (23.08.2004) JP

(71) 出願人 (米国を除く全ての指定国について): ソニー株式会社 (SONY CORPORATION) [JP/JP]; 〒1410001 東京都品川区北品川６丁目７番３５号 Tokyo (JP).

(72) 発明者; および
(75) 発明者/出願人 (米国についてのみ): 村山 淳 (MURAYAMA, Jun) [JP/JP]; 〒1410001 東京都品川区北品川６丁目７番３５号 ソニー株式会社内 Tokyo (JP).

(74) 代理人: 多田 繁範 (TADA, Shigenori); 〒1700013 東京都豊島区東池袋２丁目４５番２号 ステラビル501多田特許事務所 Tokyo (JP).

(81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KM, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NG, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SM, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

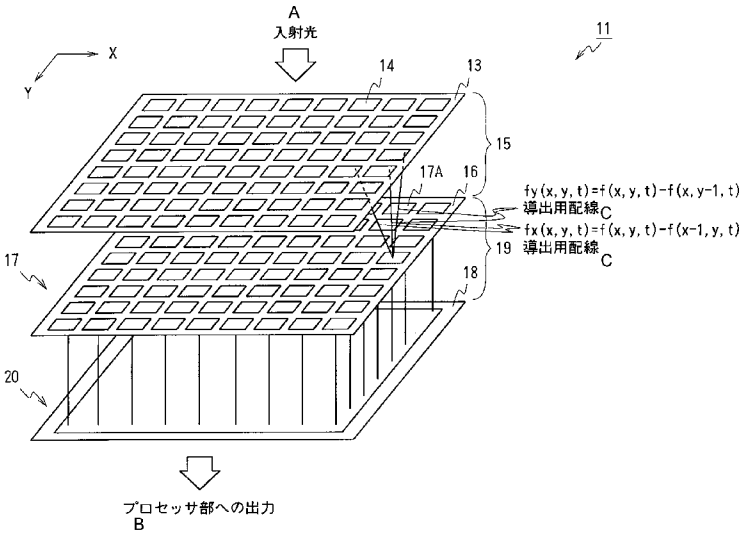
(84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:
— 国際調査報告書

[続葉有]

(54) Title: IMAGE PICKUP DEVICE, IMAGE PICKUP RESULT PROCESSING METHOD AND INTEGRATED CIRCUIT

(54) 発明の名称: 撮像装置、撮像結果の処理方法及び集積回路



A- INCIDENCE LIGHT
B- OUTPUT TO PROCESSOR PART
C- LEAD-OUT WIRING

(57) Abstract: This invention is especially applicable to detection of motion information by pixel unit. A semiconductor chip (13) of an XY address controlled image pickup element and a semiconductor chip (16) of a motion detecting circuit (17) which detects motion information by pixel unit are stacked.

(57) 要約: 本発明は、特に画素単位の動き情報の検出に適用して、ＸＹアドレス制御による撮像素子の半導体チップ１３と、画素単位の動き情報を検出する動き検出回路１７の半導体チップ１６とを積層する。

WO 2006/022077 A1

２文字コード及び他の略語については、定期発行される各*PCT*ガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。