

(12) 特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2009年10月15日(15.10.2009)

PCT

(10) 国際公開番号
WO 2009/125834 A1

- (51) 国際特許分類:
H02J 3/38 (2006.01) H02J 3/24 (2006.01)
G05F 1/70 (2006.01) H02J 3/32 (2006.01)
H02J 3/00 (2006.01) H02M 7/48 (2007.01)
H02J 3/18 (2006.01)
- (21) 国際出願番号: PCT/JP2009/057340
- (22) 国際出願日: 2009年4月10日(10.04.2009)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願 2008-103037 2008年4月11日(11.04.2008) JP
- (71) 出願人(米国を除く全ての指定国について): 株式会社 明電舎(MEIDENSHA CORPORATION) [JP/JP]; 〒1416029 東京都品川区大崎二丁目1番1号 Tokyo (JP).
- (72) 発明者: および
- (75) 発明者/出願人(米国についてのみ): 宗島 正和(MUNESHIMA, Masakazu) [JP/JP]; 〒1416029 東京都品川区大崎二丁目1番1号 株式会社明電舎内 Tokyo (JP). 大井 一伸(OI, Kazunobu) [JP/JP]; 〒1416029 東京都品川区大崎二丁目1番1号 株式会社明電舎内 Tokyo (JP). 平山 一成(HIRAYA-

MA, Issei) [JP/JP]; 〒1416029 東京都品川区大崎二丁目1番1号 株式会社明電舎内 Tokyo (JP).

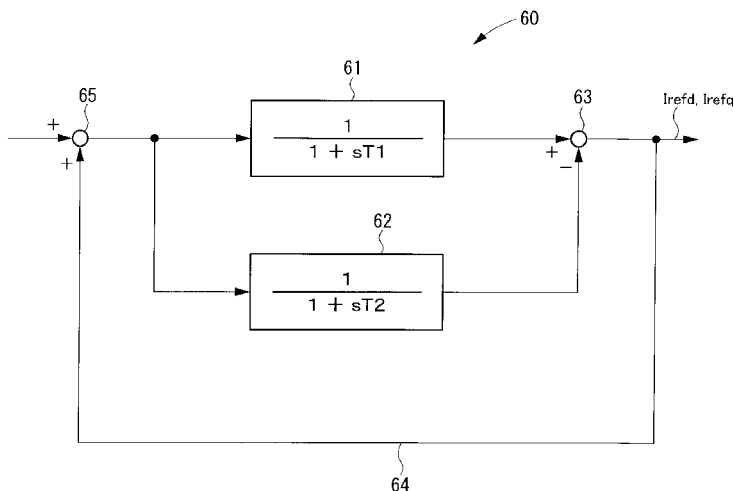
- (74) 代理人: 光石俊郎, 外(MITSUISHI, Toshiro et al.); 〒1070052 東京都港区赤坂一丁目9番15号 光石法律特許事務所 Tokyo (JP).
- (81) 指定国(表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IS, JP, KE, KG, KM, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RS, RU, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW.
- (84) 指定国(表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

[続葉有]

(54) Title: SYSTEM STABILIZATION DEVICE

(54) 発明の名称: 系統安定化装置

[図1]



(57) Abstract: A controller of a system stabilization device uses a fluctuation detection block (60) to determine fluctuations included in the active and the reactive portions of current in the system current and fluctuations included in the frequency signal and the amplitude signal of the system voltage. The cut-off frequency on the high frequency side of the fluctuation detection block (60) is set to f1; the cut-off frequency on the low frequency side is set to f2; the time constant of the low-pass filter for noise removal which has a cut-off frequency of f1 is set to T1; and the time constant of the low-pass filter which has a cut-off frequency of f2 and sets the fluctuation detection time period is set to T2. The fluctuation detection block (60) is comprised of a low-pass filter (61) having first order delay characteristics with a time constant of T1, a low-pass filter (62) having first order delay characteristics with a time constant of T2, a subtracter (63) which subtracts and outputs the output signals of filter (61) and filter (62), and a feedback circuit (64) which feeds back the output of the subtracter (63) to the filters (61, 62). Thus, stabilized operation is ensured without using a

current detector, etc.

(57) 要約:

[続葉有]

WO 2009/125834 A1



添付公開書類:

— 国際調査報告 (条約第 21 条(3))

系統安定化装置の制御部は、系統電流の有効分・無効分電流に含まれる変動分や、系統電圧の周波数信号と振幅信号に含まれる変動分を求めるため、変動検出ブロック(60)を用いる。変動検出ブロック(60)の高周波数側の遮断周波数を f_1 、低周波数側の遮断周波数を f_2 、遮断周波数が f_1 のノイズ除去用ローパスフィルタの時定数を T_1 、遮断周波数が f_2 の変動検出時間を設定するためのローパスフィルタの時定数を T_2 とする。時定数を T_1 とする一次遅れ特性のローパスフィルタ(61)と、時定数を T_2 とする一次遅れ特性のローパスフィルタ(62)と、フィルタ(61)とフィルタ(62)との出力信号を減算して出力する減算器(63)と、減算器(63)の出力をフィルタ(61, 62)にフィードバックするフィードバック回路(64)により変動検出ブロック(60)を構成した。これにより、電流検出器等を用いずに安定した動作を確保する。