

(12) 특허협력조약에 의하여 공개된 국제출원

(19) 세계지식재산권기구
국제사무국

(43) 국제공개일
2022년 9월 9일 (09.09.2022)

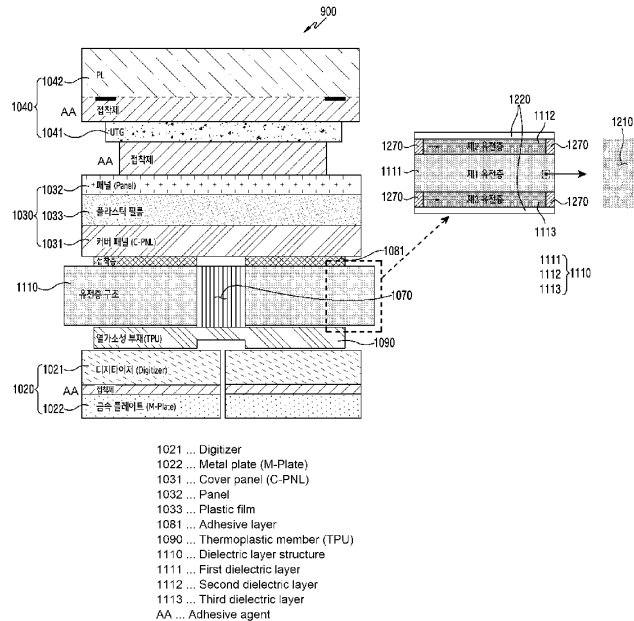


(10) 국제공개번호
WO 2022/186656 A1

- (51) 국제특허분류:
G06F 1/16 (2006.01) *B32B 7/025* (2019.01)
G09F 9/30 (2006.01) *B32B 27/20* (2006.01)
- (21) 국제출원번호: PCT/KR2022/003095
- (22) 국제출원일: 2022년 3월 4일 (04.03.2022)
- (25) 출원언어: 한국어
- (26) 공개언어: 한국어
- (30) 우선권정보:
10-2021-0029309 2021년 3월 5일 (05.03.2021) KR
10-2021-0106174 2021년 8월 11일 (11.08.2021) KR
10-2021-0186462 2021년 12월 23일 (23.12.2021) KR
- (71) 출원인: 삼성전자 주식회사 (SAMSUNG ELECTRONICS CO., LTD.) [KR/KR]; 16677 경기도 수원시 영통구 삼성로 129, Gyeonggi-do (KR).
- (72) 발명자: 안정철 (AN, Jungchul); 16677 경기도 수원시 영통구 삼성로 129, Gyeonggi-do (KR). 김성준 (KIM, Seongjun); 16677 경기도 수원시 영통구 삼성로 129, Gyeonggi-do (KR). 김호연 (KIM, Hoyeon); 16677 경기도 수원시 영통구 삼성로 129, Gyeonggi-do (KR). 류광희 (RYU, Kwanghee); 16677 경기도 수원시 영통구 삼성로 129, Gyeonggi-do (KR). 권영재 (KWON, Youngjae); 16677 경기도 수원시 영통구 삼성로 129, Gyeonggi-do (KR).
- (74) 대리인: 권혁록 등 (KWON, Hyuk-Rok et al.); 03173 서울특별시 종로구 새문안로 5길 19, 11층, Seoul (KR).
- (81) 지정국 (별도의 표시가 없는 한, 가능한 모든 종류의 국내 권리의 보호를 위하여): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DJ, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU,

(54) Title: DISPLAY STRUCTURE COMPRISING DIELECTRIC LAYER AND ELECTRONIC APPARATUS COMPRISING SAME

(54) 발명의 명칭: 유전층을 포함하는 디스플레이 구조 및 이를 포함하는 전자 장치



(57) Abstract: A display structure according to an embodiment may comprise: a cover glass forming the outer surface of the display structure; a display panel arranged under the cover glass; a first dielectric layer of which at least a part has a first edge formed outside an edge of the display panel, and which is arranged under the display panel; a second dielectric layer arranged on a first surface of the first dielectric layer, the first surface being adjacent to the display panel; and a third dielectric layer arranged on a second surface facing in a direction opposite to the first surface of the first dielectric layer, wherein a second edge of the second dielectric layer and a third edge of the third dielectric layer are formed on the inside of the first edge, the second edge and the third edge corresponding to the first edge of the first dielectric layer, the first dielectric layer has a first permittivity, and the second dielectric layer and the third dielectric

[다음 쪽 계속]

WO 2022/186656 A1

ID, IL, IN, IR, IS, IT, JM, JO, JP, KE, KG, KH, KN, KP, KW, KZ, LA, LC, LK, LR, LS, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, WS, ZA, ZM, ZW.

(84) 지정국 (별도의 표시가 없는 한, 가능한 모든 종류의 역내 권리의 보호를 위하여): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, ST, SZ, TZ, UG, ZM, ZW), 유라시아 (AM, AZ, BY, KG, KZ, RU, TJ, TM), 유럽 (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG).

공개:

— 국제조사보고서와 함께 (조약 제21조(3))

layer may have a greater permittivity than the first permittivity.

(57) 요약서: 일 실시 예에 따른 디스플레이 구조는 상기 디스플레이 구조의 외측면을 형성하는 커버 글라스, 상기 커버 글라스의 아래에 배치되는 디스플레이 패널, 적어도 일부가 상기 디스플레이 패널의 가장자리의 외측에 형성되는 제1 가장자리를 갖고, 상기 디스플레이 패널의 아래(under)에 배치되는 제1 유전층, 상기 디스플레이 패널과 인접한 상기 제1 유전층의 제1 면에 배치되는 제2 유전층, 및 상기 제1 유전층의 상기 제1 면과 반대 방향을 향하는 제2 면에 배치되는 제3 유전층을 포함할 수 있고, 상기 제1 유전층의 상기 제1 가장자리에 대응하는, 상기 제2 유전층의 제2 가장자리 및 상기 제3 유전층의 제3 가장자리는 상기 제1 가장자리의 내측에 형성되고, 상기 제1 유전층은 제1 유전율을 갖고, 상기 제2 유전층 및 상기 제3 유전층은 상기 제1 유전율보다 큰 유전율을 가질 수 있다.