

(19) 世界知的所有権機関
国際事務局(43) 国際公開日
2004 年 8 月 5 日 (05.08.2004)

PCT

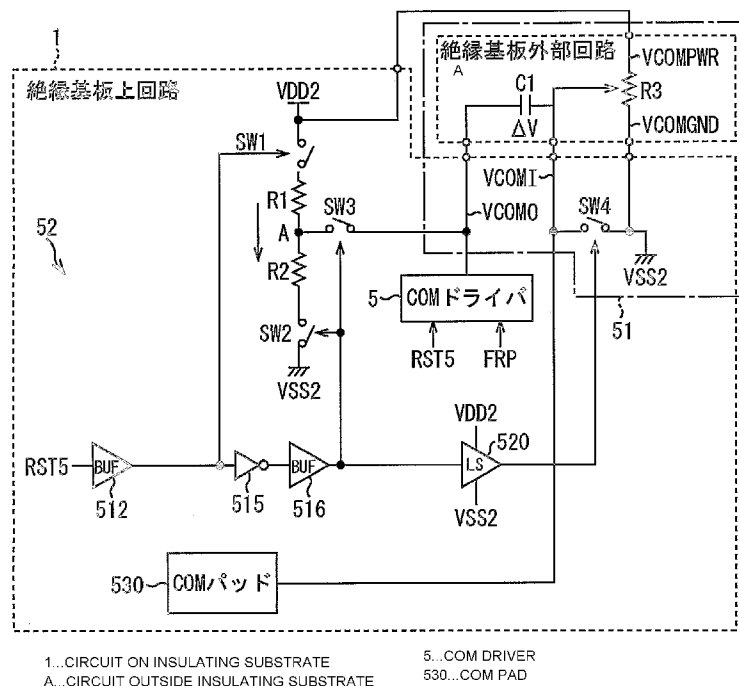
(10) 国際公開番号
WO 2004/066258 A1

- (51) 国際特許分類: G09G 3/36, 3/20, G02F 1/133 (72) 発明者; および
(75) 発明者/出願人 (米国についてのみ): 豊澤 昇 (TOY-OZAWA, Noboru) [JP/JP]; 〒141-0001 東京都品川区北品川6丁目7番35号 ソニー株式会社内 Tokyo (JP). 仲島 義晴 (NAKAJIMA, Yoshiharu) [JP/JP]; 〒141-0001 東京都品川区北品川6丁目7番35号 ソニー株式会社内 Tokyo (JP). 小山 浩寿 (KOYAMA, Hirotsushi) [JP/JP]; 〒108-0023 東京都港区芝浦4丁目16番25号 株式会社ベンチャーセーフネット内 Tokyo (JP).
- (21) 国際出願番号: PCT/JP2003/016604
- (22) 国際出願日: 2003 年 12 月 24 日 (24.12.2003)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ: 特願2003-15808 2003 年 1 月 24 日 (24.01.2003) JP (74) 代理人: 中村 友之 (NAKAMURA, Tomoyuki); 〒105-0001 東京都港区虎ノ門1丁目2番3号 虎ノ門第一ビル9階 三好内外国特許事務所内 Tokyo (JP).
- (81) 指定国 (国内): CN, KR, SG, US.
- 添付公開書類:
— 国際調査報告書

[続葉有]

(54) Title: DISPLAY

(54) 発明の名称: 表示装置



(57) **Abstract:** A display comprises a panel in which a display area and a circuit part provided around the display area and adapted to drive the display area are fabricated integrally on an insulating base (1). The display area includes pixel electrodes arrayed in a matrix, common electrodes opposed to the pixel electrodes, and an electro-optical material held between the pixel electrodes and common electrodes. The circuit part includes a driver for writing a signal voltage on the pixel electrode side according to display data, a common driver (5) for applying a common voltage to the common electrode side, an offset circuit (51) having a coupling capacitor

[続葉有]

WO 2004/066258 A1



2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

(C1) for generating a predetermined offset voltage V so as to control the level of the common voltage with respect to the signal voltage, and a start circuit (52) for precharging the coupling capacitor (C1) to the offset voltage V when the power supply is turned on and for discharging the coupling capacitor (C1) when the power supply is turned off. Thus the packaging is rationalized by installing a start circuit for the common driver in the display of system display structure.

(57) 要約: 表示装置は、表示領域とこれを駆動する周辺の回路部とを絶縁基板1上に一体的に集積形成したパネルからなる。表示領域は、マトリクス状に配置した画素電極とこれに対向するコモン電極と両者の間に保持された電気光学物質とを含む。回路部は、表示データに応じて画素電極側に信号電圧を書き込むドライバと、コモン電極側にコモン電圧を印加するコモンドライバ5と、信号電圧に対してコモン電圧のレベルを調節するため所定のオフセット電圧 ΔV を生成するカップリングコンデンサC1を備えたオフセット回路51と、電源電圧の立ち上げ時カップリングコンデンサC1をオフセット電圧 ΔV までプリチャージするとともに、電源電圧の立ち下げ時カップリングコンデンサC1をディスチャージするスタート回路52とを含む。これにより、コモンドライバ用のスタート回路をシステムディスプレイ構成の表示装置内に搭載して実装を合理化することができる。