

(12) 特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局

(43) 国際公開日
2013 年 10 月 24 日(24.10.2013)



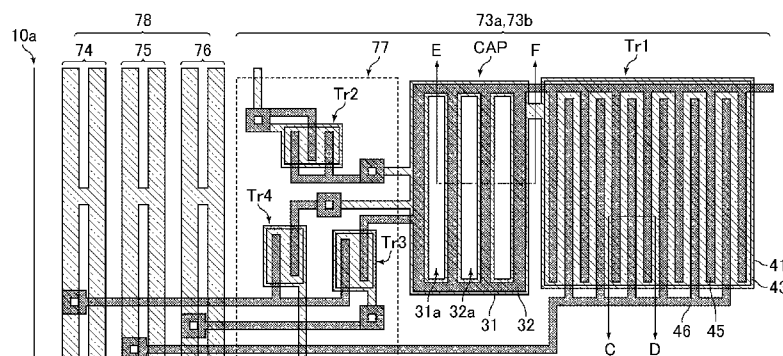
(10) 国際公開番号

WO 2013/157285 A1

- (51) 国際特許分類:
G09F 9/30 (2006.01) H01L 51/50 (2006.01)
G02F 1/1339 (2006.01) H05B 33/04 (2006.01)
G02F 1/1368 (2006.01)
- (21) 国際出願番号: PCT/JP2013/052672
- (22) 国際出願日: 2013 年 2 月 6 日(06.02.2013)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願 2012-097124 2012 年 4 月 20 日(20.04.2012) JP
- (71) 出願人: シャープ株式会社(SHARP KABUSHIKI KAISHA) [JP/JP]; 〒5458522 大阪府大阪市阿倍野区長池町 2 2 番 2 2 号 Osaka (JP).
- (72) 発明者: 小笠原 功(OGASAWARA Isao). 吉田 昌弘(YOSHIDA Masahiro). 堀内 智(HORIUCHI Satoshi).
- (74) 代理人: 特許業務法人 安富国際特許事務所(YASUTOMI & ASSOCIATES); 〒5320003 大阪府大阪市淀川区宮原 3 丁目 5 番 3 6 号 Osaka (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IS, JP, KE, KG, KM, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW.
- (84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, RU, TJ, TM), ヨーロッパ (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).
- 添付公開書類:
— 国際調査報告 (条約第 21 条(3))

(54) Title: DISPLAY DEVICE

(54) 発明の名称: 表示装置



(57) Abstract: The present invention provides a display device for which a seal inspection can easily be carried out. The present invention is a display device provided with a first and a second substrate and a seal. The first substrate includes a shift register formed monolithically on an insulating substrate and a plurality of bus lines. The shift register includes a plurality of unit circuits connected in multiple stages. Each of the plurality of unit circuits includes a clock terminal, an output terminal, an output transistor in which one of the source and drain is connected to the clock terminal and the other connected to the output terminal, and a bootstrap capacitor (CAP) for which a first terminal is connected to the output transistor gate and a second terminal to the output terminal. The bootstrap capacitor (CAP) includes a first electrode, an insulating layer on the first electrode, and a second electrode on the insulating layer. A first cut-out part and/or a first opening part are provided on the first electrode, and a second cut-out part and/or a second opening part are provided on the second electrode facing the first cut-out part and/or the first opening part.

(57) 要約:

[続葉有]

WO 2013/157285 A1



本発明は、シールの検査を容易に行うことができる表示装置を提供する。本発明は、第1及び第2基板と、シールとを備える表示装置であって、第1基板は、絶縁基板上にモノリシック形成されたシフトレジスタと、複数のバスラインとを含み、シフトレジスタは、多段接続された複数の単位回路を含み、複数の単位回路は各々、クロック端子と、出力端子と、ソース及びドレインの一方がクロック端子に、他方が出力端子に接続された出力トランジスタと、第1端子が出力トランジスタのゲートに、第2端子が出力端子に接続されたブートストラップ・コンデンサ（CAP）とを含み、ブートストラップ・コンデンサ（CAP）は、第1電極と、第1電極上の絶縁層と、絶縁層上の第2電極とを含み、第1電極には、第1切り欠き部及び／又は第1開口部が設けられ、第2電極には、第1切り欠き部及び／又は第1開口部に対向する第2切り欠き部及び／又は第2開口部が設けられる。