



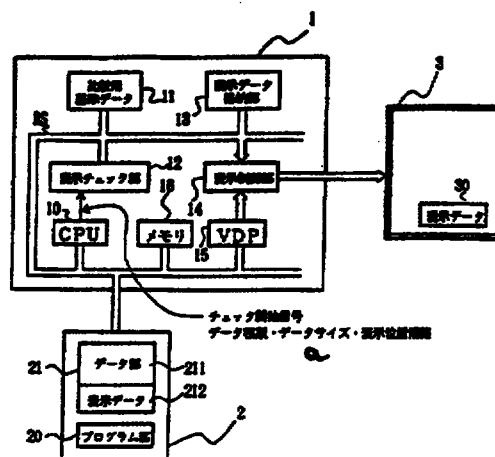
(51) 国際特許分類6 G06F 9/06, 12/14	A1	(11) 国際公開番号 WO96/24894 (43) 国際公開日 1996年8月15日(15.08.96)
(21) 国際出願番号 PCT/JP96/00251 (22) 国際出願日 1996年2月7日(07.02.96) (30) 優先権データ 特願平7/20132 1995年2月8日(08.02.95) JP (71) 出願人 (米国を除くすべての指定国について) 株式会社 セガ・エンタープライゼス (SEGA ENTERPRISES, LTD.)[JP/JP] 〒144 東京都大田区羽田1丁目2番12号 Tokyo, (JP) (72) 発明者; および (75) 発明者/出願人 (米国についてのみ) 大脇秀隆(OWAKI, Hidetaka)[JP/JP] 長嶋 毅(NAGASHIMA, Takeshi)[JP/JP] 彦山幸俊(KAGEYAMA, Yukitoshi)[JP/JP] 〒144 東京都大田区羽田1丁目2番12号 株式会社 セガ・エンタープライゼス内 Tokyo, (JP) (74) 代理人 弁理士 林 恒徳(HAYASHI, Tsunenori) 〒222 神奈川県横浜市港北区新横浜3-9-5 第三東昇ビル3階 林・土井国際特許事務所 Kanagawa, (JP)		(81) 指定国 AU, BR, CA, CN, JP, KR, MX, RU, <u>SG</u> , US, 欧州特許(AT, BE, CH, DE, DK, ES, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE). 添付公開書類 国際調査報告書 9611703-1 IP05' copy

(54) Title : INFORMATION PROCESSOR HAVING SECURITY CHECK FUNCTION

(54) 発明の名称 セキュリティチェック機能を有する情報処理装置

(57) Abstract :

Programs to be executed in an information processor and output data to be displayed are stored in an external storage device, and the information processor has a security check function for more reliably checking the authentication of the programs to be executed. The information processor, having a CPU for executing and controlling the programs, is connected to the external storage device and a display for displaying the output data. The output data stored in the external storage device is displayed on the display under the control of the program during its execution. The output data and reference comparison data stored in the information processor are compared with each other and when they do not coincide, the operation of the CPU of the information processor is interrupted to discontinue the execution of the program.



- 11 ... reference data for comparison
 12 ... display check portion
 13 ... display data storage portion
 14 ... display control portion
 16 ... memory
 20 ... program portion
 21 ... data portion
 30 ... display data
 212 ... display data
 a ... check start signal, data type, data size, display position information

(57) 要約

情報処理装置本体において実行すべきプログラムと表示すべき出力データが外部記憶装置に格納され、情報処理装置本体は、実行すべきプログラムの真偽性をより確実にチェックするセキュリティチェック機能を有する。プログラムを実行制御するCPUを有する情報処理装置本体は、外部記憶装置及び前記出力データを表示する表示装置に接続され、プログラムの実行中に、このプログラムの制御の下で外部記憶装置に記憶される前記出力データを表示装置に表示する。且つ出力データと、情報処理装置本体において記憶している基準比較データとを比較し、不一致の場合に、情報処理装置本体のCPUの動作を停止し、以降プログラムの実行を不能とする。

情報としての用途のみ

PCTに基づいて公開される国際出願をパンフレット第一頁にPCT加盟国を特定するために使用されるコード

AL	アルバニア	DE	ドイツ	LI	リヒテンシュタイン	PT	ポルトガル
AM	アルメニア	DK	デンマーク	LC	セントルシア	RO	ルーマニア
AT	オーストリア	EE	エストニア	LR	レソト	RU	ロシア
AU	オーストラリア	FI	フィンランド	LS	レソト	SE	スウェーデン
AZ	アゼルバイジャン	FR	フランス	LT	リトアニア	SG	シンガポール
BA	ボスニア・ヘルツェゴビナ	GB	イギリス	LU	ルクセンブルグ	SI	スロベニア
BB	バハマ	GG	ガナ	LV	ラトヴィア	SK	スロバキア
BE	ベルギー	GR	ギリシャ	MC	モナコ	SN	セネガル
BG	ブルガリア	GU	グアム	MD	モルドバ	SZ	スワジランド
BR	ブラジル	HE	ヘンリクス	MG	マダガスカル	TD	チュニジア
BY	ベラルーシ	IL	イスラエル	MK	マケドニア	TG	トーゴ
CA	カナダ	IS	アイスランド	ML	マリ	TH	タイ
CC	中東	IT	イタリア	MN	モンゴル	TM	トルクメニスタン
CD	コンゴ	JP	日本	MR	モーリタニア	TR	トルコ
CE	コート・ジボアール	KE	ケニア	MX	メキシコ	TT	トリニダード・トバゴ
CH	スイス	KR	韓国	NE	ニジェール	UG	ウガンダ
CI	コート・ジボアール	KZ	カザフスタン	NL	オランダ	US	アメリカ合衆国
CM	コンゴ			NO	ノルウェー	UZ	ウズベキスタン
CN	中国			NZ	ニュージーランド	VN	ベトナム
CZ	チェコ						