



Die Erfindung betrifft einen elektronischer Schutzschalter (1) mit einem Halbleiterschalter (2), dessen Drain-Anschluss (D) und dessen Source-Anschluss (S) zwischen einen Spannungseingang (5) und einen Lastausgang (6) geschalteten sind, und dessen Gate-Anschluss (G) mit einer Steuereinrichtung (9) verbunden ist, welcher eingangsseitig ein den Laststrom (I_L , I_{ds}) repräsentierendes Signal (S_I) zugeführt ist, wobei die Steuereinrichtung (9) die Drain-Source-Spannung (V_{ds}) ermittelt und hieraus sowie aus dem erfassten Laststrom (I_L , I_{ds}) ein an den Gate-Anschluss (G) des Halbleiterschalters (2) geführtes Steuersignal (S_G) erzeugt, mittels dessen die Leistung (P_{FET}) des Halbleiterschalters (2) kleiner oder gleich einem maximalen Leistungswerts (P_{max}) eingestellt wird.