

(12) 特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局



(10) 国際公開番号

WO 2011/125361 A1

PCT

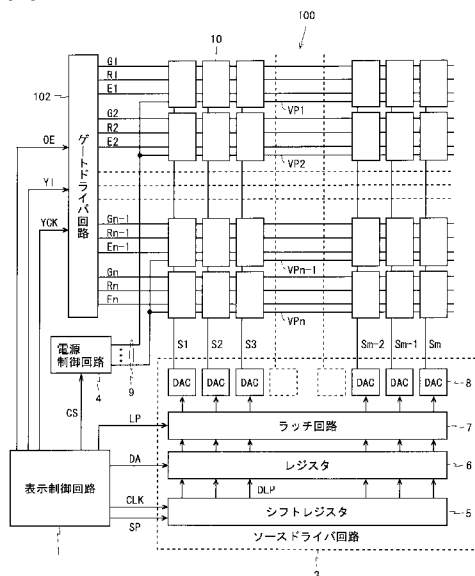
(43) 国際公開日
2011 年 10 月 13 日(13.10.2011)

- (51) 国際特許分類:
G09G 3/30 (2006.01) H01L 51/50 (2006.01)
G09G 3/20 (2006.01)
- (21) 国際出願番号: PCT/JP2011/051311
- (22) 国際出願日: 2011 年 1 月 25 日(25.01.2011)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願 2010-086361 2010 年 4 月 2 日(02.04.2010) JP
- (71) 出願人 (米国を除く全ての指定国について):
シャープ株式会社(SHARP KABUSHIKI KAISHA)
[JP/JP]; 〒5458522 大阪府大阪市阿倍野区長池町
2 2 番 2 2 号 Osaka (JP).
- (72) 発明者; および
(75) 発明者/出願人 (米国についてののみ): 岸 宣孝
(KISHI, Noritaka).
- (74) 代理人: 島田 明宏 (SHIMADA, Akihiro); 〒
6340078 奈良県橿原市八木町 1 丁目 1 0 番 3 号
萬盛庵ビル 島田特許事務所 Nara (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IS, JP, KE, KG, KM, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PE, PG, PH, PL, PT, RO, RS, RU, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW.
- (84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).
- 添付公開書類:
— 国際調査報告 (条約第 21 条(3))

(54) Title: DISPLAY DEVICE AND DRIVE METHOD THEREFOR

(54) 発明の名称: 表示装置およびその駆動方法

[図1]



(57) Abstract: A display device (100) comprises: a plurality of pixel circuits (10) arranged in two dimensions; a plurality of power source lines (VPi) provided in correspondence to the rows of the pixel circuits (10); p common power source lines (9) connected with two or more power source lines (VPi); and a power source control circuit (4). The pixel circuits (10) include an organic EL element, a plurality of TFTs, and a capacitor, and receive an initialising potential from the power source line (VPi). The power source control circuit (4) switches between applying power source potential and initialising potential to the p common power source lines (9). It is therefore possible to provide a display device having a construction in which initialising potential is supplied to the pixel circuits from the power source lines but in which the scale of the power source control circuitry is small.

(57) 要約: 表示装置 100 は、2 次元状に配置された複数の画素回路 10、画素回路 10 の行に対応して設けられた複数の電源線 V P i、2 本以上の電源線 V P i に接続された p 本の共通電源線 9、および、電源制御回路 4 を備える。画素回路 10 は、有機 E L 素子、複数の T F T、および、コンデンサを含み、電源線 V P i から初期化電位を受け取る。電源制御回路 4 は、p 本の共通電源線 9 に電源電位と初期化電位を切り替えて印加する。これにより、電源線から画素回路に初期化電位を与える構成を有し、電源制御回路の回路規模が小さい表示装置を提供する。

- 1 DISPLAY CONTROL CIRCUIT
- 3 SOURCE DRIVER CIRCUIT
- 4 POWER SOURCE CONTROL CIRCUIT
- 5 SHIFT REGISTER
- 6 REGISTER
- 7 LATCH CIRCUIT
- 102 GATE DRIVER CIRCUIT

WO 2011/125361 A1