



- (51) Classification internationale des brevets :
H04J 3/06 (2006.01) H04W 56/00 (2009.01)
H04B 1/40 (2006.01) G06F 9/48 (2006.01)
- (21) Numéro de la demande internationale :
PCT/EP2014/056193
- (22) Date de dépôt international :
27 mars 2014 (27.03.2014)
- (25) Langue de dépôt : français
- (26) Langue de publication : français
- (30) Données relatives à la priorité :
1300710 27 mars 2013 (27.03.2013) FR
- (71) Déposant : THALES [FR/FR]; 45 rue de Villiers, F-92200 Neuilly Sur Seine (FR).
- (72) Inventeurs : SABIANI, Jean-Julien; Thales Communications & Security S.A.S., 4 avenue des Louvresses, F-92622 Gennevilliers Cedex (FR). VOILLEQUIN, Cyril; Thales Communications & Security S.A.S., 4 avenue des Louvresses, F-92622 Gennevilliers (FR).
- (74) Mandataires : DUDOUIT, Isabelle et al.; Immeuble Visium, 22 Avenue Aristide Briand, F-94117 Arcueil Cedex (FR).
- (81) États désignés (sauf indication contraire, pour tout titre de protection nationale disponible) : AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IR, IS, JP, KE, KG, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW.
- (84) États désignés (sauf indication contraire, pour tout titre de protection régionale disponible) : ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, SZ, TZ, UG, ZM, ZW), eurasién (AM, AZ, BY, KG, KZ, RU, TJ, TM), européen (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG).
- Publiée :
— avec rapport de recherche internationale (Art. 21(3))

(54) Title : ARCHITECTURE FOR INTERFACING BETWEEN DIGITAL AND RADIO SUBASSEMBLIES

(54) Titre : ARCHITECTURE D'INTERFACE ENTRE SOUS ENSEMBLES NUMERIQUE ET RADIO

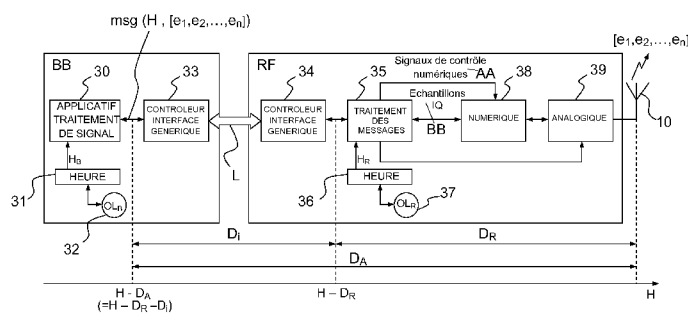


FIG.3

30 SIGNAL PROCESSING APPLICATION
31 TIME
33 GENERIC INTERFACE CONTROLLER
34 GENERIC INTERFACE CONTROLLER
35 MESSAGE PROCESSING
36 TIME
38 DIGITAL
39 ANALOGUE
AA Digital control signals
BB Samples

(57) Abstract : The invention relates to an architecture defining functional and technical perimeters to be complied with between two subassemblies termed "base band" and "radio frequency", and to a generic physical interconnection pattern between base band and radio frequency, which, under nominal operation, does not require physical signals specific to the design of one or other of the base band and radio frequency subassemblies, and which is not associated with a particular physical implementation solution. The architecture according to the invention uses an exchange protocol which travels over the generic interface, meeting the real-time constraints of transmission systems and using a dated-messaging system.

(57) Abrégé :

[Suite sur la page suivante]



L'invention concerne une architecture définissant des périmètres fonctionnels et techniques à respecter entre deux sous-ensembles dits « bande de base » et « radiofréquence », un schéma d'interconnexion physique générique entre bande de base et radio fréquence, qui ne requiert pas, en fonctionnement nominal, à des signaux physiques spécifiques à la conception de l'un ou de l'autre des sous-ensembles bande de base et radiofréquence, et qui n'est pas associé à une solution d'implémentation physique particulière. L'architecture selon l'invention utilise un protocole d'échange qui transite sur l'interface générique, répondant aux contraintes temps-réel des systèmes de transition et utilisant un système de messagerie datée.