

23/09/02
2002057180

(12)特許協力条約に基づいて公開された国際出願



162162

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2002 年 8 月 15 日 (15.08.2002)

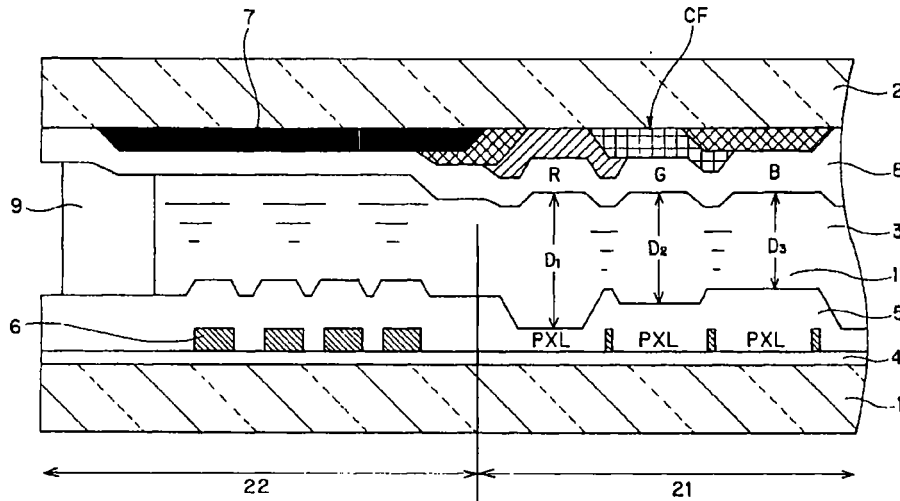
PCT

(10) 国際公開番号
WO 02/063388 A1

- (51) 国際特許分類: G02F 1/1368, 1/1333, G09F 9/30 (72) 発明者: および
(75) 発明者/出願人 (米国についてのみ): 田中 勉
(TANAKA, Tsutomu) [JP/JP]; 〒141-0001 東京都品川区北品川 6 丁目 7 番 3 5 号 ソニー株式会社内 Tokyo (JP).
- (21) 国際出願番号: PCT/JP02/00935
- (22) 国際出願日: 2002 年 2 月 5 日 (05.02.2002)
- (25) 国際出願の言語: 日本語 (74) 代理人: 小池 晃, 外 (KOIKE, Akira et al.); 〒105-0001 東京都港区虎ノ門二丁目 6 番 4 号 第 1 1 森ビル Tokyo (JP).
- (26) 国際公開の言語: 日本語 (81) 指定国 (国内): CN, KR, SG, US.
- (30) 優先権データ: 特願 2001-27966 2001 年 2 月 5 日 (05.02.2001) JP 添付公開書類:
— 国際調査報告書
- (71) 出願人 (米国を除く全ての指定国について): ソニー株式会社 (SONY CORPORATION) [JP/JP]; 〒141-0001 東京都品川区北品川 6 丁目 7 番 3 5 号 Tokyo (JP). 2 文字コード及び他の略語については、定期発行される各 PCT ガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

(54) Title: DISPLAY AND ITS MANUFACTURING METHOD

(54) 発明の名称: 表示装置及びその製造方法



(57) Abstract: An active-matrix display in which pixel electrodes and thin-film transistors for switching are integrally provided. The display has a panel structure including a pair of substrates (1, 2) joined to each other with a predetermined spacing and a liquid crystal (3). On one of the substrate (1), a set (4) of thin-film transistors, a planarizing film (5) for covering the transistors, a set of pixel electrodes provided on the planarizing film (5) are provided. On the other substrate (2), counter electrodes facing to the set of the pixel electrodes are provided. The polarizing film (7) is made of a photosensitive material and so formed by an exposure processing as to have thicknesses different in areas on the substrate (1). Different colors are assigned to the pixel electrodes, and the thickness of the polarizing film (5) of the portion of the corresponding pixel electrode is determined depending on the wavelength of the display color assigned to the pixel electrode.

[続葉有]

WO 02/063388 A1



ACTION