

(43) 国際公開日
2007 年 4 月 19 日 (19.04.2007)

PCT

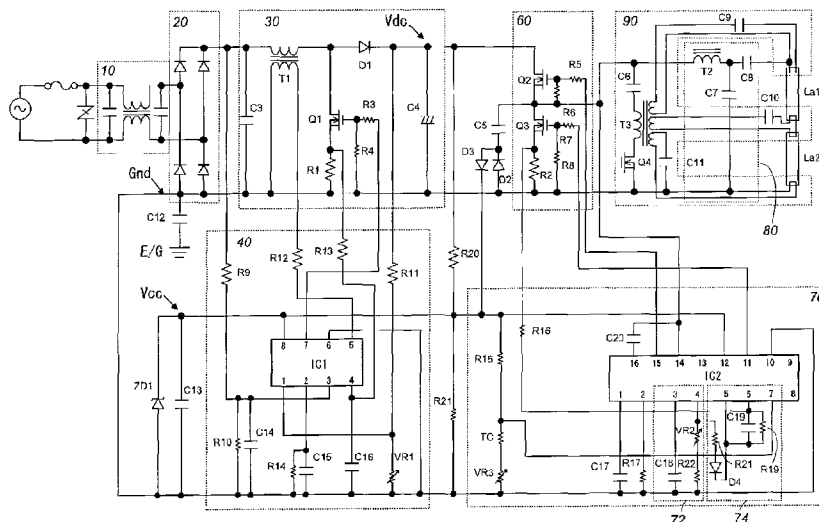
(10) 国際公開番号
WO 2007/043409 A1

- (51) 国際特許分類:
H05B 41/295 (2006.01) H05B 41/24 (2006.01)
H05B 37/02 (2006.01)
- (21) 国際出願番号: PCT/JP2006/319866
- (22) 国際出願日: 2006 年 10 月 4 日 (04.10.2006)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願 2005-297375
2005 年 10 月 12 日 (12.10.2005) JP
- (71) 出願人 (米国を除く全ての指定国について): 松下電工株式会社 (MATSUSHITA ELECTRIC WORKS, LTD.)
- (72) 発明者: および
- (73) 発明者/出願人 (米国についてのみ): 西田 聡彦 (NISHIDA, Toshihiro) [JP/JP]; 〒5718686 大阪府門真市大字門真 1 0 4 8 番地 Osaka (JP).
- (74) 代理人: 西川 恵清, 外 (NISHIKAWA, Yoshikiyo et al.); 〒5300001 大阪府大阪市北区梅田 1 丁目 1 2 番 1 7 号 梅田第一生命ビル 5 階 北斗特許事務所 Osaka (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HN,

[続葉有]

(54) Title: ELECTRONIC BALLAST FOR DISCHARGE LAMP, LIGHTING FIXTURE EMPLOYING THAT ELECTRONIC BALLAST, AND LIGHTING SYSTEM EQUIPPED WITH THAT LIGHTING FIXTURE

(54) 発明の名称: 放電ランプ用電子バラスト、この電子バラストを用いた照明器具、及びこの照明器具を備えた照明システム



(57) Abstract: An electronic ballast for operating at least one discharge lamp, comprising a chopper for applying a constant DC voltage, an inverter arranged to convert the DC voltage from the chopper into a high frequency AC voltage, and a resonance circuit for applying the high frequency AC voltage while resonating to at least one discharge lamp thus generating a resonant AC voltage for operating it. The electronic ballast further comprises a power regulation circuit arranged to specify a target power corresponding to a power request determined by at least one discharge lamp, and an inverter controller for sustaining the output power to the discharge lamp at the target power level by varying the switching frequency of the inverter by feedback control based on a resonance current flowing through the resonance circuit.

(57) 要約: 少なくとも 1 本の放電ランプを動作させる放電ランプ用電子バラストは、一定の DC 電圧を与えるチョッパと、チョッパからの DC 電圧を高周波 AC 電圧に変換するように構成されたインバータと、上記の高周波 AC 電圧を共振させて上記少なくとも一つの放電ランプに印加されてこれを動作させる共振 AC 電圧を発生させる共振回路とを備える。この電子バラストは、更に、少なくとも一つの放電ランプ

[続葉有]



WO 2007/043409 A1



HR, HU, ID, IL, IN, IS, KE, KG, KM, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LV, LY, MA, MD, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RS, RU, SC, SD, SE, SG, SK, SL, SM, SV, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW.

CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, LV, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

— 国際調査報告書

(84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG,

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

によって決まる電力要求に対応する目標電力を指定するように構成された電力調整回路と、上記共振回路に流れる共振電流に基づいてインバータのスイッチング周波数をフィードバック制御によって変化させて、放電ランプへの出力電力を上記の目標電力に維持するインバータコントローラとを備える。