

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2003 年 5 月 8 日 (08.05.2003)

PCT

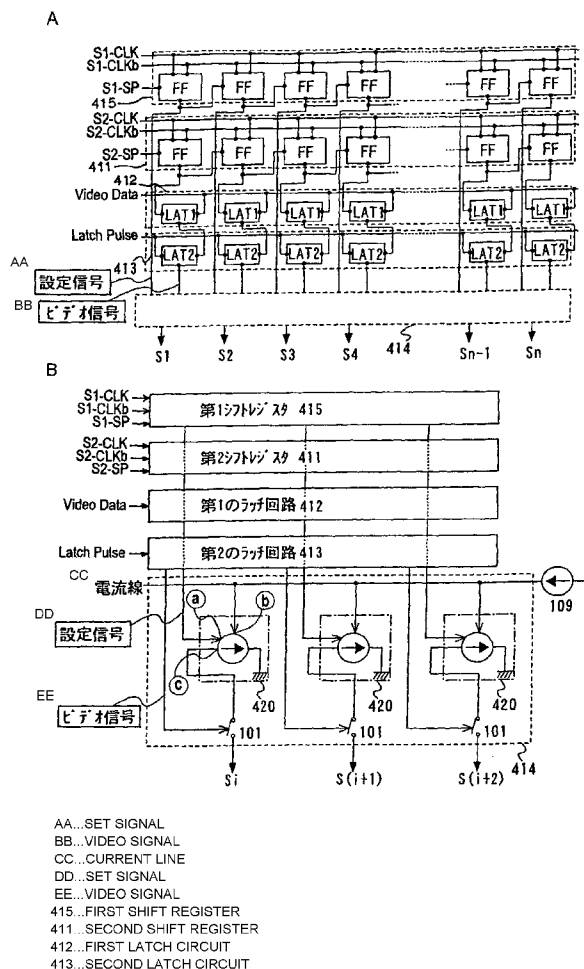
(10) 国際公開番号
WO 03/038795 A1

- (51) 国際特許分類⁷: G09G 3/30, 3/20, H05B 33/14 (71) 出願人 (米国を除く全ての指定国について): 株式会社半導体エネルギー研究所 (SEMICONDUCTOR ENERGY LABORATORY CO., LTD.) [JP/JP]; 〒243-0036 神奈川県 厚木市 長谷 3 9 8 Kanagawa (JP).
- (21) 国際出願番号: PCT/JP02/11280
- (22) 国際出願日: 2002 年 10 月 30 日 (30.10.2002)
- (25) 国際出願の言語: 日本語 (72) 発明者; および
- (26) 国際公開の言語: 日本語 (75) 発明者/出願人 (米国についてのみ): 木村 肇 (KIMURA, Hajime) [JP/JP]; 〒243-0036 神奈川県 厚木市 長谷 3 9 8 株式会社半導体エネルギー研究所内 Kanagawa (JP).
- (30) 優先権データ:
特願 2001-333470 2001 年 10 月 30 日 (30.10.2001) JP (74) 代理人: 大島 陽一 (OSHIMA, Yoichi); 〒162-0825 東京都 新宿区 神楽坂 6-4 2 喜多川ビル 7 階 Tokyo (JP).
特願 2002-288043 2002 年 9 月 30 日 (30.09.2002) JP

[続葉有]

(54) Title: SIGNAL LINE DRIVE CIRCUIT, LIGHT EMITTING DEVICE, AND ITS DRIVE METHOD

(54) 発明の名称: 信号線駆動回路、並びに発光装置及びその駆動方法



(57) Abstract: A transistor generates a dispersion in characteristics. This signal line drive circuit has first and second shift registers, a latch circuit, and current source circuits corresponding to the respective wirings. Each of the current source circuits has a capacitor means and a supply means. The capacitor means is characterized by converting a supplied current into a voltage according to a sampling pulse to be supplied from the first shift register, the supply means by supplying a current corresponding to the converted voltage according to a video signal, and the latch circuit by acting according to a sampling pulse to be supplied from the second shift register.

[続葉有]

WO 03/038795 A1



(81) 指定国 (国内): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NO, NZ, OM, PH, PL, PT, RO, RU, SD, SE, SG, SI, SK, SL, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

特許 (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE, SK, TR), OAPI 特許 (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

— 国際調査報告書
— 補正書

(84) 指定国 (広域): ARIPO 特許 (GH, GM, KE, LS, MW, MZ, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア特許 (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

(57) 要約:

トランジスタの特性にはバラツキが生じてしまう。本発明は、第1及び第2シフトレジスタ、並びにラッチ回路及び複数の配線の各々に対応した複数の電流源回路を有する信号線駆動回路であって、前記複数の電流源回路の各々は、容量手段と供給手段を有する。前記容量手段は、前記第1シフトレジスタから供給されるサンプリングパルスに従って、供給された電流を電圧に変換し、前記供給手段は、ビデオ信号に従って、前記変換された電圧に応じた電流を供給し、前記ラッチ回路は、前記第2シフトレジスタから供給されるサンプリングパルスに従って動作することを特徴とする。