

(19) 世界知的所有権機関
国際事務局(43) 国際公開日
2006年7月27日 (27.07.2006)

PCT

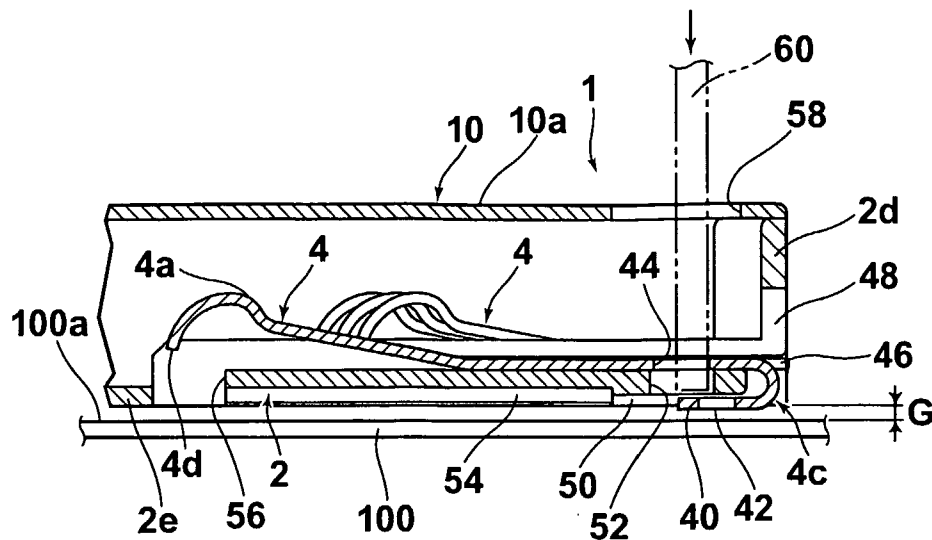
(10) 国際公開番号
WO 2006/077707 A1

- (51) 国際特許分類:
H01R 12/16 (2006.01)
- (21) 国際出願番号: PCT/JP2005/023187
- (22) 国際出願日: 2005年12月12日 (12.12.2005)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願2005-9838 2005年1月18日 (18.01.2005) JP
- (71) 出願人 (米国を除く全ての指定国について): タイコエレクトロニクスアンプ株式会社 (TYCO ELECTRONICS AMP K.K.) [JP/JP]; 〒213-8535 神奈川県川崎市高津区久本3丁目5番8号 Kanagawa (JP).
- (72) 発明者; および
- (75) 発明者/出願人 (米国についてのみ): 辻 淳也 (TSUJI, Junya) [JP/JP]; 〒213-8535 神奈川県川崎市高津区久本3丁目5番8号 Kanagawa (JP).
- (74) 代理人: 柳田 征史, 外 (YANAGIDA, Masashi et al.); 〒222-0033 神奈川県横浜市港北区新横浜3-18-3 新横浜KSビル7階 柳田国際特許事務所 Kanagawa (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KM, KN, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, LY, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NG, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SM, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.
- (84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, ...)

[続葉有]

(54) Title: SURFACE MOUNTING ELECTRIC CONNECTOR

(54) 発明の名称: 表面実装型電気コネクタ



(57) Abstract: A surface mounting electric connector in which occupation area on a circuit board is reduced. The surface mounting electric connector (1) comprises an insulating housing (2) mounted on the circuit board (100), and a plurality of arranged electric contacts (4) each having a portion (4b) held on the housing (2). In the surface mounting electric connector (1) arranged such that a tain (4c) of the electric contact (4) is surface mounted on the circuit board (100), the tain (4c) is extended from the portion (4b) held and located inside of the border line of the housing (2) projected onto the circuit board (100). The housing (2) has an opening (52) or a cut for accessing the tain (4c) from the outside of the housing (2), and coplanarity is attained between the tain (4c) and the circuit board (100) by correcting shift of the tain (4c) by means of a jig (60) inserted from the opening (52) or the cut.

(57) 要約: 表面実装型電気コネクタにおいて、回路基板上に占める面積を小さくする。表面実装型電気コネクタ(1)は、回路基板(100)に載置される絶縁性のハウジング(2)と、ハウジング(2)に保持される被保持部(4b)を有する複数の整列された電気コンタクト(4)とを備える。電気コンタクト(4)のタイン(4c)が回路基板(100)に表面実装されるよう構

[続葉有]

WO 2006/077707 A1



SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, LV, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

— 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

成された表面実装型電気コネクタ(1)において、タイン(4c)は被保持部(4b)から延びるとともに回路基板(100)に投影されるハウジング(2)の外形輪郭線の内側に位置する。ハウジング(2)は、ハウジング(2)の外部からタイン(4c)にアクセス可能な開口(52)または切欠を有し、開口(52)または切欠から挿入される治具(60)によりタイン(4c)の偏移を修正してタイン(4c)と回路基板(100)との共平面性を得る。