



(51) Classification internationale des brevets :
H03K 3/64 (2006.01) *H03M 1/66* (2006.01)
H03K 4/02 (2006.01)

(21) Numéro de la demande internationale :
PCT/EP2014/060249

(22) Date de dépôt international :
19 mai 2014 (19.05.2014)

(25) Langue de dépôt : français

(26) Langue de publication : français

(30) Données relatives à la priorité :
13/01142 17 mai 2013 (17.05.2013) FR

(71) Déposants : **THALES** [FR/FR]; 45 rue de Villiers, F-92200 Neuilly Sur Seine (FR). **CENTRE NATIONAL DE LA RECHERCHE SCIENTIFIQUE** [FR/FR]; 3 rue Michel-Ange, F-75794 Paris Cedex 16 (FR). **INSTITUT POLYTECHNIQUE DE BORDEAUX** [FR/FR]; 1 rue du Docteur Albert Schweitzer, F-33400 Talence (FR). **UNIVERSITE DE BORDEAUX** [FR/FR]; 35 place Pey Berland, F-33000 Bordeaux (FR). **ATLANTIC INNOVATION ELECTRONIC SOLUTIONS** [FR/FR]; 25 rue Marcel Issartier, F-33702 Merignac Cedex (FR).

(72) Inventeurs : **GARREC, Patrick**; 19 avenue des Frères Robindon, F-33700 Merignac (FR). **MONTIGNY, Richard**; C/O THALES SYSTEMES AEROPORTES, 25 avenue Gustave Eiffel, F-33600 Pessac (FR). **REGIMBAL, Nicolas**; C/O ATLANTIC INNOVATION ELECTRONIC SOLUTIONS, 25 rue Marcel Issartier, F-33702 Merignac (FR). **DEVAL, Yann**; 44 rue Pauline Kergomard, F-33800 Bordeaux (FR). **RIVET, François**; 33 rue du Colonel Moll, F-33400 Talence (FR).

(74) Mandataires : **LUCAS, Laurent** et al.; Marks & Clerk France, Immeuble Visium, 22, avenue Aristide Briand, F-94117 ARCUEIL Cedex (FR).

(81) États désignés (sauf indication contraire, pour tout titre de protection nationale disponible) : AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IR, IS, JP, KE, KG, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW.

[Suite sur la page suivante]

(54) Title : SYSTEM FOR GENERATING AN ANALOGUE SIGNAL

(54) Titre : SYSTEME DE GENERATION D'UN SIGNAL ANALOGIQUE

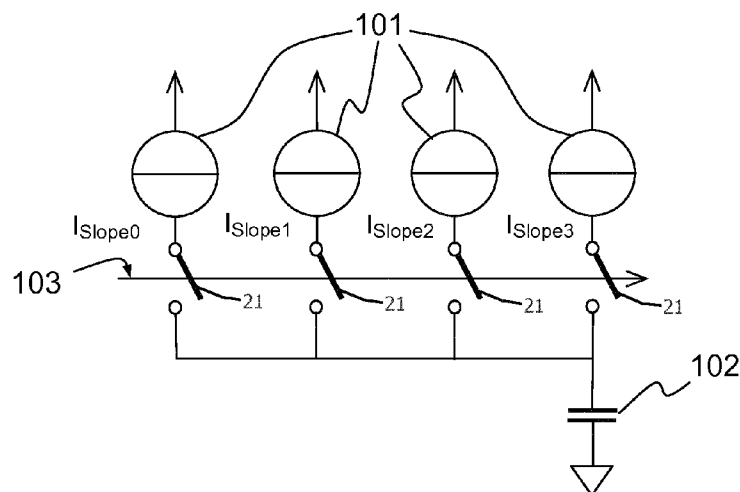


FIG.2

(57) Abstract : The system comprises: - a set of at least two electric current generators (101) - at least one capacitor (102) - activation/deactivation means (103) for activating/deactivating said electric current generators (101); the means for generating electric current being connected together in parallel and the capacitor being connected in series with the electric current generators, the activation/deactivation means controlling said generators (101) by means of a digital flow making it possible to control the intensity of the electric current entering said capacitor (102) generating, at the terminals of said capacitor, a trapezoidal voltage signal, said analogue signal being reconstituted by interpolating said trapezoidal signal.

(57) Abrégé :

[Suite sur la page suivante]





(84) États désignés (sauf indication contraire, pour tout titre de protection régionale disponible) : ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, SZ, TZ, UG, ZM, ZW), eurasien (AM, AZ, BY, KG, KZ, RU, TJ, TM), européen (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK,

SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG).

Publiée :

— avec rapport de recherche internationale (Art. 21(3))

Le système comporte : - un ensemble d'au moins deux générateurs de courant électrique (101) - au moins un condensateur (102) - des moyens d'activation/désactivation (103) desdits générateurs de courant électrique (101); les moyens de génération de courant électrique étant branchés entre eux en parallèle et le condensateur étant branché en série avec les générateurs de courant électrique, les moyens d'activation/désactivation commandant lesdits générateurs (101) au moyen d'un flux numérique permettant de contrôler l'intensité du courant électrique entrant dans ledit condensateur (102) générant aux bornes dudit condensateur un signal de tension en trapèze, ledit signal analogique étant reconstitué par interpolation dudit signal en trapèze.