

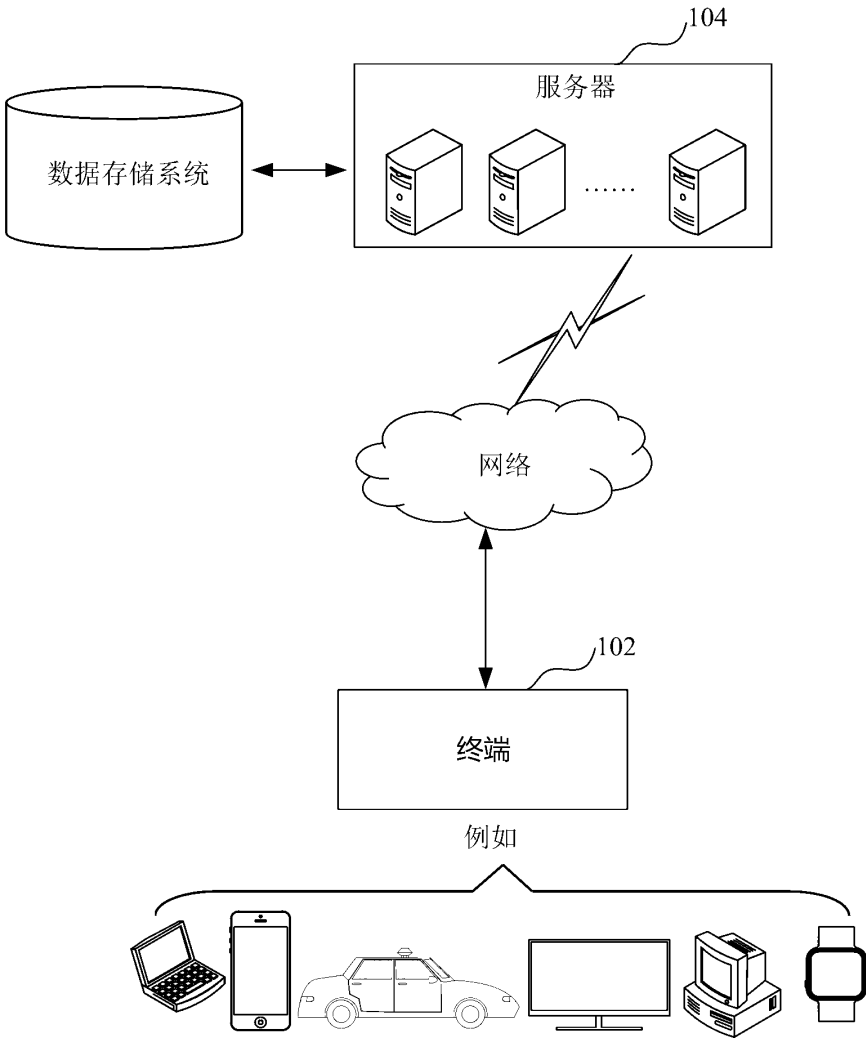
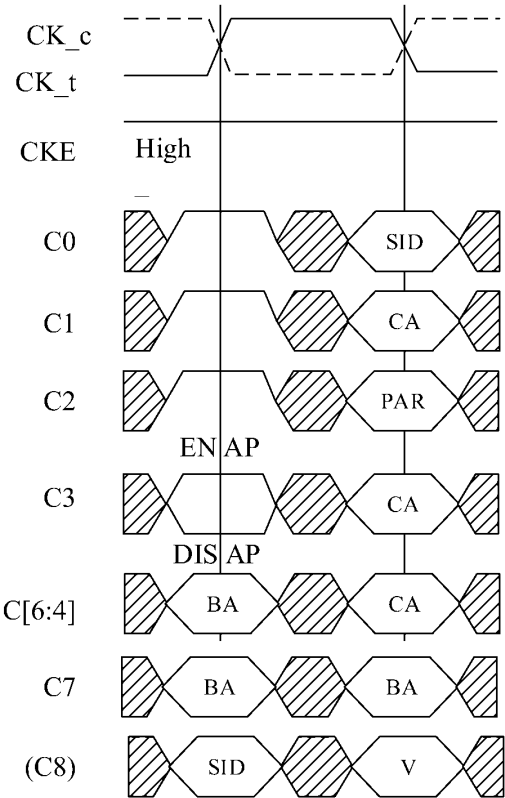


图 1



BA =bank 地址
CA= 行地址
PAR=奇偶校验
SID=stack ID
EN AP=能自动预充电
DIS AP=不能自动预充电

不用关注

图 2

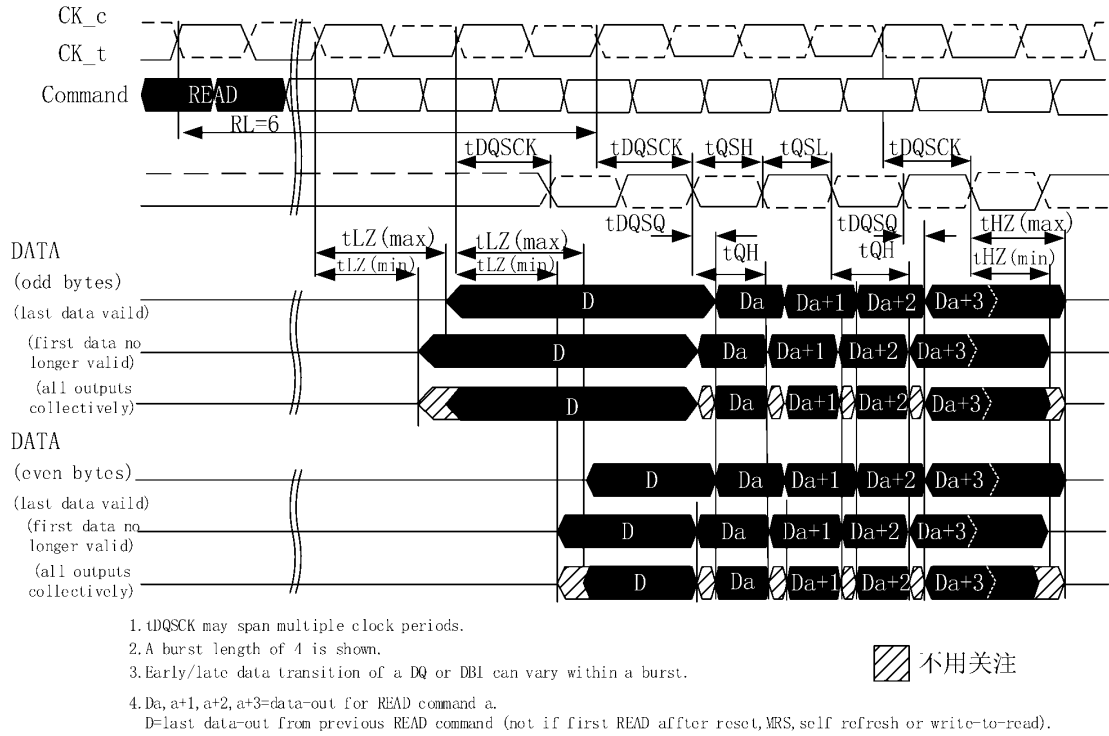


图 3

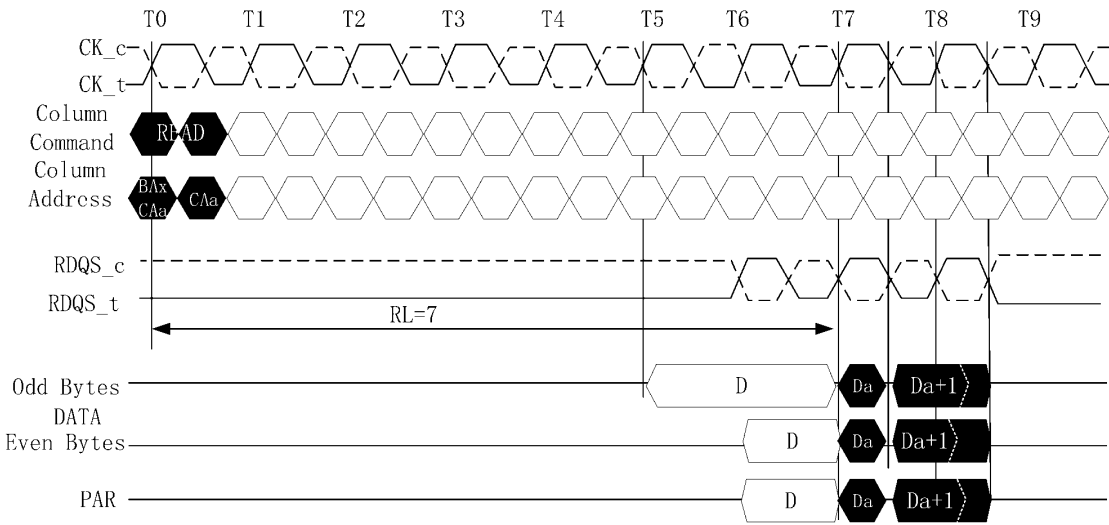


图 4

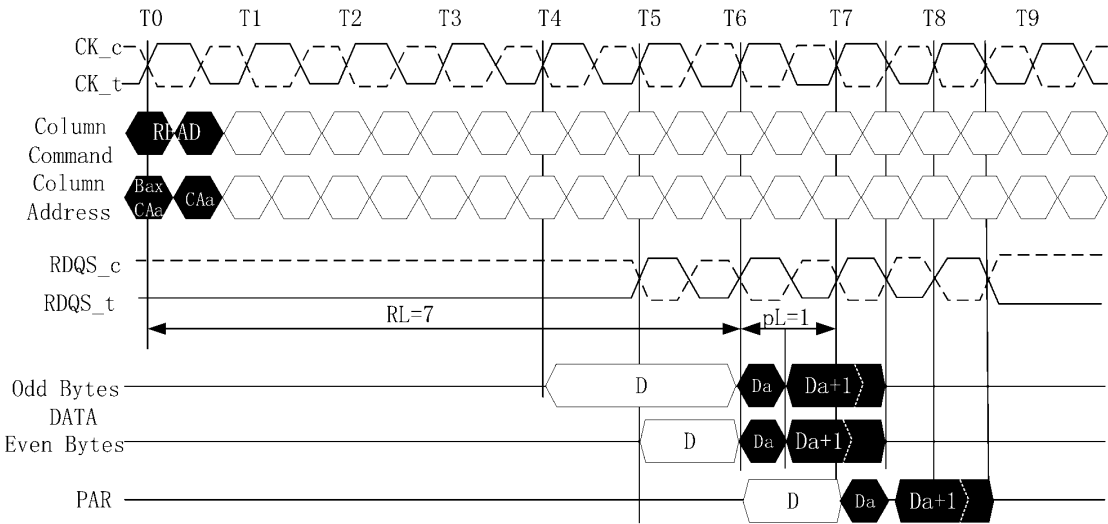


图 5

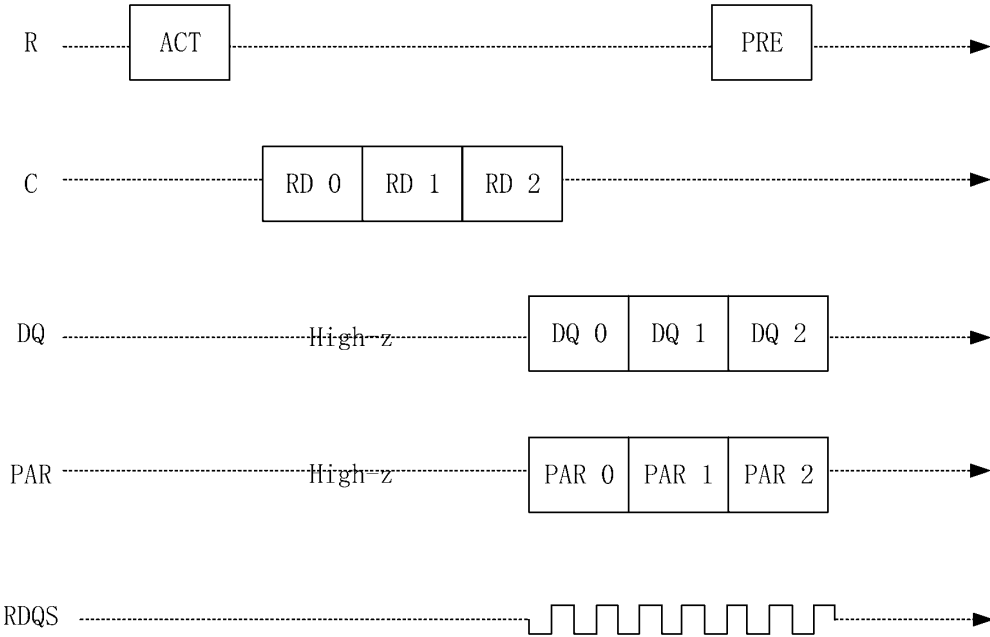
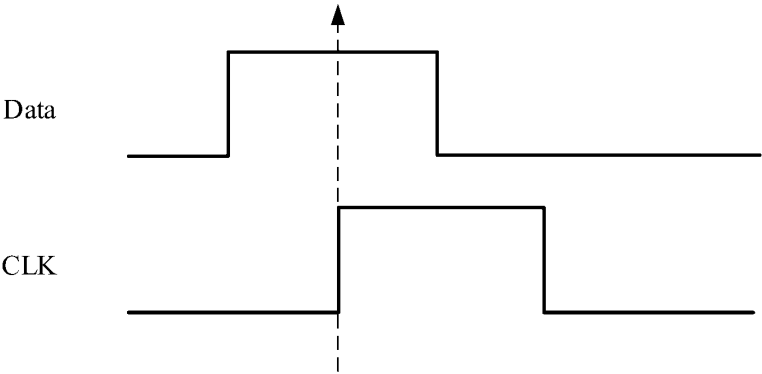
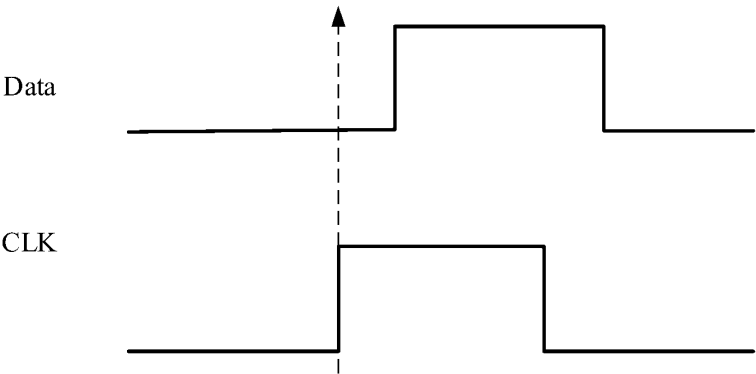


图 6

A



B



C

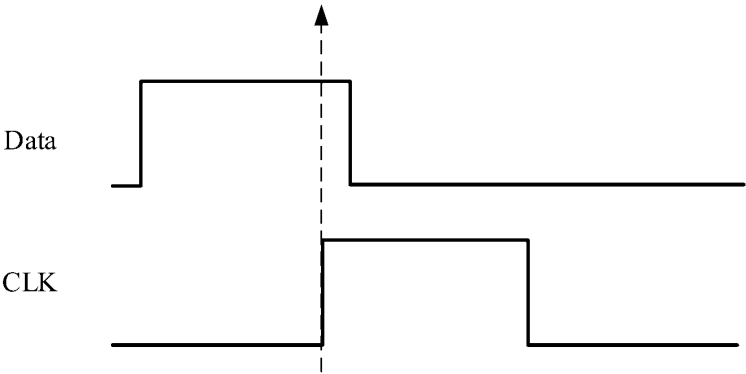


图 7

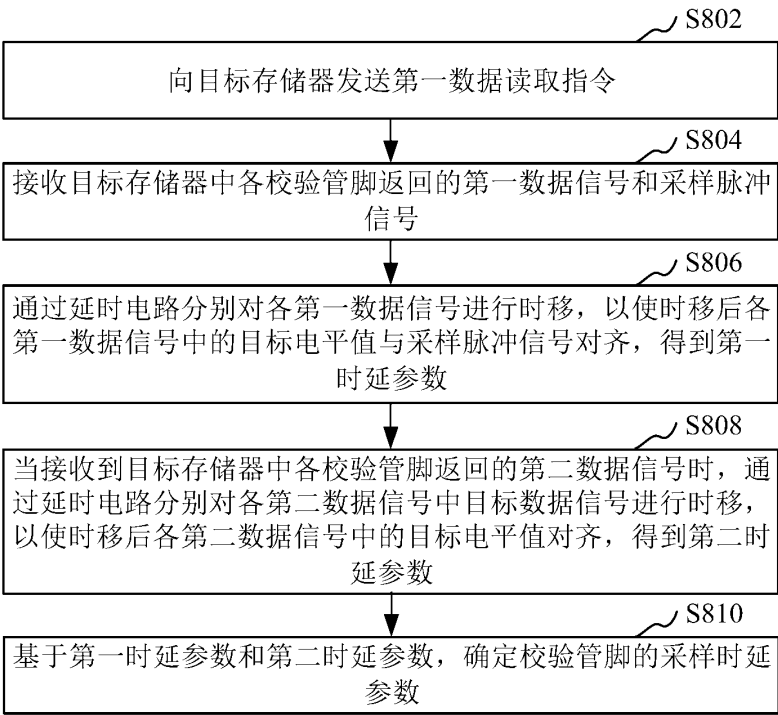


图 8

Mode register 7(MR7)

字段	比特位	功能描述
CATTRIP	OP7	0 - 清除CATTRIP引脚(默认) 1 - 断言CATTRIP引脚为“1”
保留字	OP6	0
DWORD MISR控制	OP[5:3]	仅在OP0下使能了环回功能时有效 000 - 预设值 DWORD的MISR/ lfsr为0xAAAAAh, DWORD LFSR_COMPARE_STICKY位都设为0。 001 - LFSR 模式 (读方向) 010 - 寄存器模式 (读写说明) DWORD写直接被捕获到MISR寄存器中而不需要压缩 。 MISR寄存器将包含最近的写数据。 011 - MISR 模式 (写方向) 100 - LFSR比较模式(写方向)
DWORD读多路复用控制	OP[2:1]	仅在OP0下使能了环回功能时有效 00 - 保留字 01 - 从MISR寄存器返回数据(默认) 10 - 从Rx路径采样器返回数据 11 - 返回LFSR COMPARE STICKY(可选)
DWORD 回环	OP0	0 - 禁用(默认) 1 - 使能： 支持链路测试电路。 所有写和读将到/来自MISR。 (不需要任何额外的激活写/读-列地址被忽略这种模式。)

图 9

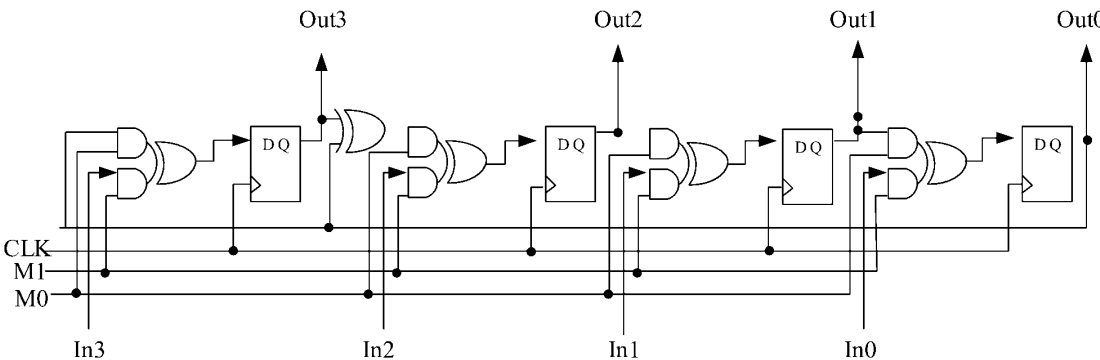


图 10

Mode register 0(MR0)

字段	比特位	功能描述
测试模式	OP7	0 - 正常运行(默认) 1 - 测试模式(特定于供应商)
地址，命令总线，行，列总线奇偶校验	OP6	0 - 禁用(默认) 1 - 使能
DQ总线写奇偶校验	OP5	0 - 禁用(默认) 1 - 使能
DQ总线读奇偶校验	OP4	0 - 禁用(默认) 1 - 使能
保留字	OP3	0
温度补偿自刷新(TCSR)	OP2	0 – 禁用 1 - 使能(默认)
写DBIac	OP1	0 – 禁用 1 - 使能(默认)
读DBIac	OP0	0 – 禁用 1 - 使能(默认)

图 11

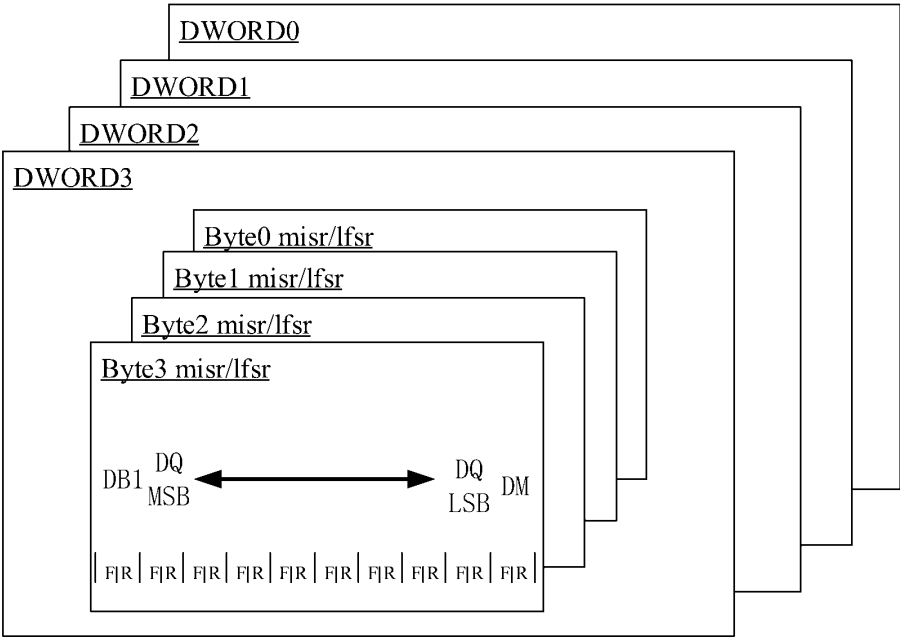


图 12

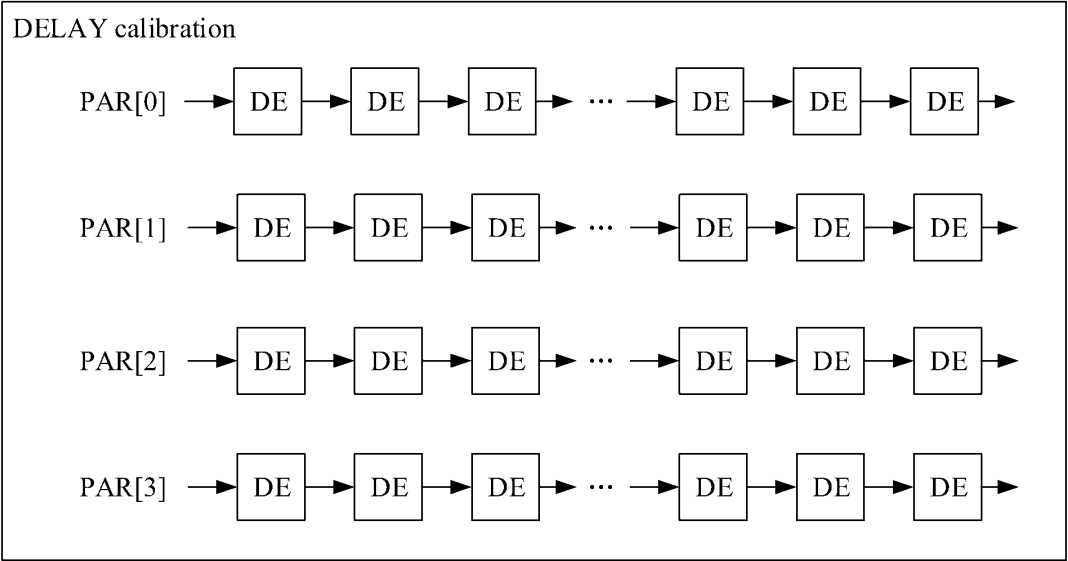


图 13

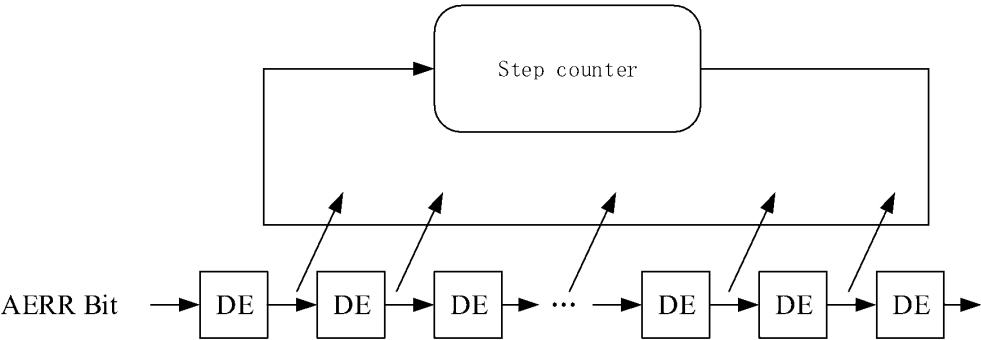


图 14

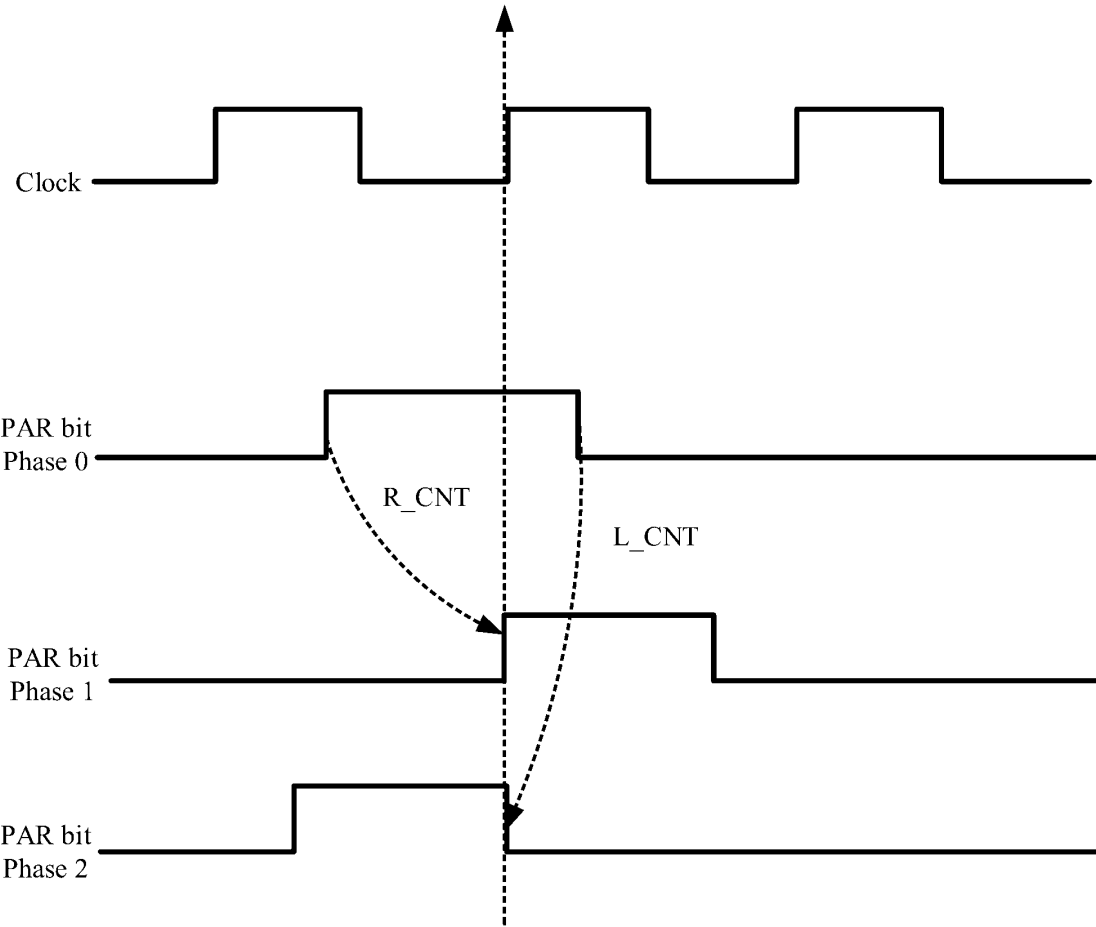


图 15

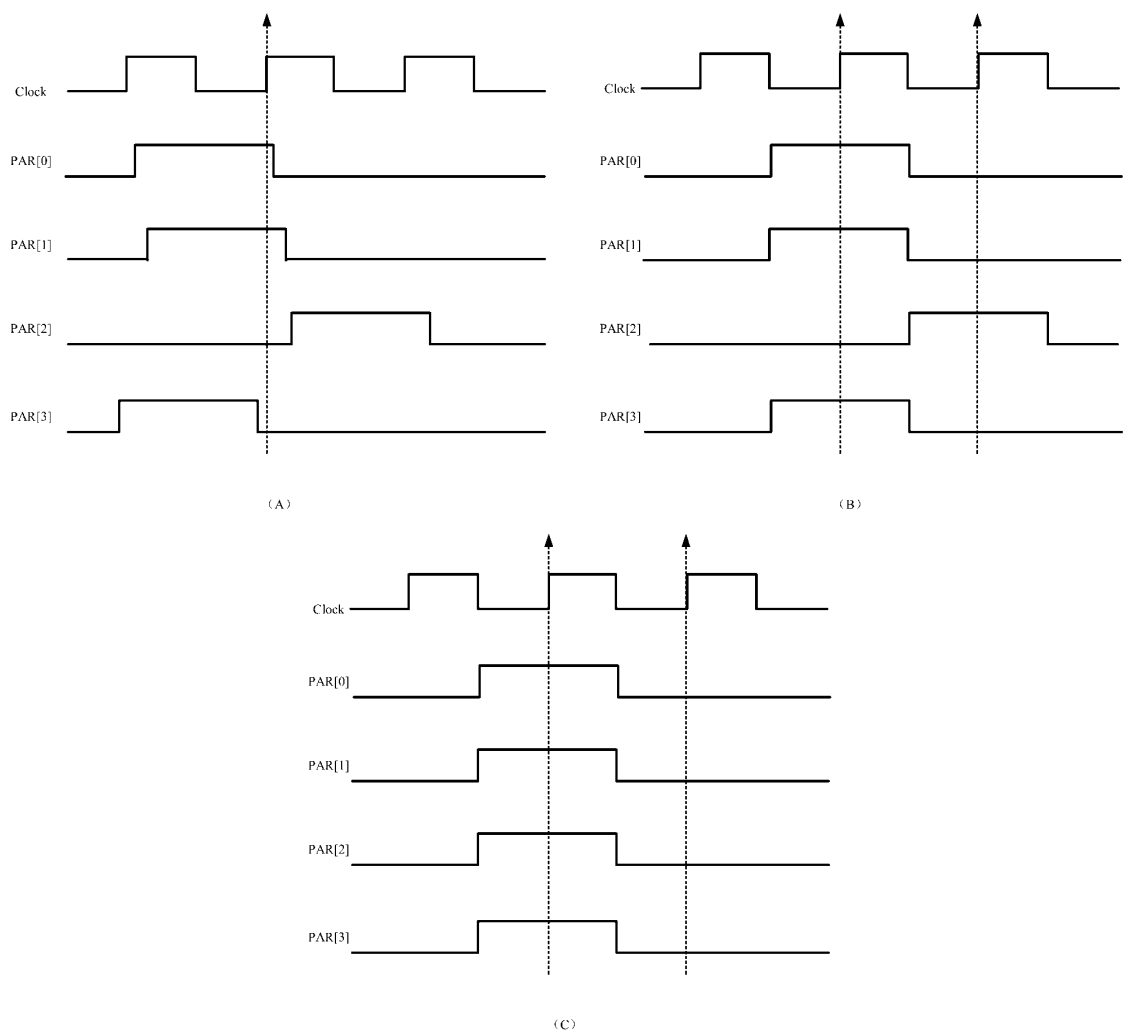


图 16

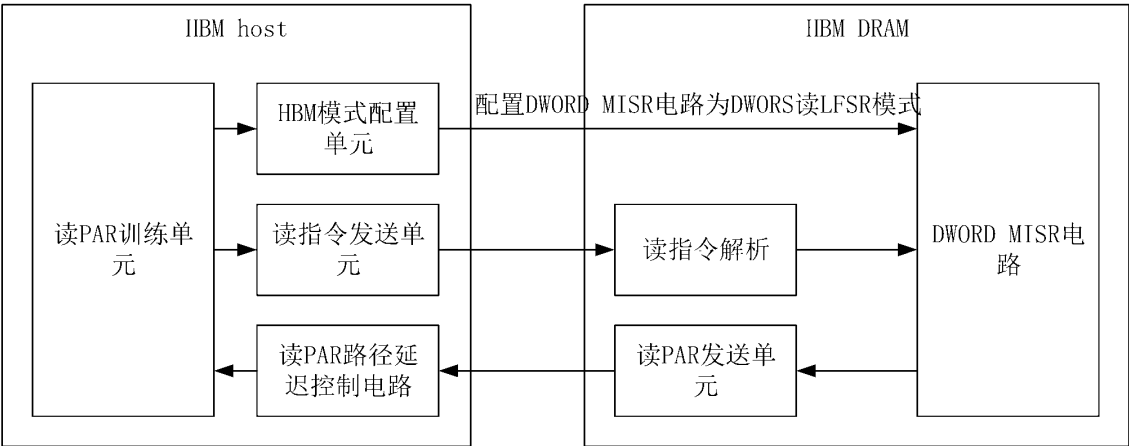


图 17

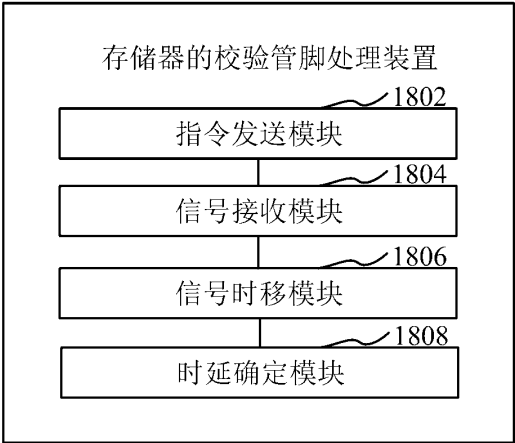


图 18

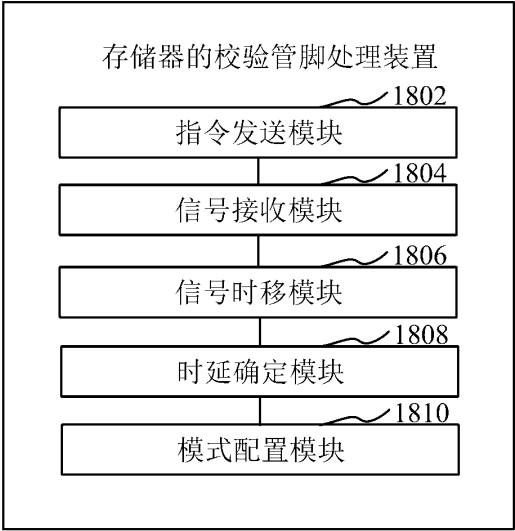


图 19

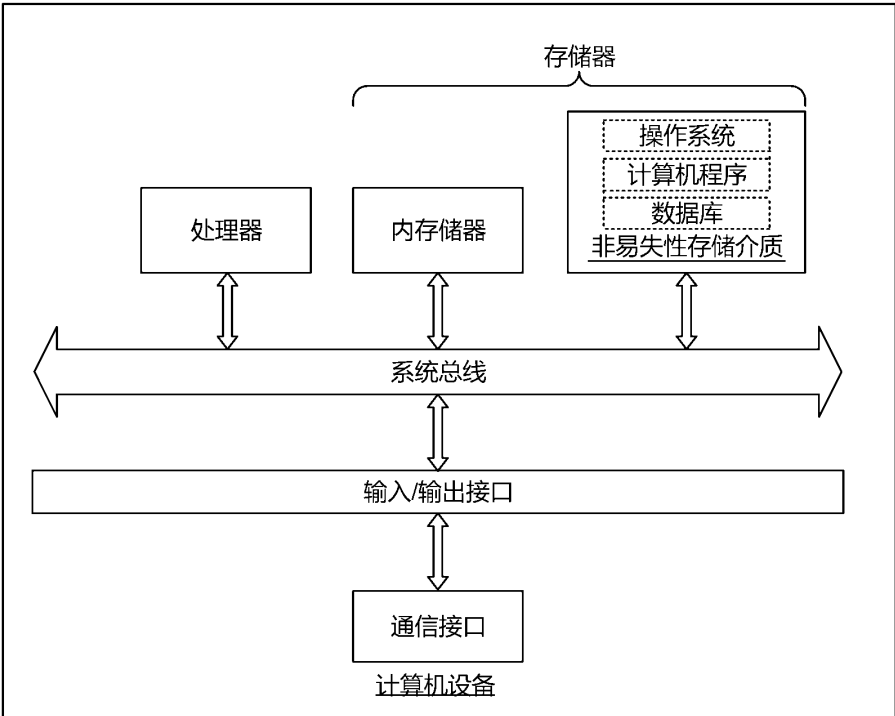


图 20

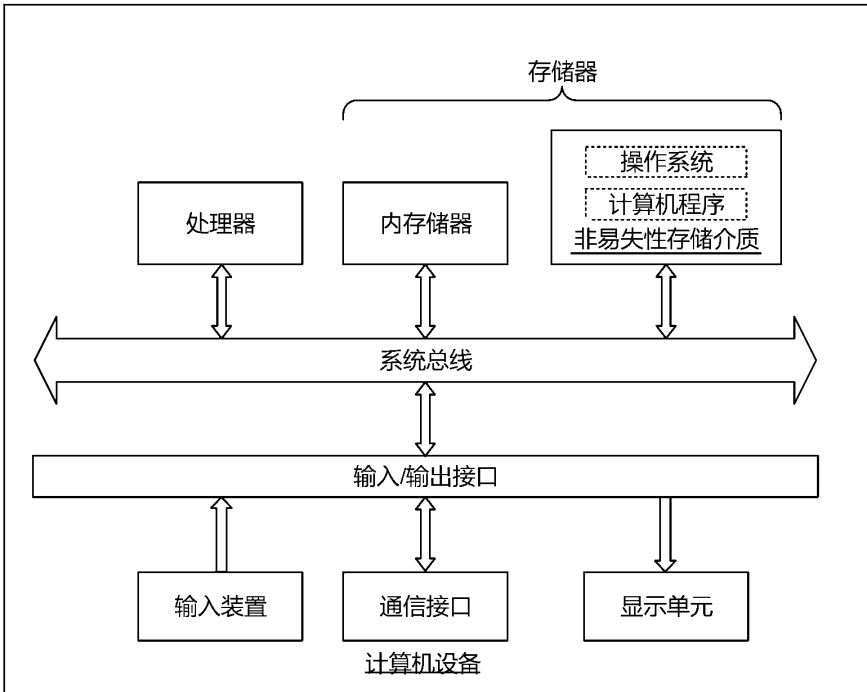


图 21