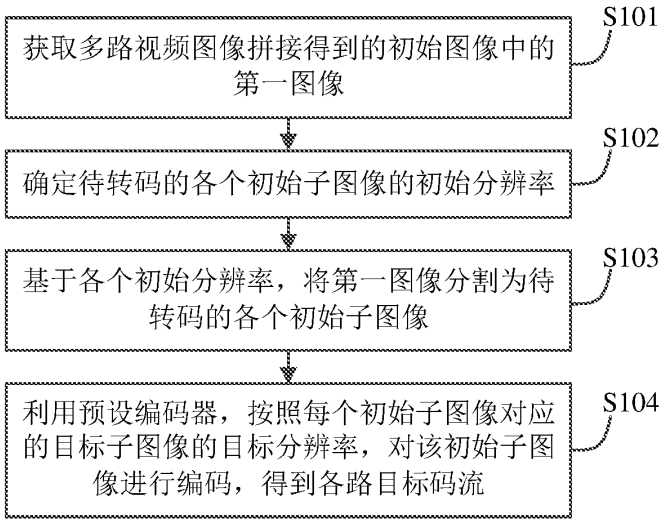

获取多路视频图像拼接得到的初始图像中的第一图像
S101
确定待转码的各个初始子图像的初始分辨率
S102
基于各个初始分辨率，将第一图像分割为待转码的各个初始子图像
S103
利用预设编码器，按照每个初始子图像对应的目标子图像的目标分辨率，对该初始子图像进行编码，得到各路目标码流
S104

图1

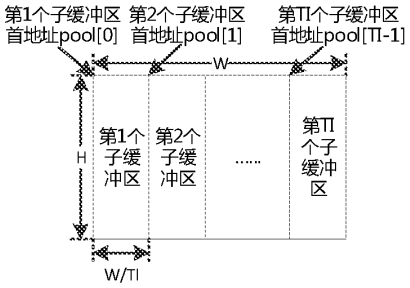

第1个子缓冲区首地址pool[0]
第2个子缓冲区首地址pool[1]
第TI个子缓冲区首地址pool[TI-1]
W
H
第1个子缓冲区
第2个子缓冲区
.....
第TI个子缓冲区
W/TI

图2

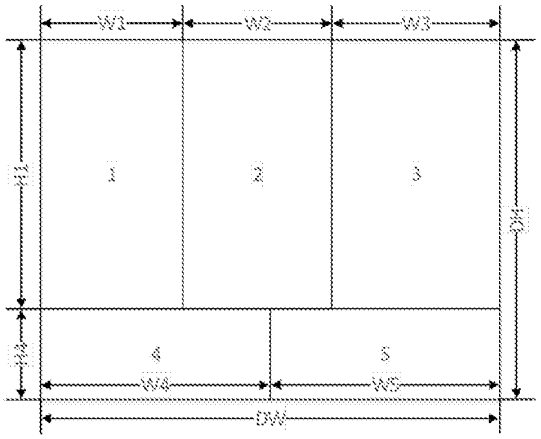

W1
W2
W3
1
2
3
4
5
W4
W5
DW

图3

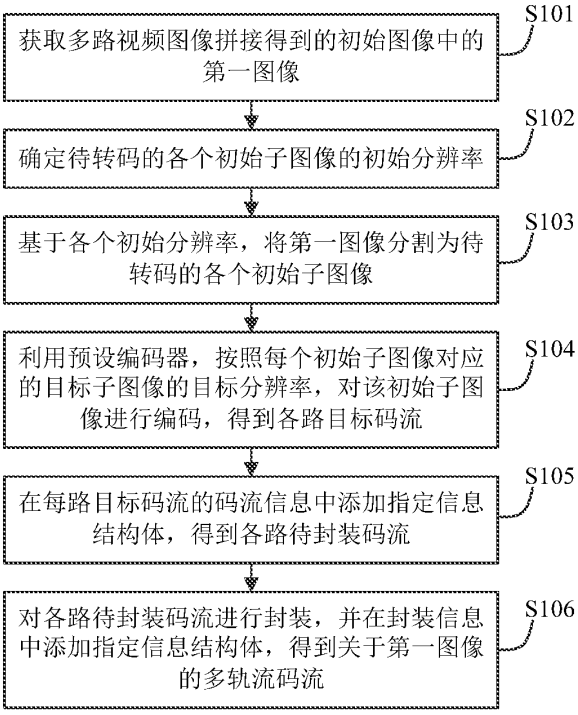

获取多路视频图像拼接得到的初始图像中的第一图像
S101
确定待转码的各个初始子图像的初始分辨率
S102
基于各个初始分辨率，将第一图像分割为待转码的各个初始子图像
S103
利用预设编码器，按照每个初始子图像对应的目标子图像的目标分辨率，对该初始子图像进行编码，得到各路目标码流
S104
在每路目标码流的码流信息中添加指定信息结构体，得到各路待封装码流
S105
对各路待封装码流进行封装，并在封装信息中添加指定信息结构体，得到关于第一图像的多轨流码流
S106

图4

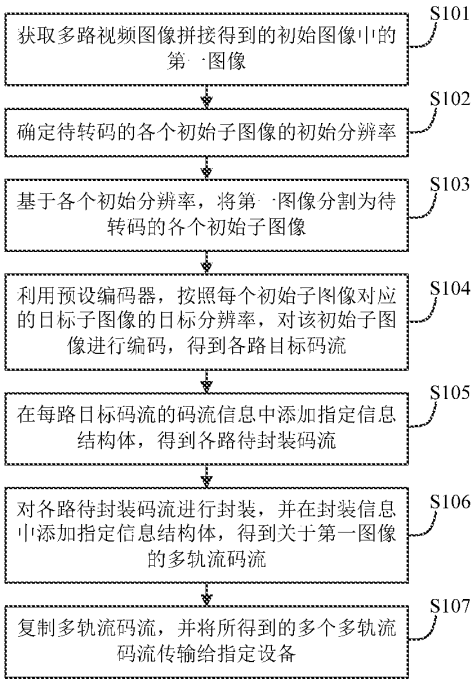

获取多路视频图像拼接得到的初始图像中的第一图像
S101
确定待转码的各个初始子图像的初始分辨率
S102
基于各个初始分辨率，将第一图像分割为待转码的各个初始子图像
S103
利用预设编码器，按照每个初始子图像对应的目标子图像的目标分辨率，对该初始子图像进行编码，得到各路目标码流
S104
在每路目标码流的码流信息中添加指定信息结构体，得到各路待封装码流
S105
对各路待封装码流进行封装，并在封装信息中添加指定信息结构体，得到关于第一图像的多轨流码流
S106
复制多轨流码流，并将所得到的多个多轨流码流传输给指定设备
S107

图5

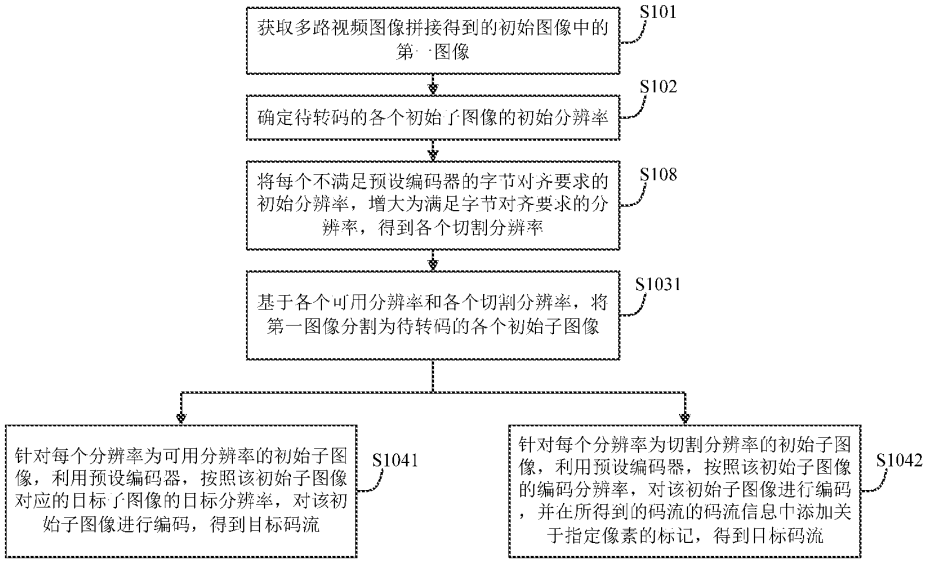

获取多路视频图像拼接得到的初始图像中的第一图像
S101
确定待转码的各个初始子图像的初始分辨率
S102
将每个不满足预设编码器的字节对齐要求的初始分辨率，增大为满足字节对齐要求的分辨率，得到各个切割分辨率
S108
基于各个可用分辨率和各个切割分辨率，将第一图像分割为待转码的各个初始子图像
S1031
针对每个分辨率为可用分辨率的初始子图像，利用预设编码器，按照该初始子图像对应的目标子图像的目标分辨率，对该初始子图像进行编码，得到目标码流
S1041
针对每个分辨率为切割分辨率的初始子图像，利用预设编码器，按照该初始子图像的编码分辨率，对该初始子图像进行编码，并在所得到的码流的码流信息中添加关于指定像素的标记，得到目标码流
S1042

图6

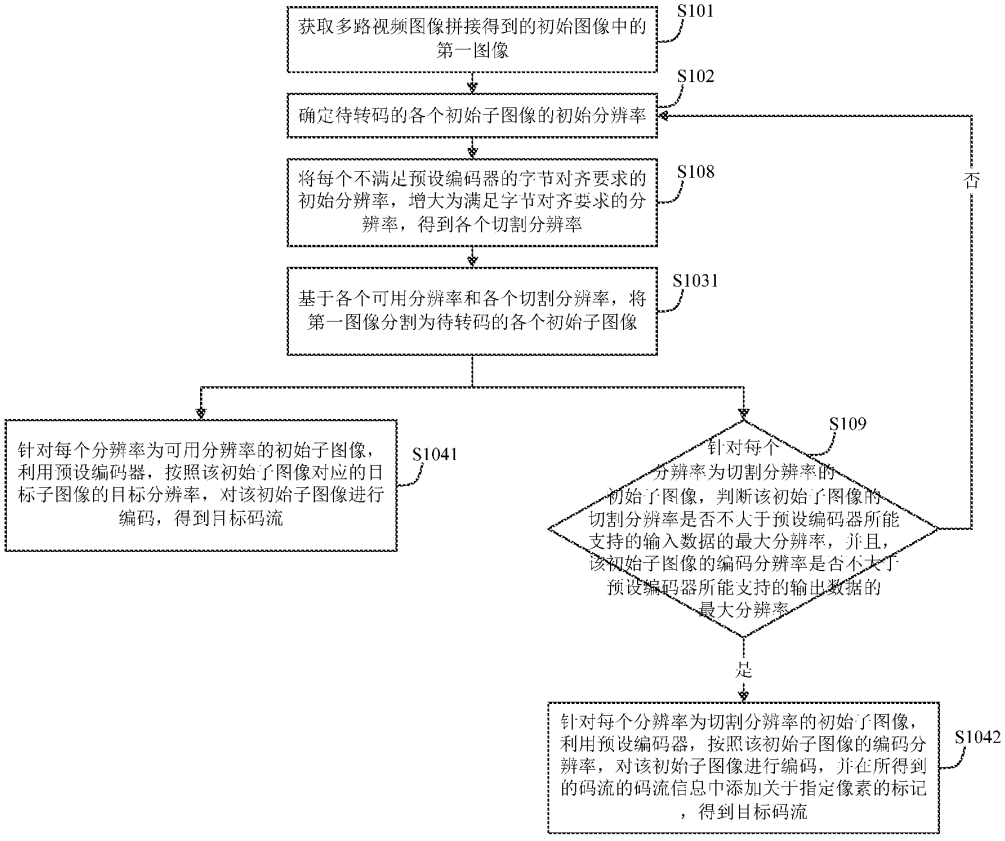

获取多路视频图像拼接得到的初始图像中的第一图像
S101
确定待转码的各个初始子图像的初始分辨率
S102
将每个不满足预设编码器的字节对齐要求的初始分辨率，增大为满足字节对齐要求的分辨率，得到各个切割分辨率
S108
基于各个可用分辨率和各个切割分辨率，将第一图像分割为待转码的各个初始子图像
S1031
针对每个分辨率为可用分辨率的初始子图像，利用预设编码器，按照该初始子图像对应的目标子图像的目标分辨率，对该初始子图像进行编码，得到目标码流
S1041
针对每个分辨率为切割分辨率的初始子图像，判断该初始子图像的切割分辨率是否不大于预设编码器所能支持的输入数据的最大分辨率，并且，该初始子图像的编码分辨率是否不大于预设编码器所能支持的输出数据的最大分辨率
S109
否
是
针对每个分辨率为切割分辨率的初始子图像，利用预设编码器，按照该初始子图像的编码分辨率，对该初始子图像进行编码，并在所得到的码流的码流信息中添加关于指定像素的标记，得到目标码流
S1042

图7

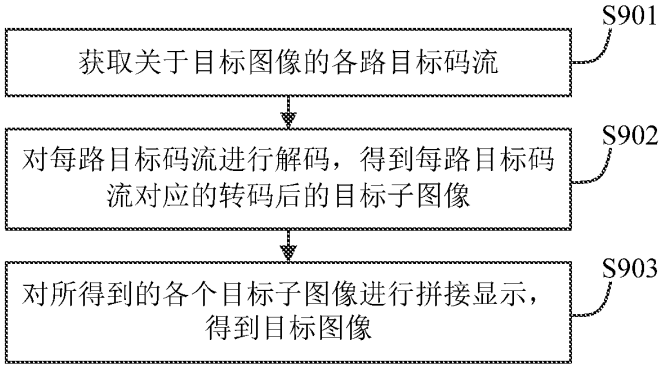

S901
获取关于目标图像的各路目标码流
S902
对每路目标码流进行解码，得到每路目标码流对应的转码后的目标子图像
S903
对所得到的各个目标子图像进行拼接显示，得到目标图像

图8

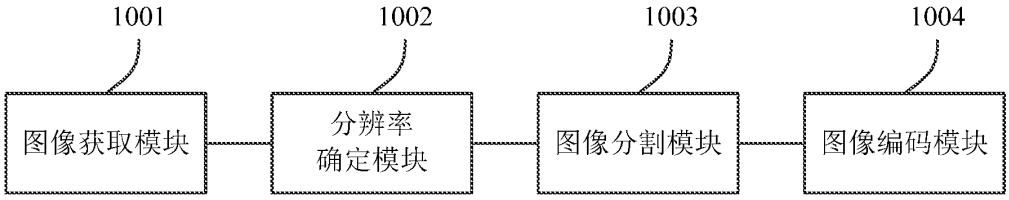

1001
1002
1003
1004
图像获取模块
分辨率确定模块
图像分割模块
图像编码模块

图9

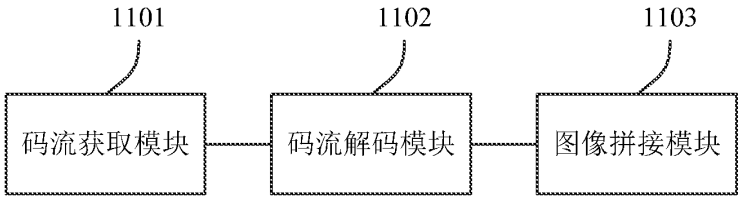

1101
1102
1103
码流获取模块
码流解码模块
图像拼接模块

图10

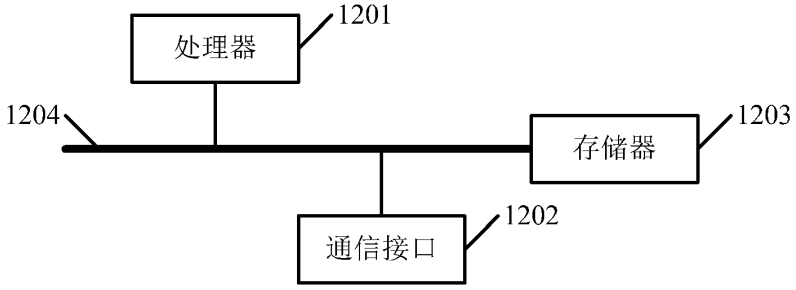

1201
处理器
1204
存储器
1203
通信接口
1202

图 11