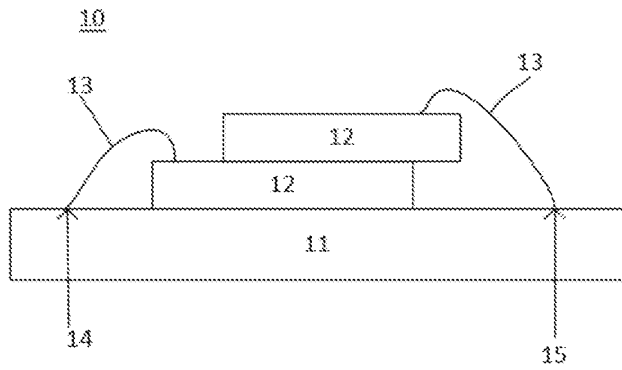
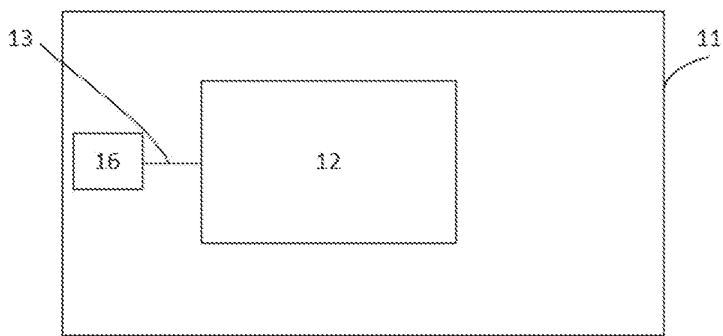


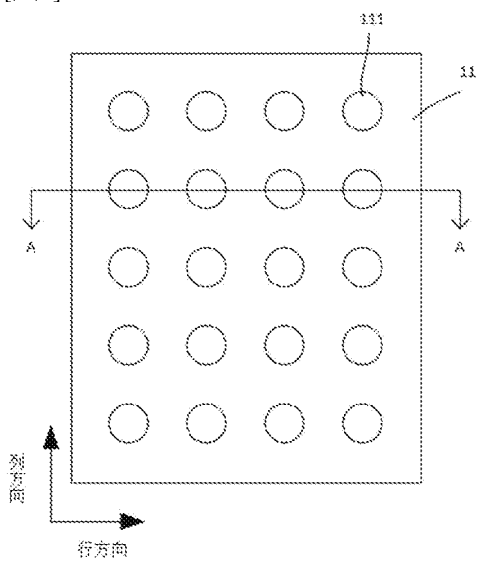
[图1]



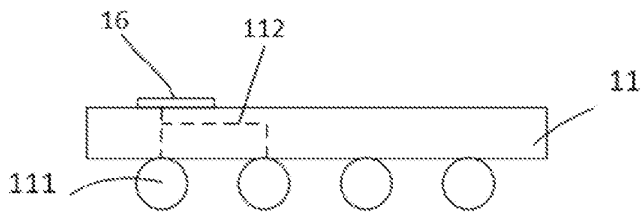
[图2]



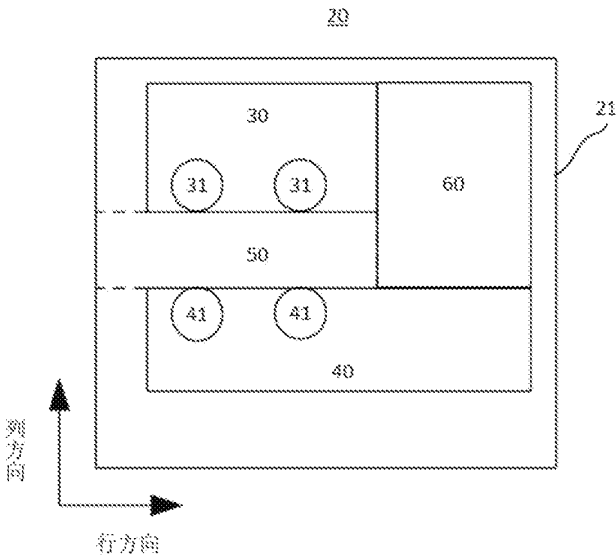
[图3]



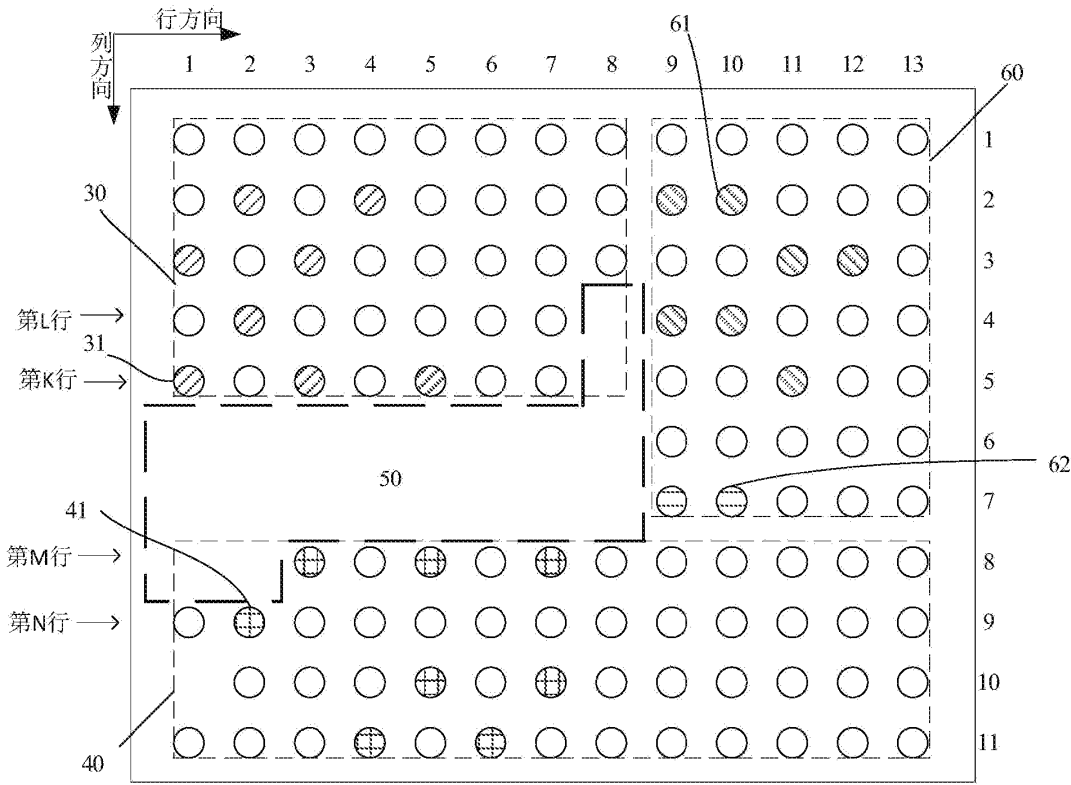
[图4]



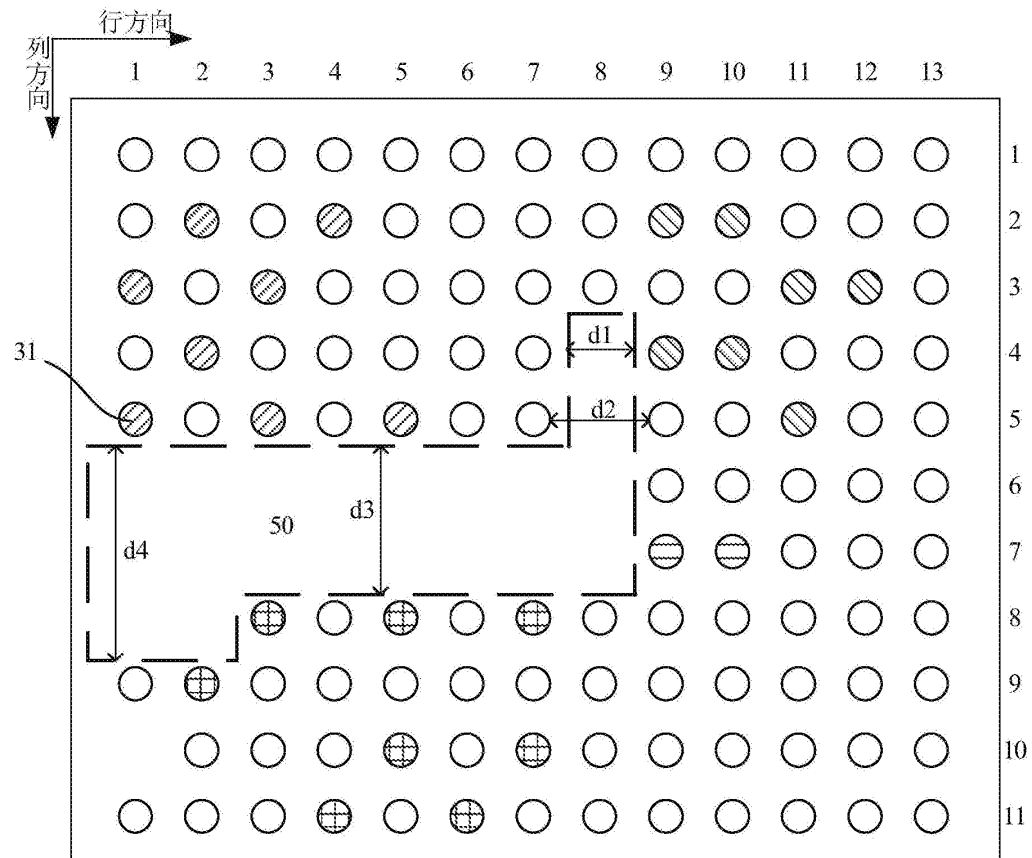
[图5]



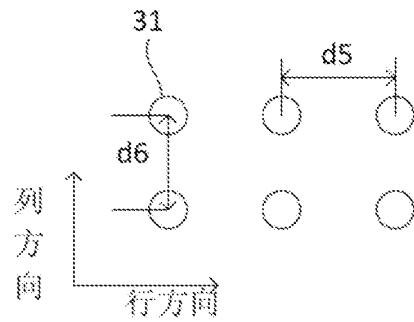
[图6]



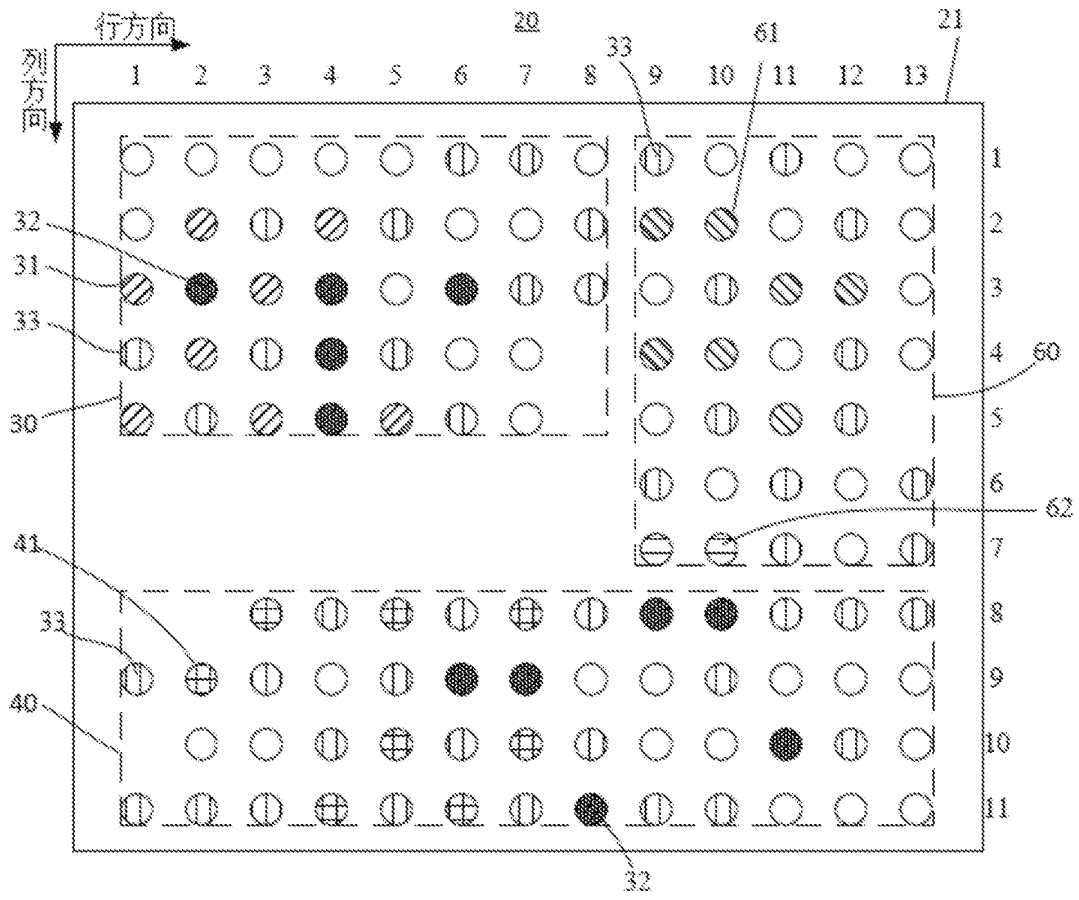
[图7]



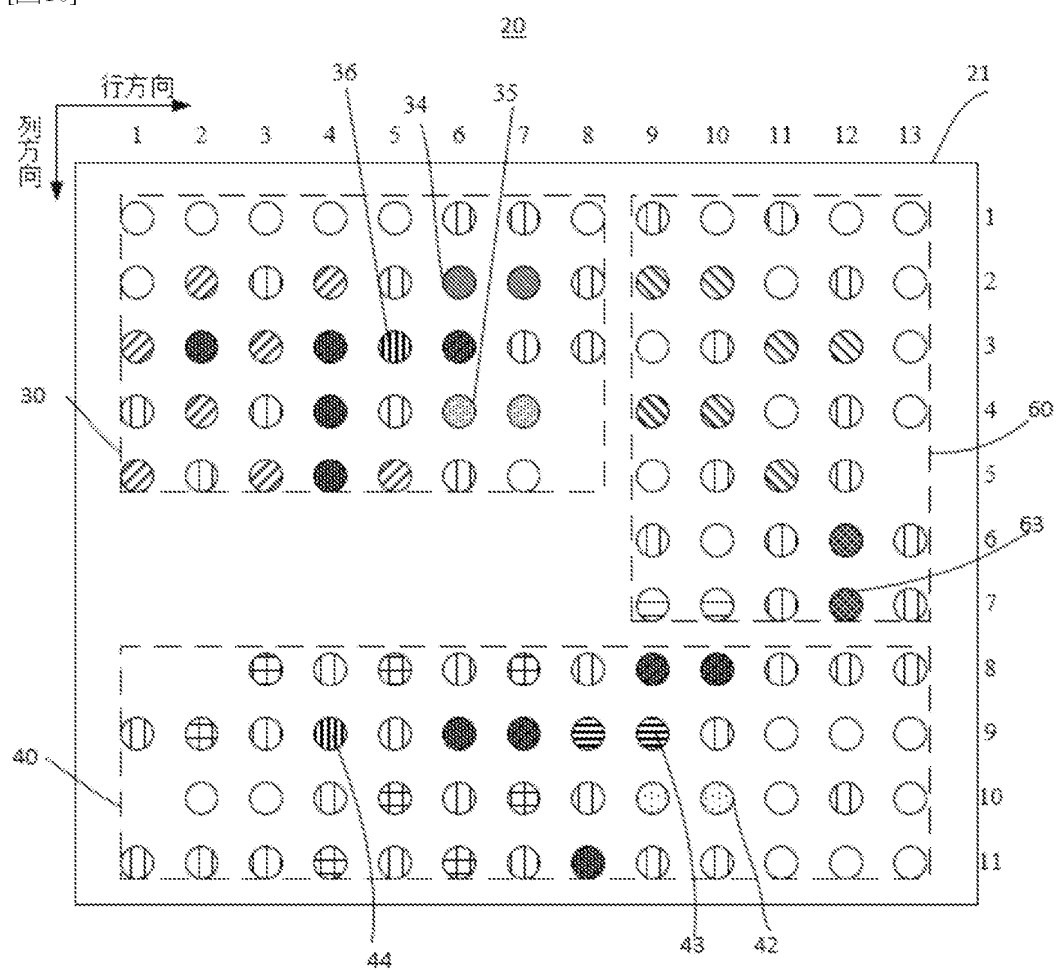
[图8]



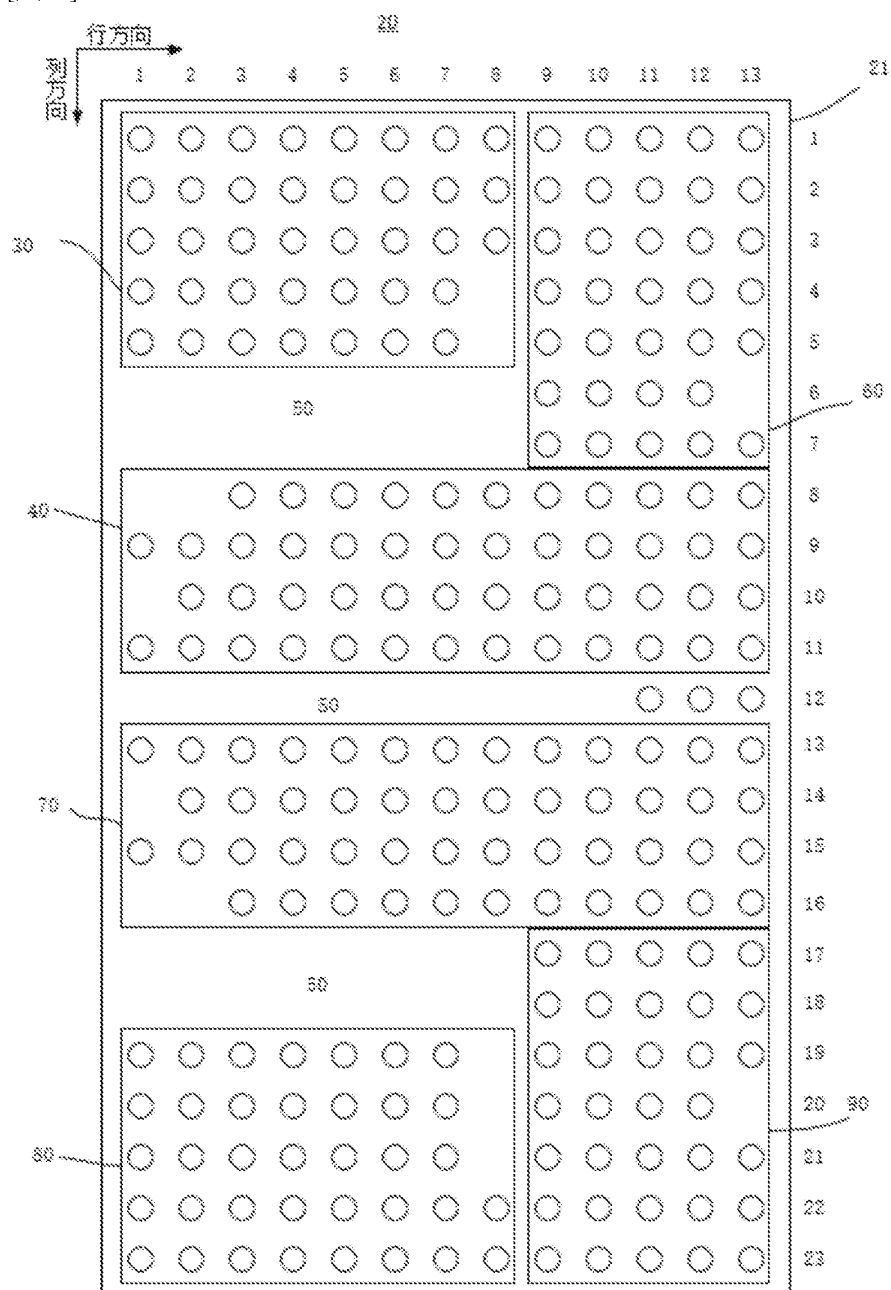
[图9]



[图10]



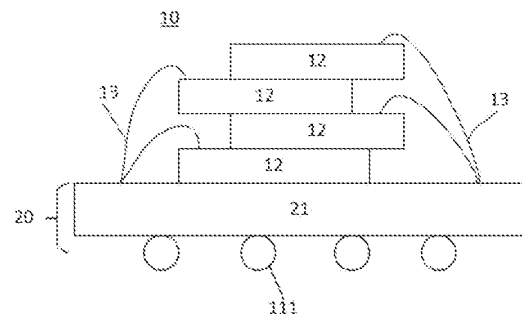
[图11]



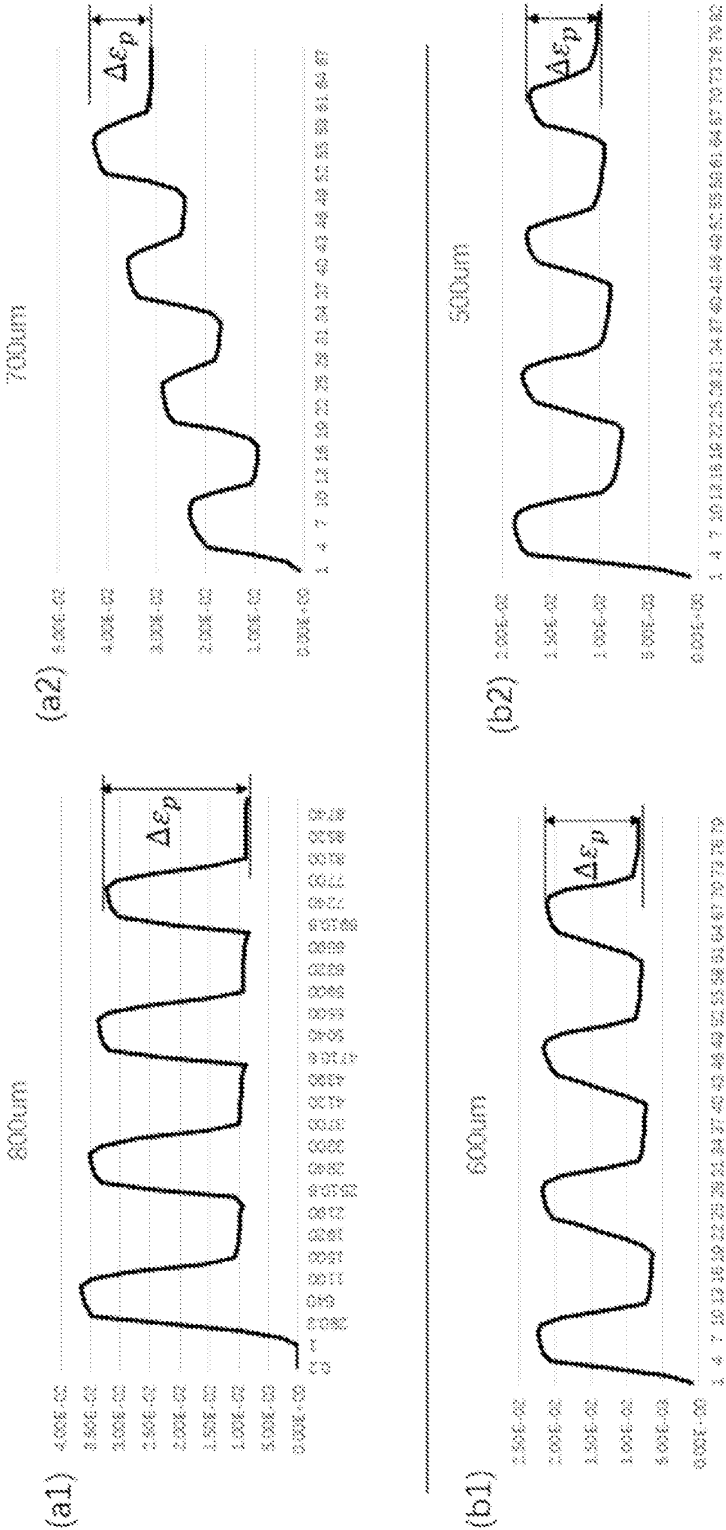
[图12]

行方向		列方向												
		1	2	3	4	5	6	7	8	9	10	11	12	13
1	DMU	DMU	VDD1	VDD2L	VDD2H	VSS	VSS	VDD2H	VSS	VDD2H	VSS	DMU	DMU	
2	DMU	DQ0_A	VSS	DQ01_A	VSS	RQ02L_C_A	RQ02L_T_A	VSS	CA0_A	CA1_A	VDD2H	VSS	DMU	
3	DQ01_A	VDD2H	DQ0_A	VDDQ	DM01_A	VDDQ	VSS	VSS	VDD2H	VSS	CA0_A	CA4_A	VDD1	
4	VSS	DQ12_A	VSS	VDDQ	VSS	W001_C_A	W001_T_A		CA0_A	CA0_A	VDD2H	VSS	VDD2L	
5	DQ01_A	VSS	DQ14_A	VDDQ	DQ01_A	VSS	VDD2H		VDD2H	VSS	CA0_A	VSS		
6									VSS	RFU	VSS	OK_C_A	VSS	
7									CS0_A	CS0_A	VSS	OK_T_A	VSS	
8			DQ0_A	VSS	DQ0_A	VSS	DQ7_A	VSS	VDDQ	VDDQ	VSS	VSS	VSS	
9	VSS	DQ0_A	VSS	DM01_A	VSS	VDDQ	VDDQ	W001_C_A	W001_T_A	VSS	VDD2H	VDD2H	DQ_A	
10		VDD2H	VDD2H	VSS	DQ4_A	VSS	DQ0_A	VSS	RQ02L_C_A	RQ02L_T_A	VDDQ	VSS	VDD2L	
11	VSS	VSS	VSS	DQ1_A	VSS	DQ1_A	VSS	VDDQ	VSS	VSS	VDD2H	VDD2H	VDD2L	
12											VSS	VSS	VSS	
13	VSS	VSS	VSS	DQ0_A	VSS	DQ12_A	VSS	VDDQ	VSS	VSS	VDD2H	VDD2H	VDD2L	
14		VDD2H	VDD2H	VSS	DQ12_A	VSS	DQ11_A	VSS	RQ02L_C_B	RQ02L_T_B	VDDQ	VSS	VDD2L	
15	VSS	DQ0_A	VSS	DM01_A	VSS	VDDQ	VDDQ	W001_C_B	W001_T_B	VSS	VDD2H	VDD2H	RESET	
16			DQ14_A	VSS	DQ12_A	VSS	DQ13_A	VSS	VDDQ	VDDQ	VSS	VSS	VSS	
17									CS0_B	CS0_B	VSS	OK_C_B	VSS	
18									VSS	RFU	VSS	OK_T_B	VSS	
19	DQ01_B	VSS	DQ0_A	VDDQ	DQ01_B	VSS	VDD2H		VDD2H	VSS	CA0_B	VSS		
20	VSS	DQ4_B	VSS	VDDQ	VSS	W001_C_B	W001_T_B		CA0_B	CA1_B	VDD2H	VSS	VDD2L	
21	DQ12_B	VDDQ	DQ0_A	VDDQ	DM01_B	VDDQ	VSS	VSS	VDD2H	VSS	CA0_B	CA4_B	VDD1	
22	DMU	DQ0_B	VSS	DQ7_B	VSS	RQ02L_C_B	RQ02L_T_B	VSS	CA0_B	CA1_B	VDD2H	VSS	DMU	
23	DMU	DMU	VDD1	VDD2L	VDD2H	VSS	VSS	VDD2H	VSS	VDD2H	VSS	DMU	DMU	

[图13]



[图16]



[图17]

