

(12) 특허협력조약에 의하여 공개된 국제출원

정정관

(19) 세계지식재산권기구
국제사무국

(43) 국제공개일

2025년 9월 11일 (11.09.2025)



(10) 국제공개번호

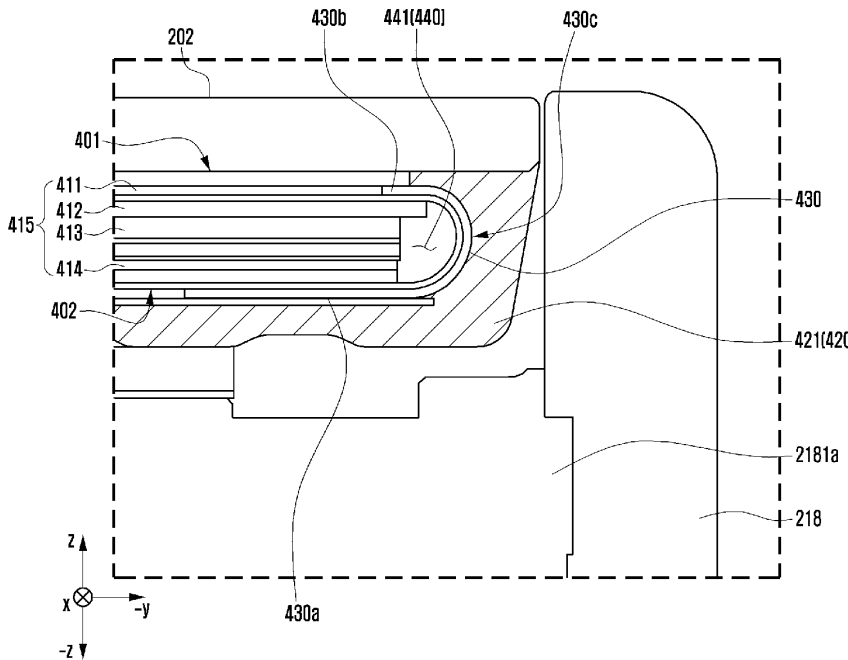
WO 2025/187966 A8



- (51) 국제특허분류: *G06F 1/16* (2006.01)
- (21) 국제출원번호: PCT/KR2025/001624
- (22) 국제출원일: 2025년 2월 4일 (04.02.2025)
- (25) 출원언어: 한국어
- (26) 공개언어: 한국어
- (30) 우선권정보:
10-2024-0030968 2024년 3월 4일 (04.03.2024) KR
10-2024-0050223 2024년 4월 15일 (15.04.2024) KR
- (71) 출원인: 삼성전자 주식회사 (SAMSUNG ELECTRONICS CO., LTD.) [KR/KR]; 16677 경기도 수원시 영통구 삼성로 129 (KR).
- (72) 발명자: 이오희 (LEE, Ohhee); 16677 경기도 수원시 영통구 삼성로 129 (KR). 김운배 (KIM, Woonbae); 16677 경기도 수원시 영통구 삼성로 129 (KR). 최종철 (CHOI, Jongchul); 16677 경기도 수원시 영통구 삼성로 129 (KR).
- (74) 대리인: 윤앤리특허법인(유한) (YOON & LEE INTERNATIONAL PATENT & LAW FIRM); 08502 서울특별시 금천구 가산디지털1로 226, 에이스하이엔드타워 5차 3층 (KR).
- (81) 지정국 (별도의 표시가 없는 한, 가능한 모든 종류의 국내 권리의 보호를 위하여): AE, AG, AL, AM, AO, AT,

(54) Title: DISPLAY HAVING BUFFER STRUCTURE AND ELECTRONIC DEVICE COMPRISING SAME

(54) 발명의 명칭: 완충 구조를 가지는 디스플레이 및 이를 포함하는 전자 장치



(57) Abstract: An electronic device according to various embodiments of the present disclosure comprises a display. The display comprises: a peripheral circuit portion comprising a panel layer configured to display visual information in a first direction, a rear layer positioned in a direction opposite to the first direction with respect to the panel layer, and a conductive pattern electrically connected to the panel layer, the peripheral circuit portion extending from the edge of the display in a second direction perpendicular to the first direction, the peripheral circuit portion comprising a bending portion which is bent such that one end of the peripheral circuit portion is positioned on the rear back portion of the display; a protective member comprising first resin positioned on a surface of the bending portion facing in the second direction; and a buffer area positioned between a surface of the rear layer facing in the second direction

[다음 쪽 계속]

WO 2025/187966 A8

AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CV, CZ, DE, DJ, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IQ, IR, IS, IT, JM, JO, JP, KE, KG, KH, KN, KP, KW, KZ, LA, LC, LK, LR, LS, LU, LY, MA, MD, MG, MK, MN, MU, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UY, UZ, VC, VN, WS, ZA, ZM, ZW.

- (84) 지정국 (별도의 표시가 없는 한, 가능한 모든 종류의 역내 권리의 보호를 위하여): ARIPO (BW, CV, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SC, SD, SL, ST, SZ, TZ, UG, ZM, ZW), 유라시아 (AM, AZ, BY, KG, KZ, RU, TJ, TM), 유럽 (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, ME, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG).

공개:

— 국제조사보고서와 함께 (조약 제21조(3))

(48) 본 정정판 공개일:

2025 년 10 월 2 일 (02.10.2025)

(15) 정정사항에 관한 정보:

2025 년 10 월 2 일 (02.10.2025) 자 공지 참조

and the bending portion.

(57) 요약서: 본 개시의 다양한 실시예에 따른 전자 장치는 디스플레이를 포함하고, 상기 디스플레이는 제 1 방향으로 시각적 정보를 표시하도록 구성된 패널 층, 상기 패널 층에 대하여 상기 제 1 방향의 반대 방향에 위치하는 후면 층, 상기 패널 층과 전기적으로 연결되는 도전성 패턴을 포함하고, 상기 디스플레이의 가장자리로부터 상기 제 1 방향에 대하여 수직인 방향으로 연장되는 주변 회로부로서, 상기 주변 회로부의 일 말단이 상기 디스플레이의 상기 배면부에 위치하도록 벤딩된 벤딩부를 포함하는 주변 회로부, 상기 제 2 방향을 향하는 상기 벤딩부의 면 상에 위치하는 제 1 레진을 포함하는 보호 부재 및 상기 후면 층의 상기 제 2 방향을 향하는 면 및 상기 벤딩부 사이에 위치하는 완충 영역을 포함할 수 있다