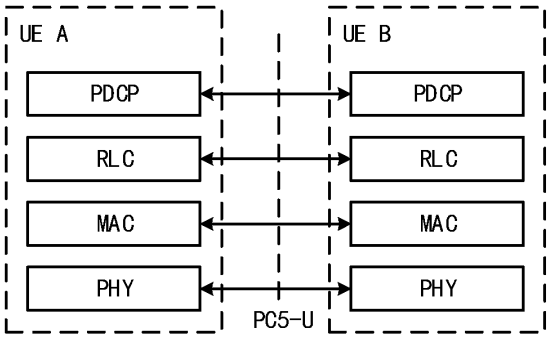
UE A
UE B
PDCP
PDCP
RLC
RLC
MAC
MAC
PHY
PHY
PC5-U

图 1

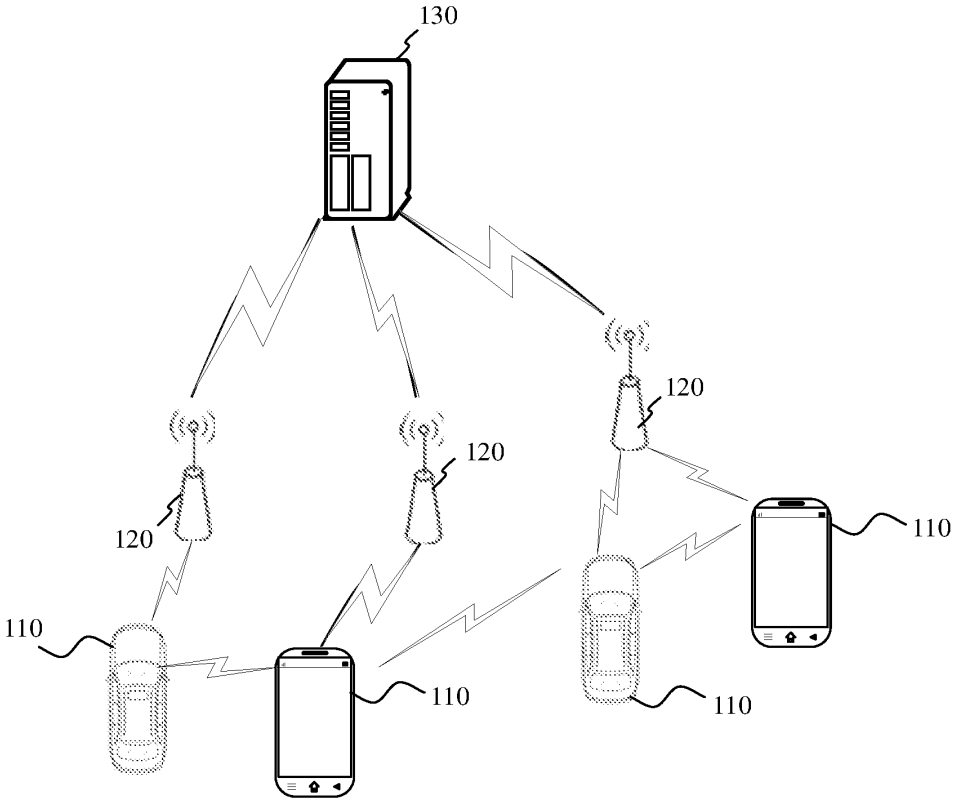
130
120
120
120
110
110
110
110

图 2

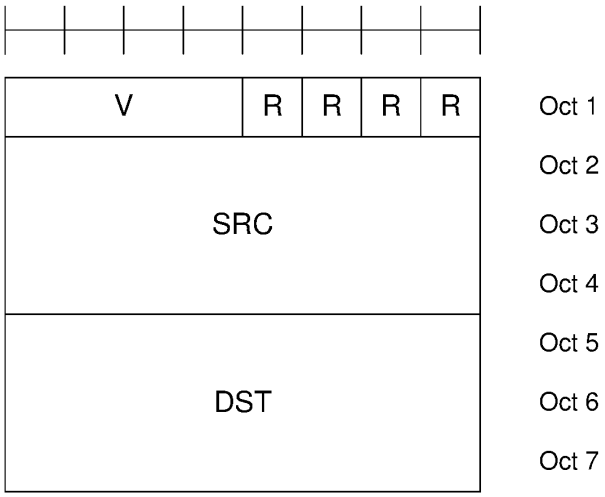
V
R
R
R
R
SRC
DST
Oct 1
Oct 2
Oct 3
Oct 4
Oct 5
Oct 6
Oct 7

图 3

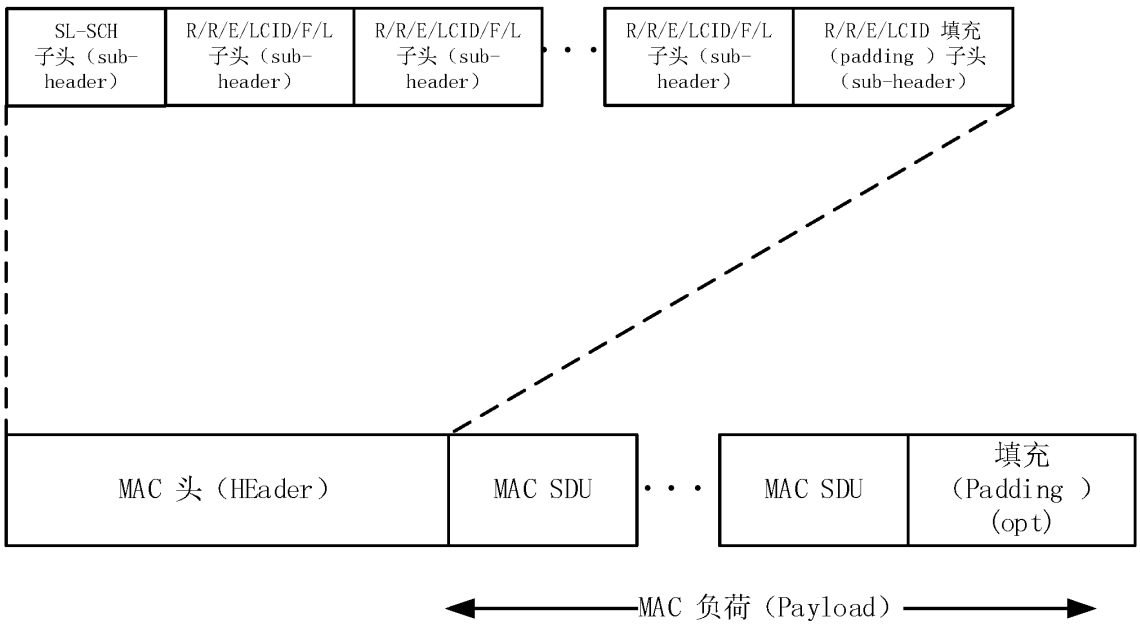
SL-SCH 子头（sub-header）
R/R/E/LCID/F/L 子头（sub-header）
R/R/E/LCID/F/L 子头（sub-header）
R/R/E/LCID/F/L 子头（sub-header）
R/R/E/LCID 填充（padding ）子头（sub-header）
MAC 头（HEader）
MAC SDU
MAC SDU
填充（Padding ）(opt)
MAC 负荷（Payload）

图 4

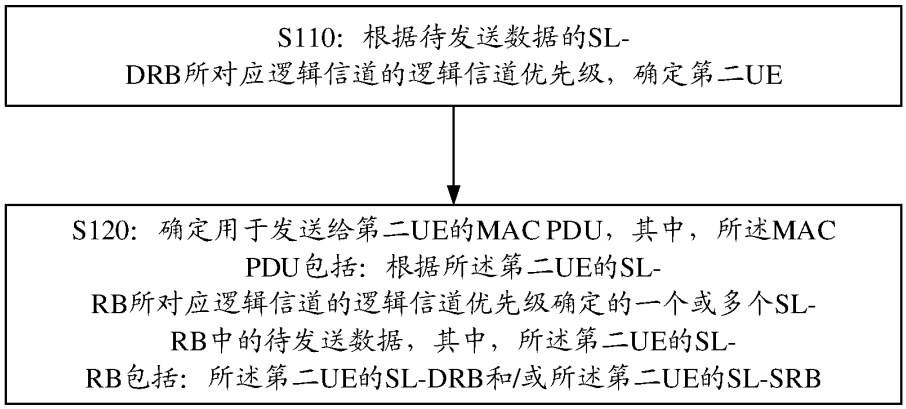
S110：根据待发送数据的SL-DRB所对应逻辑信道的逻辑信道优先级，确定第二UE
S120：确定用于发送给第二UE的MAC PDU，其中，所述MAC PDU包括：根据所述第二UE的SL-RB所对应逻辑信道的逻辑信道优先级确定的一个或多个SL-RB中的待发送数据，其中，所述第二UE的SL-RB包括：所述第二UE的SL-DRB和/或所述第二UE的SL-SRB

图 5

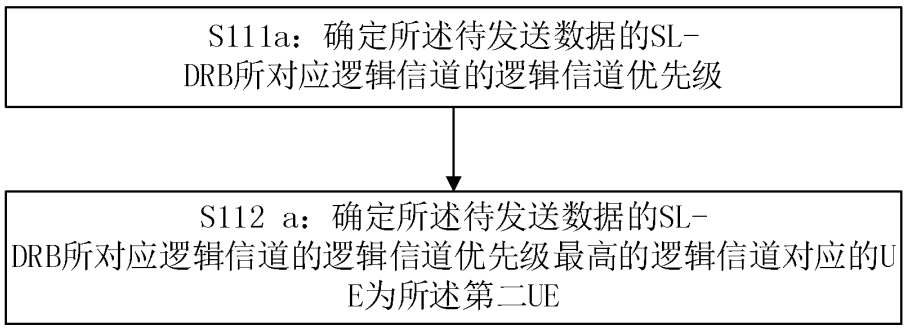
S111a：确定所述待发送数据的SL-DRB所对应逻辑信道的逻辑信道优先级
S112 a：确定所述待发送数据的SL-DRB所对应逻辑信道的逻辑信道优先级最高的逻辑信道对应的UE为所述第二UE

图 6A

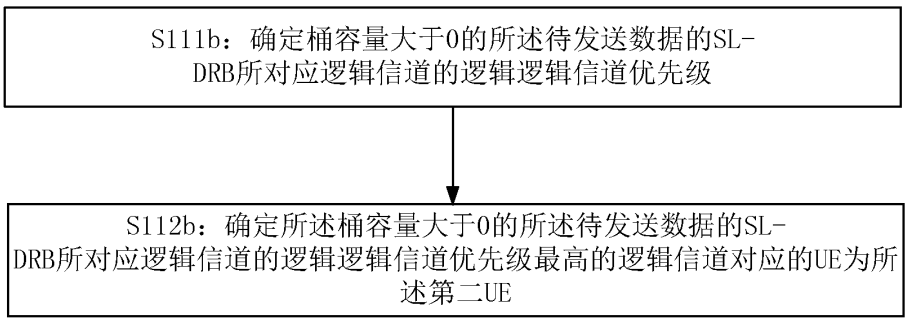
S111b：确定桶容量大于0的所述待发送数据的SL-DRB所对应逻辑信道的逻辑逻辑信道优先级
S112b：确定所述桶容量大于0的所述待发送数据的SL-DRB所对应逻辑信道的逻辑逻辑信道优先级最高的逻辑信道对应的UE为所述第二UE

图 6B

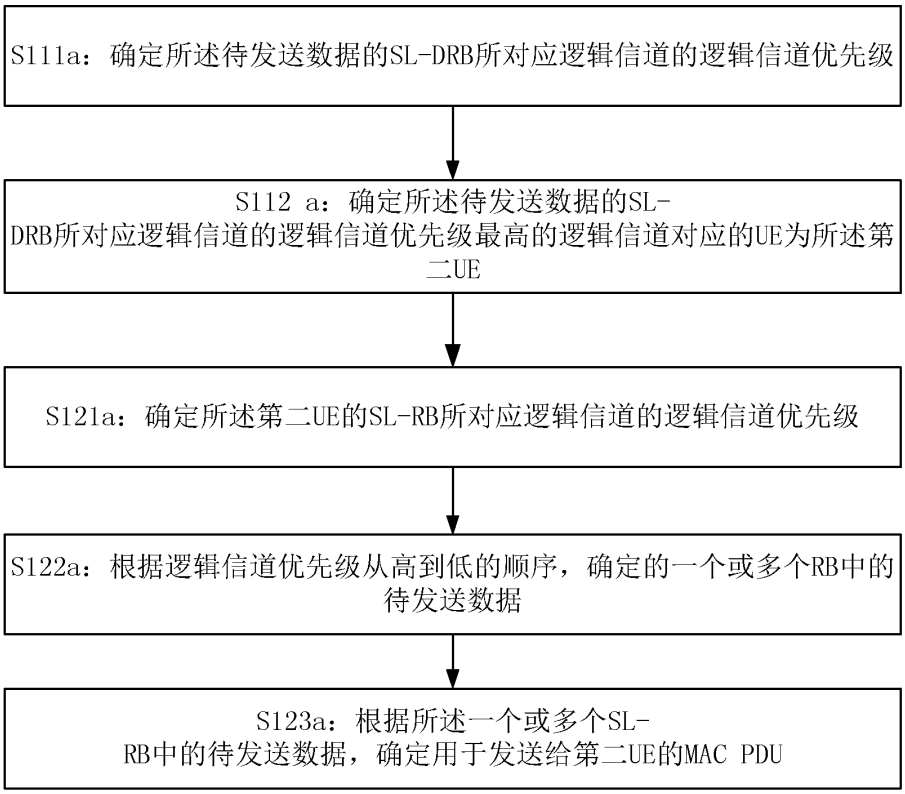
S111a：确定所述待发送数据的SL-DRB所对应逻辑信道的逻辑信道优先级
S112 a：确定所述待发送数据的SL-DRB所对应逻辑信道的逻辑信道优先级最高的逻辑信道对应的UE为所述第二UE
S121a：确定所述第二UE的SL-RB所对应逻辑信道的逻辑信道优先级
S122a：根据逻辑信道优先级从高到低的顺序，确定的一个或多个RB中的待发送数据
S123a：根据所述一个或多个SL-RB中的待发送数据，确定用于发送给第二UE的MAC PDU

图 7A

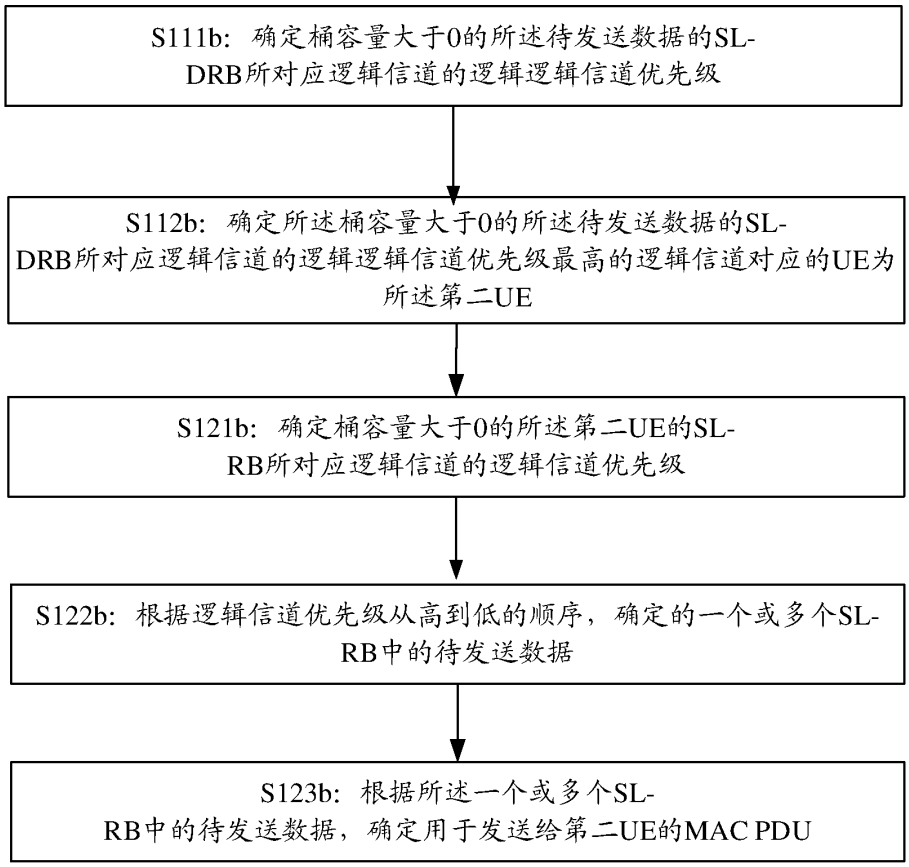
S111b：确定桶容量大于0的所述待发送数据的SL-DRB所对应逻辑信道的逻辑逻辑信道优先级
S112b：确定所述桶容量大于0的所述待发送数据的SL-DRB所对应逻辑信道的逻辑逻辑信道优先级最高的逻辑信道对应的UE为所述第二UE
S121b：确定桶容量大于0的所述第二UE的SL-RB所对应逻辑信道的逻辑信道优先级
S122b：根据逻辑信道优先级从高到低的顺序，确定的一个或多个SL-RB中的待发送数据
S123b：根据所述一个或多个SL-RB中的待发送数据，确定用于发送给第二UE的MAC PDU

图 7B

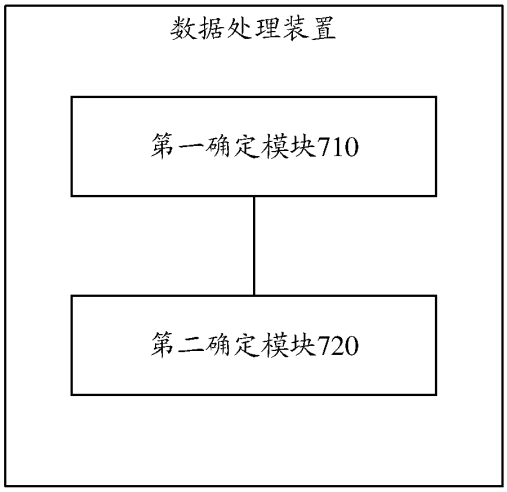
数据处理装置
第一确定模块710
第二确定模块720

图 8

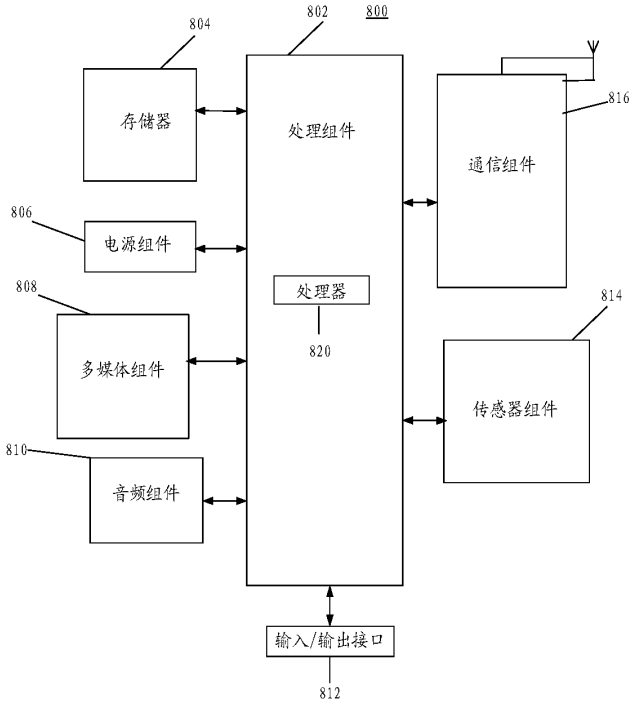
804
802
800
存储器
处理组件
816
通信组件
806
电源组件
处理器
820
808
814
多媒体组件
传感器组件
810
音频组件
输入/输出接口
812

图 9

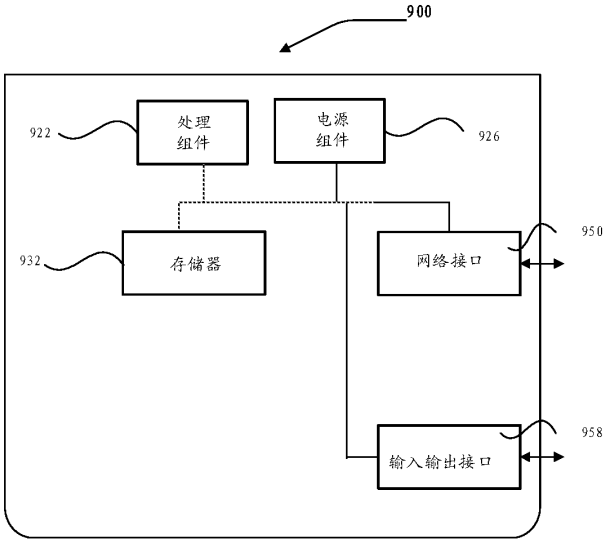
900
922
处理组件
电源组件
926
950
932
存储器
网络接口
958
输入输出接口

图 10