

(12) 特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局

(43) 国際公開日
2013 年 10 月 3 日(03.10.2013)



(10) 国際公開番号
WO 2013/146567 A1

- (51) 国際特許分類:
G02F 1/1345 (2006.01) *G02F 1/1368* (2006.01)
- (21) 国際出願番号: PCT/JP2013/058222
- (22) 国際出願日: 2013 年 3 月 22 日(22.03.2013)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願 2012-081876 2012 年 3 月 30 日(30.03.2012) JP
- (71) 出願人: シャープ株式会社(SHARP KABUSHIKI KAISHA) [JP/JP]; 〒5458522 大阪府大阪市阿倍野区長池町 2 2 番 2 2 号 Osaka (JP).
- (72) 発明者: 杉坂 茜(SUGISAKA Akane). 正楽 明大(SHOHRAKU Akihiro).
- (74) 代理人: 特許業務法人 安富国際特許事務所(YASUTOMI & ASSOCIATES); 〒5320003 大阪府大阪市淀川区宮原 3 丁目 5 番 3 6 号 Osaka (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AO, AT, AU, AZ, BA,

BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IS, JP, KE, KG, KM, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW.

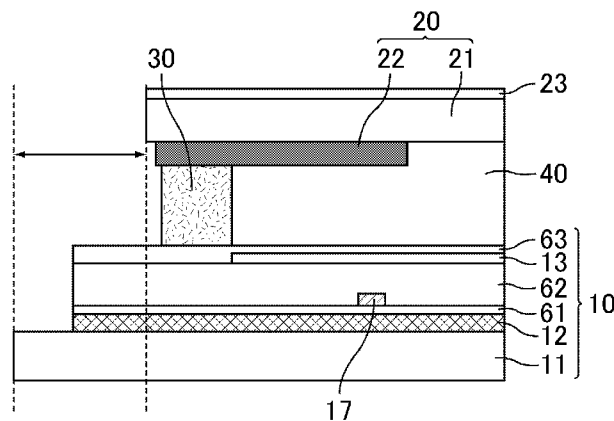
- (84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, SZ, TZ, UG, ZM, ZW), ユーロパ (AM, AZ, BY, KG, KZ, RU, TJ, TM), ヨーロッパ (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

- 国際調査報告 (条約第 21 条(3))

(54) Title: LIQUID CRYSTAL DISPLAY PANEL

(54) 発明の名称: 液晶表示パネル



(57) Abstract: The purpose of the present invention is to provide a liquid crystal display panel capable of preventing the generation of display inconsistency at the outer edge of a display area in an FFS mode. The liquid crystal display panel according to the present invention comprises a pair of substrates, a seal material, and a liquid crystal layer sealed by the pair of substrates and the seal material. One of said pair of substrates includes a pixel electrode having a plurality of slits and a planar common electrode that is located over an insulating film in a layer different from the layer of the pixel electrode. The non-display area of the liquid crystal display panel is provided with a gate driver, a plurality of gate lead wires extending from the gate driver toward the display area, and a common lead wire electrically connected to the common electrode. The common lead wire intersects with the plurality of gate lead wires. The common electrode covers the area between the common lead wire which intersects with the plurality of gate lead wires and a part of the outer edge of said display area along said common lead wire.

(57) 要約:

[続葉有]

WO 2013/146567 A1



本発明は、F F Sモードにおいて表示領域の外縁に表示ムラが発生することを防止することができる液晶表示パネルを提供する。本発明の液晶表示パネルは、一対の基板と、シール材と、該一対の基板及び該シール材によって封止された液晶層とを備え、該一対の基板の一方は、複数のスリットを有する画素電極と、絶縁膜を介して該画素電極と異なる階層に位置する、平板状の共通電極とを備え、非表示領域に、ゲートドライバと、該ゲートドライバから表示領域に向かって延伸された複数のゲート引き出し配線と、該共通電極と電氣的に接続された共通引き出し配線とが設けられており、該共通引き出し配線は、該複数のゲート引き出し配線と交差しており、該共通電極は、該複数のゲート引き出し配線と交差する該共通引き出し配線と、該共通引き出し配線に沿った該表示領域の外縁の一部との間の領域を覆う。