

(12) 特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局

(43) 国際公開日
2013年5月2日(02.05.2013)



(10) 国際公開番号

WO 2013/061840 A1

- (51) 国際特許分類:
H04N 7/30 (2006.01) H03M 7/40 (2006.01)
- (21) 国際出願番号: PCT/JP2012/076815
- (22) 国際出願日: 2012年10月17日(17.10.2012)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願 2011-236672 2011年10月28日(28.10.2011) JP
- (71) 出願人: 株式会社 G n z o (GNZO INC.) [JP/JP]; 〒2580015 神奈川県足柄上郡大井町山田300番地 Kanagawa (JP).
- (72) 発明者: 笠井 裕之 (KASAI, Hiroyuki); 〒1828585 東京都調布市調布ヶ丘一丁目5番地1 国立大学法人電気通信大学内 Tokyo (JP). 宇地原 直史 (UCHIHARA, Naofumi); 〒1828585 東京都調布市調布ヶ丘一丁目5番地1 国立大学法人電気通信大学内 Tokyo (JP). 上原 幸男 (UEHARA, Yukio); 〒2580015 神奈川県足柄上郡大井町山田300番地 株式会社 G n z o 内 Kanagawa (JP).

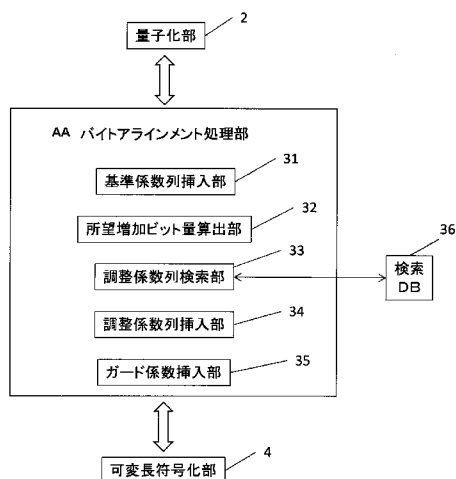
- (74) 代理人: 成瀬 重雄 (NARUSE, Shigeo); 〒1020093 東京都千代田区平河町二丁目10番6号 南山ビル2階 成瀬・稲葉特許事務所 Tokyo (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IS, KE, KG, KM, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW.
- (84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, SZ, TZ, UG, ZM, ZW), ユーロパ (AM, AZ, BY, KG, KZ, RU, TJ, TM), ユーロッパ (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

[続葉有]

(54) Title: BYTE ALIGNMENT DEVICE, AND BYTE ALIGNMENT METHOD

(54) 発明の名称: バイトアラインメント装置及びバイトアラインメント方法

[図2]



2 QUANTIZING UNIT
4 VARIABLE-LENGTH ENCODING UNIT
31 REFERENCE COEFFICIENT SEQUENCE INSERTING UNIT
32 UNIT FOR CALCULATING THE DESIRED AMOUNT BY WHICH THE BITS ARE INCREASED
33 ADJUSTMENT COEFFICIENT SEQUENCE SEARCHING UNIT
34 ADJUSTMENT COEFFICIENT SEQUENCE INSERTING UNIT
35 GUARD COEFFICIENT INSERTING UNIT
36 SEARCH DATABASE
AA BYTE ALIGNMENT PROCESSING UNIT

(57) Abstract: The purpose of the present invention is to provide a technique for subjecting a bit stream to byte alignment. An adjustment coefficient sequence which is a high-frequency component among the quantized block coefficient sequences is replaced with a predetermined reference coefficient sequence. Subsequently, the amount by which the bits need to be increased for byte alignment is calculated on the basis of the encoding amount of the bit stream obtained by subjecting the block coefficient sequence in which the adjustment coefficient sequence is replaced with the reference coefficient sequence to variable-length coding. Then, the appropriate adjustment coefficient sequence that should be replaced with the reference coefficient sequence is searched for on the basis of the amount by which the bits need to be increased. Finally, the found adjustment coefficient sequence is inserted into the high-frequency component corresponding to the reference coefficient sequence.

(57) 要約: 本発明は、ビットストリームをバイトアラインメントする技術を提供するためのものである。量子化されたブロック係数列のうちの高周波成分である調整係数列を、既定の基準係数列に置換する。ついで、調整係数列が基準係数列に置換されたブロック係数列を可変長符号化して得られるビットストリームの符号量に基づいて、バイトアラインメントのために増加させるべきビット量を算出する。ついで、増加させるべきビット量に基づいて、基準係数列に置換されるべき適切な調整係数列を検索する。ついで、検索された調整係数列を基準係数列に対応する高周波成分に挿入する。

WO 2013/061840 A1



添付公開書類:

— 国際調査報告 (条約第 21 条(3))