

(43) 国際公開日
2014 年 4 月 3 日(03.04.2014)



(10) 国際公開番号

WO 2014/050291 A1

- (51) 国際特許分類:
G09G 3/36 (2006.01) *G02F 1/133* (2006.01)
G09G 3/20 (2006.01)

(21) 国際出願番号: PCT/JP2013/070392

(22) 国際出願日: 2013 年 7 月 26 日(26.07.2013)

(25) 国際出願の言語: 日本語

(26) 国際公開の言語: 日本語

(30) 優先権データ:
 特願 2012-211741 2012 年 9 月 26 日(26.09.2012) JP

(71) 出願人: シャープ株式会社(SHARP KABUSHIKI KAISHA) [JP/JP]; 〒5458522 大阪府大阪市阿倍野区長池町 2 2 番 2 2 号 Osaka (JP).

(72) 発明者: 稲田 健(INADA, Ken). 中野 武俊(NAKANO, Taketoshi). 藤岡 章純(FUJIOKA, Akizumi). 高橋 和樹(TAKAHASHI, Kazuki).

(74) 代理人: 島田 明宏(SHIMADA, Akihiro); 〒6340078 奈良県橿原市八木町 1 丁目 1 0 番 3 号 萬盛庵ビル 島田特許事務所 Nara (JP).

(81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IS, JP, KE, KG, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW.

(84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, RU, TJ, TM), ヨーロッパ (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG).

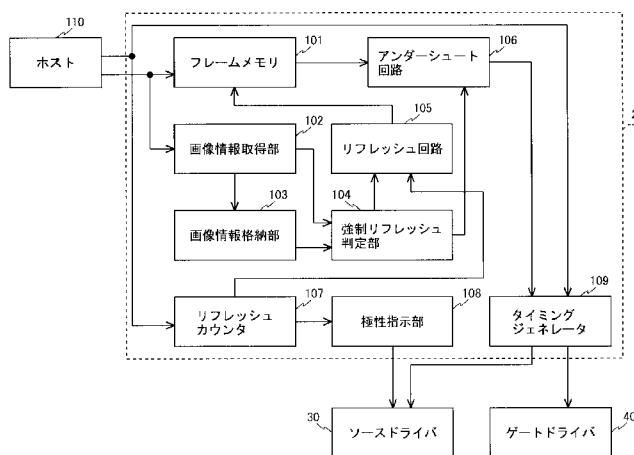
添付公開書類:
 — 国際調査報告 (条約第 21 条(3))

添付公開書類:

— 國際調查報告（條約第 21 條(3)）

(54) Title: DISPLAY DEVICE AND METHOD FOR DRIVING SAME

(54) 発明の名称：表示装置およびその駆動方法



- 30 Source driver
40 Gate driver
110 Host
101 Frame memory
102 Image information acquisition section
103 Image information storage section
104 Mandatory refresh determination section
105 Refresh circuit
106 Undershoot circuit
107 Refresh counter
108 Polarity instruction section
109 Timing generator

(57) Abstract: Provided is a display device configured so that changes in brightness that occur upon image updating when the pause driving is carried out can be suppressed. A display control circuit (20) includes a frame memory (101), a mandatory refresh determination section (104), a refresh circuit (105), and an undershoot circuit (106). The mandatory refresh determination section (104) outputs an active mandatory refresh signal and an active correction instruction signal when an image is determined to be updated. The refresh circuit (105), when receiving the active mandatory refresh signal, outputs an active output control signal. The frame memory (101), when receiving the active output control signal, outputs image data. The undershoot circuit (106), while receiving the active correction instruction signal, applies subtraction processing to the image data received from the frame memory (101) so as to correct the same, and outputs the image data thus corrected.

(57) 要約: 休止駆動を行う際に画像更新時に生じ得る輝度変化を抑制可能な表示装置を提示する。表示制御回路(20)は、フレームメモリ(101)、強制リフレッシュ判定部(104)、リフレッシュ回路(105)を備える。強制リフレッシュ判定部(104)は、画像が更新されたかどうかを判断する。アクティブな補正信号およびリフレッシュ回路(105)を受ける。アクティブな強制リフレッシュ信号を出力する。

フレームメモリ（１０１）は、アクティブな出力制御信号を受け取ると、画像データを出力する。アンダーシュート回路（１０６）は、アクティブな補正指示信号を受け取っているとき、フレームメモリ（１０１）から受け取った画像データに減算処理を施して補正し、補正後の画像データを出力する。

WO 2014/050291 A1