

(12) 按照专利合作条约所公布的国际申请

(19) 世界知识产权组织
国际局



(43) 国际公布日
2008 年 7 月 3 日 (03.07.2008)

PCT

(10) 国际公布号
WO 2008/077306 A1

(51) 国际专利分类号:

G06F 12/14 (2006.01)

(21) 国际申请号:

PCT/CN2007/003490

(22) 国际申请日:

2007 年 12 月 7 日 (07.12.2007)

(25) 申请语言:

中文

(26) 公布语言:

中文

(30) 优先权:

200610169637.9

2006 年 12 月 26 日 (26.12.2006) CN

(71) 申请人 (对除美国外的所有指定国): 北京握奇数据系统有限公司(BEIJING WATCH DATA SYSTEM CO., LTD.) [CN/CN]; 中国北京市朝阳区首都机场路万红西街2号燕东商务花园, Beijing 100015 (CN)。

(72) 发明人: 及

(75) 发明人/申请人 (仅对美国): 陈大才(CHEN, Dacai) [CN/CN]; 中国北京市朝阳区首都机场路万红西街2号燕东商务花园, Beijing 100015 (CN)。 徐达兴(XU,

Daxing) [CN/CN]; 中国北京市朝阳区首都机场路万红西街2号燕东商务花园, Beijing 100015 (CN)。 齐同心(QI, Tongxin) [CN/CN]; 中国北京市朝阳区首都机场路万红西街2号燕东商务花园, Beijing 100015 (CN)。

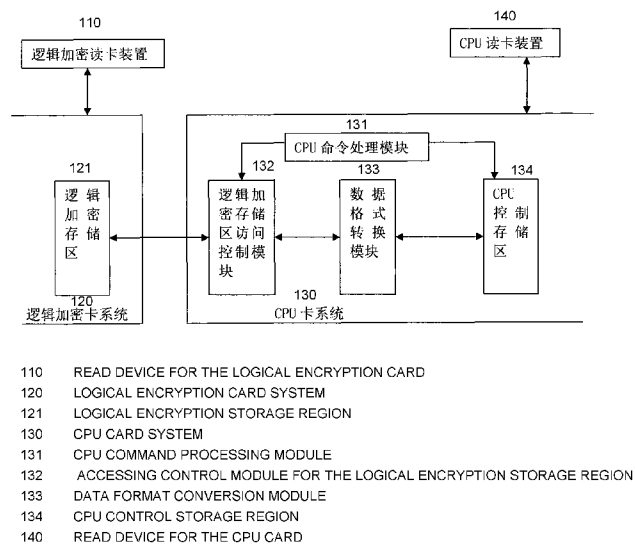
(74) 代理人: 北京中博世达专利商标代理有限公司(BEIJING ZBSD PATENT & TRADEMARK AGENT LTD.); 中国北京市海淀区大柳树路17号富海大厦B座501室, Beijing 100081 (CN)。

(81) 指定国 (除另有指明, 要求每一种可提供的国家保护): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BH, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IS, JP, KE, KG, KM, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RS, RU, SC, SD, SE, SG, SK, SL, SM, SV, SY, TJ, TM,

[见续页]

(54) Title: A DUAL USAGE SMART CARD OF CPU AND LOGICAL ENCRYPTION AND ITS DATA SYNCHRONIZATION METHOD

(54) 发明名称: CPU与逻辑加密双用智能卡及其数据同步方法



(57) Abstract: A dual usage smart card of CPU and logical encryption and its data synchronization method. Said method comprises that a CPU command processing control module controls an accessing control module for the logical encryption storage region to read the data in the logical encryption storage region to a data format conversion module; said data format conversion module transmits the data to the CPU control storage region; the CPU command processing control module controls the CPU control storage region again to transmit the data of CPU card to the accessing control module for the logical encryption storage region through the data format conversion module; and said accessing control module for the logical encryption storage region writes the data of CPU card into the logical encryption storage region.

(57) 摘要:

一种CPU与逻辑加密双用智能卡及其数据同步方法。所述方法包括: CPU命令处理模块控制逻辑加密存储区访问控制模块, 读取逻辑加密存储区的数据给数据格式转换模块, 所述数据格式转换模块将数据转发给CPU控制存储区, CPU命令处理模块再控制CPU控制存储区, 将CPU卡数据通过数据格式转换模块发送给逻辑加密存储区访问控制模块, 所述逻辑加密存储区访问控制模块将CPU卡数据写入逻辑加密存储区。

WO 2008/077306 A1



TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW。

TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG)。

(84) 指定国 (除另有指明, 要求每一种可提供的地区保护): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), 欧亚 (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), 欧洲 (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, LV, MC, MT, NL, PL, PT, RO, SE, SI, SK,

根据细则4.17的声明:

- 关于申请人有权申请并被授予专利 (细则4.17(ii))
- 关于申请人有权要求在先申请的优先权 (细则4.17(iii))

本国际公布:

- 包括国际检索报告。

第 IV 栏 摘要正文(接第 1 页第 5 项)

一种 CPU 与逻辑加密双用智能卡及其数据同步方法。所述方法包括: CPU 命令处理模块控制逻辑加密存储区访问控制模块, 读取逻辑加密存储区的数据给数据格式转换模块, 所述数据格式转换模块将数据转发给 CPU 控制存储区, CPU 命令处理模块再控制 CPU 控制存储区, 将 CPU 卡数据通过数据格式转换模块发送给逻辑加密存储区访问控制模块, 所述逻辑加密存储区访问控制模块将 CPU 卡数据写入逻辑加密存储区。