

(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES
PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum
Internationales Büro

(43) Internationales Veröffentlichungsdatum
19. März 2020 (19.03.2020)



(10) Internationale Veröffentlichungsnummer
WO 2020/052803 A1

(51) Internationale Patentklassifikation:
H04L 12/40 (2006.01)

(21) Internationales Aktenzeichen: PCT/EP2019/025188

(22) Internationales Anmeldedatum:
17. Juni 2019 (17.06.2019)

(25) Einreichungssprache: Deutsch

(26) Veröffentlichungssprache: Deutsch

(30) Angaben zur Priorität:
10 2018 007 143.0
10. September 2018 (10.09.2018) DE

(71) Anmelder: **INOVA SEMICONDUCTORS GMBH**
[DE/DE]; Grafinger Str. 26, 81671 München (DE).

(72) Erfinder: **NEUMANN, Roland**; c/o INOVA Semiconductors GmbH, Grafinger Str. 26, 81671 München (DE).

(74) Anwalt: **REICH, Jochen**; Herrnstr. 15, 80539 München (DE).

(81) Bestimmungsstaaten (soweit nicht anders angegeben, für jede verfügbare nationale Schutzrechtsart): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DJ, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT,

HN, HR, HU, ID, IL, IN, IR, IS, JO, JP, KE, KG, KH, KN, KP, KR, KW, KZ, LA, LC, LK, LR, LS, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW.

(84) Bestimmungsstaaten (soweit nicht anders angegeben, für jede verfügbare regionale Schutzrechtsart): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, ST, SZ, TZ, UG, ZM, ZW), eurasisches (AM, AZ, BY, KG, KZ, RU, TJ, TM), europäisches (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG).

Veröffentlicht:

— mit internationalem Recherchenbericht (Artikel 21 Absatz 3)

(54) Title: EFFICIENT LINE DRIVER DEVICE FOR DATA FLOW CONTROL

(54) Bezeichnung: EFFIZIENTE LEITUNGSTREIBERVORRICHTUNG ZUR DATENFLUSSKONTROLLE

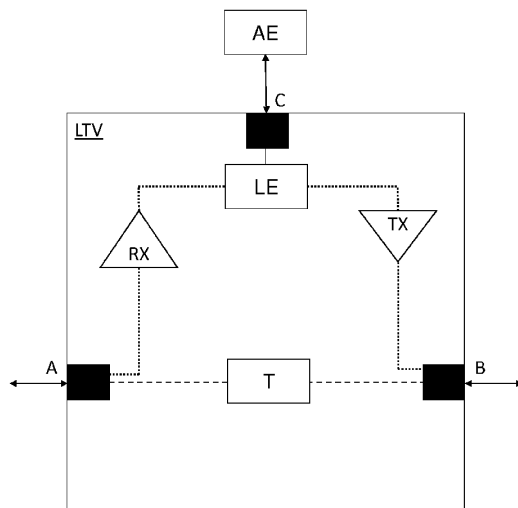


Fig. 2

(57) Abstract: The present invention relates to a line driver device which allows, for example in a system arrangement for controlling execution units, a first or second communication path to be selected for further data flow with little technical complexity. In addition, the proposed line driver device is particularly fault-tolerant and suitable, inter alia, for use in an automobile. The present invention further relates to a corresponding system arrangement and to a method for operating or producing the line driver device. Furthermore, a computer program product is disclosed, comprising control commands which execute the proposed method and/or produce or operate the line driver device.

(57) Zusammenfassung: Die vorliegende Erfindung ist auf eine Leitungstreibervorrichtung gerichtet, welche es beispielsweise in einer Systemanordnung zur Ansteuerung von Ausführungseinheiten ermöglicht, dass mit geringem technischem Aufwand ein erster oder zweiter Kommunikationspfad zum weiteren Datenfluss ausgewählt wird. Darüber hinaus ist die vorgeschlagene Leitungstreibervorrichtung besonders fehlertolerant und eignet sich u. a. für den Einsatz in einem Automobil. Die vorliegende Erfindung ist ferner gerichtet auf eine entsprechende Systemanordnung sowie auf ein Verfahren zum Betreiben bzw. Herstellen der Leitungstreibervorrichtung. Darüber hinaus wird ein Computerprogrammprodukt vorgeschlagen, mit Steuerbefehlen, welche das vorgeschlagene Verfahren ausführen bzw. die Leitungstreibervorrichtung herstellen bzw. betreiben.

WO 2020/052803 A1