

KZ, LA, LC, LK, LR, LS, LU, LY, MA, MD, ME, MG, MK,
MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA,
PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD,
SE, SG, SK, SL, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ,
UA, UG, US, UZ, VC, VN, WS, ZA, ZM, ZW.

(84) 지정국 (별도의 표시가 없는 한, 가능한 모든 종류의 역
내 권리의 보호를 위하여): ARIPO (BW, GH, GM, KE,
LR, LS, MW, MZ, NA, RW, SD, SL, ST, SZ, TZ, UG, ZM,
ZW), 유라시아 (AM, AZ, BY, KG, KZ, RU, TJ, TM), 유
럽 (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI,
FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK,
MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI
(BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML,
MR, NE, SN, TD, TG).

공개:

— 국제조사보고서와 함께 (조약 제21조(3))

separated from the first portion and disposed in the second housing under the recognition member; a first printed circuit board disposed
in the first housing under the second support part; and a second printed circuit board disposed in the second housing under the second
support part, separated from the first printed circuit board, and electrically connected to the second support part.

(57) 요약서: 본 문서에 개시된 다양한 실시예에 따른 전자 장치는, 제1 하우징, 상기 제1 하우징에 대하여 회전 가능하게
연결되는 제2 하우징, 상기 제1 하우징에 배치되는 제1 영역, 상기 제2 하우징에 배치되는 제2 영역, 상기 제1 영역과 상기
제2 영역을 연결하고 적어도 일부분이 휘어지는 제3 영역을 포함하는 디스플레이 패널, 상기 디스플레이 패널의 하부에
배치되어 상기 디스플레이 패널을 지지하는 제1 지지부, 상기 제1 지지부의 하부에서 상기 제1 하우징에 배치되는 제1
인식 부재, 및 상기 제1 지지부의 하부에서 상기 제2 하우징에 배치되는 제2 인식 부재를 포함하고, 펜 입력 장치의 신호를
인식하는 인식 부재, 상기 인식 부재의 하부에서 상기 제1 하우징에 배치되는 제1 부분, 상기 제1 부분과 분리되고 상기
인식 부재의 하부에서 상기 제2 하우징에 배치되는 제2 부분을 포함하는 제2 지지부, 상기 제2 지지부의 하부에서 상기
제1 하우징에 배치되는 제1 인쇄 회로 기판 및 상기 제2 지지부의 하부에서 상기 제2 하우징에 배치되고 상기 제1 인쇄
회로 기판과 분리되며 상기 제2 지지부와 전기적으로 연결되는 제2 인쇄 회로 기판을 포함할 수 있다.