

17/09/02
2002062063



162162

(12)特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2002 年 8 月 8 日 (08.08.2002)

PCT

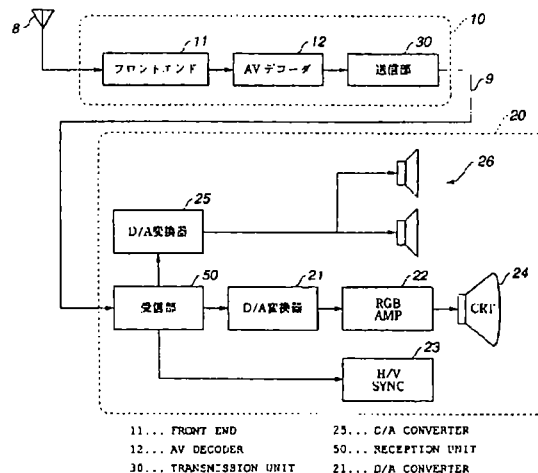
(10) 国際公開番号
WO 02/062063 A1

- (51) 国際特許分類: H04N 7/08, 5/44, H04L 1/08 (72) 発明者; および
(75) 発明者/出願人 (米国についてののみ): 岡本 裕成 (OKAMOTO, Hiroshige) [JP/JP]; 〒141-0001 東京都品川区北品川 6 丁目 7 番 35 号 ソニー株式会社内 Tokyo (JP). 広江 哲也 (HIROE, Tetsuya) [JP/JP]; 〒141-0001 東京都品川区北品川 6 丁目 7 番 35 号 ソニー株式会社内 Tokyo (JP). 村越 象 (MURAKOSHI, Sho) [JP/JP]; 〒141-0001 東京都品川区北品川 6 丁目 7 番 35 号 ソニー株式会社内 Tokyo (JP). 江島 直樹 (EJIMA, Naoki) [JP/JP]; 〒571-8501 大阪府門真市大字門真 1 0 0 6 番地 松下電器産業株式会社内 Osaka (JP). 西尾 歳朗 (NISHIO, Toshiroh) [JP/JP]; 〒571-8501 大阪府門真市大字門真 1 0 0 6 番地 松下電器産業株式会社内 Osaka (JP). 川村 明久 (KAWAMURA, Akihisa) [JP/JP]; 〒571-8501 大阪府門真市大字門真 1 0 0 6 番地 松下電器産業株式会社内 Osaka (JP). 鈴木 秀和 (SUZUKI, Hidekazu) [JP/JP]; 〒571-8501 大阪府門真市大字門真 1 0 0 6 番地 松下電器産業株式会社内 Osaka (JP).
- (21) 国際出願番号: PCT/JP02/00597
- (22) 国際出願日: 2002 年 1 月 28 日 (28.01.2002)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願2001-026118 2001 年 2 月 1 日 (01.02.2001) JP
- (71) 出願人 (米国を除く全ての指定国について): ソニー株式会社 (SONY CORPORATION) [JP/JP]; 〒141-0001 東京都品川区北品川 6 丁目 7 番 35 号 Tokyo (JP). 松下電器産業株式会社 (MATSUSHITA ELECTRIC INDUSTRIAL CO., LIMITED) [JP/JP]; 〒571-8501 大阪府門真市大字門真 1 0 0 6 番地 Osaka (JP).

[続葉有]

(54) Title: DATA TRANSMITTING METHOD AND RECEIVING METHOD, AND VIDEO DATA TRANSMITTING DEVICE AND RECEIVING DEVICE

(54) 発明の名称: データ伝送方法及び受信方法、ビデオデータ送信装置及び受信装置



(57) Abstract: A video signal transmitting/receiving system for transmitting a digital video signal from a transmission unit (30) to a reception unit (50) through a line (9) serving as a transmission path. The transmission unit (30) converts a video signal to be transmitted into a bit sequence longer than the data length of a pixel constituting the video signal, assigns a plurality of bit sequence to a blanking period for which the data on the pixel of the bit sequence into which the video signal is converted not transmitted, and transmits identical superposition data a plurality of times by using the bit sequence. The reception unit (50) extracts a specific bit sequence representing the blanking period from the received data, and makes a majority decision on the result of demodulation of the extracted bit sequence, to determine output data, so that the errors of additional data reception are reduced to simplify the circuit construction, thereby to improving the error rate.

[続葉有]

WO 02/062063 A1



ACTION