

(12) 按照专利合作条约所公布的国际申请

(19) 世界知识产权组织
国际局

(43) 国际公布日
2023 年 5 月 25 日 (25.05.2023)



(10) 国际公布号
WO 2023/087901 A1

(51) 国际专利分类号:
G06F 9/4401 (2018.01)

(21) 国际申请号: PCT/CN2022/120384

(22) 国际申请日: 2022 年 9 月 22 日 (22.09.2022)

(25) 申请语言: 中文

(26) 公布语言: 中文

(30) 优先权:
202111371585.4 2021 年 11 月 18 日 (18.11.2021) CN

(71) 申请人: 腾讯科技(深圳)有限公司 (TENCENT TECHNOLOGY (SHENZHEN) COMPANY LIMITED) [CN/CN]; 中国广东省深圳市南山区高新区科技中一路腾讯大厦 35 层, Guangdong 518057 (CN)。

(72) 发明人: 强鹏 (QIANG, Peng); 中国广东省深圳市南山区高新区科技中一路腾讯大厦 35 层, Guangdong 518057 (CN)。

(74) 代理人: 华进联合专利商标代理有限公司 (ADVANCE CHINA IP LAW OFFICE); 中国广东

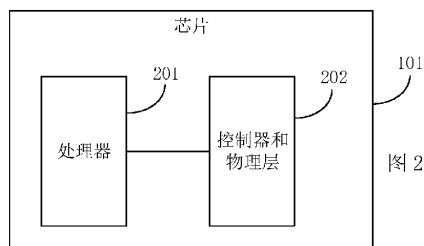
省广州市天河区珠江东路 6 号 4501 房 (部位: 自编 01-03 和 08-12 单元) (仅限办公用途), Guangdong 510623 (CN)。

(81) 指定国(除另有指明, 要求每一种可提供的国家保护): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CV, CZ, DE, DJ, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IQ, IR, IS, IT, JM, JO, JP, KE, KG, KH, KN, KP, KR, KW, KZ, LA, LC, LK, LR, LS, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, WS, ZA, ZM, ZW。

(84) 指定国(除另有指明, 要求每一种可提供的地区保护): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, ST, SZ, TZ, UG, ZM, ZW), 欧亚 (AM, AZ, BY, KG, KZ, RU, TJ, TM), 欧洲 (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT,

(54) **Title:** POWER-ON OPERATION EXECUTION METHOD AND APPARATUS, CHIP, ELECTRONIC DEVICE, AND COMPUTER PROGRAM PRODUCT

(54) 发明名称: 上电操作执行方法、装置、芯片、电子设备和计算机程序产品



101 Chip
201 Processor
202 Controller and physical layer

(57) **Abstract:** Embodiments of the present application disclose a power-on operation execution method and apparatus, a chip, an electronic device, and a computer program product, and belong to the technical field of computers. The method comprises: after connecting a chip to a host and when the frequency of a first clock signal of the chip is switched to a stable state, starting up a processor of the chip (301); receiving a reset signal sent by the host, the reset signal being sent after the frequency of a second clock signal of the host is switched to a stable state (302); and in response to the reset signal, executing a power-on operation (303), the time point at which the frequency of the first clock signal switches to a stable state is earlier than the time point at which the frequency of the second clock signal switches to a stable state.

(57) **摘要:** 本申请实施例公开了一种上电操作执行方法、装置、芯片、电子设备和计算机程序产品, 属于计算机技术领域。该方法包括: 在芯片接入主机后, 当芯片的第一时钟信号的频率切换为稳定状态时, 启动芯片的处理器(301); 接收主机发送的复位信号, 复位信号在主机的第二时钟信号的频率切换为稳定状态后发送(302); 响应于复位信号, 执行上电操作(303); 其中, 第一时钟信号的频率切换为稳定状态的时间点早于第二时钟信号切换为稳定状态的时间点。

[见续页]

WO 2023/087901 A1

RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI,
CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG)。

本国际公布:

— 包括国际检索报告(条约第21条(3))。