03/07/02
20020040046

(12)特許協力条約に基づいて公開された国際出願

162162

(19) 世界知的所有権機関
国際事務局

(43) 国際公開日
2002年5月16日 (16.05.2002)

PCT

(10) 国際公開番号
WO 02/39420 A1

(51) 国際特許分類[7]: G09G 3/30

(21) 国際出願番号: PCT/JP01/09735

(22) 国際出願日: 2001年11月7日 (07.11.2001)

(25) 国際出願の言語: 日本語

(26) 国際公開の言語: 日本語

(30) 優先権データ:
特願2000-338688 2000年11月7日 (07.11.2000) JP
特願2001-231807 2001年7月31日 (31.07.2001) JP
特願2001-320936 2001年10月18日 (18.10.2001) JP
特願2001-339772 2001年11月5日 (05.11.2001) JP

(71) 出願人 (米国を除く全ての指定国について): ソニー株式会社 (SONY CORPORATION) [JP/JP]; 〒141-0001 東京都品川区北品川6丁目7番35号 Tokyo (JP).

(72) 発明者; および
(75) 発明者/出願人 (米国についてのみ): 湯本 昭 (YUMOTO, Akira) [JP/JP]; 〒141-0001 東京都品川区北品川6丁目7番35号 ソニー株式会社内 Tokyo (JP).

(74) 代理人: 佐藤隆久(SATOH, Takahisa); 〒111-0052 東京都台東区柳橋2丁目4番2号 宮木ビル4階 創進国際特許事務所 Tokyo (JP).

(81) 指定国 (国内): CN, KR, SG, US.

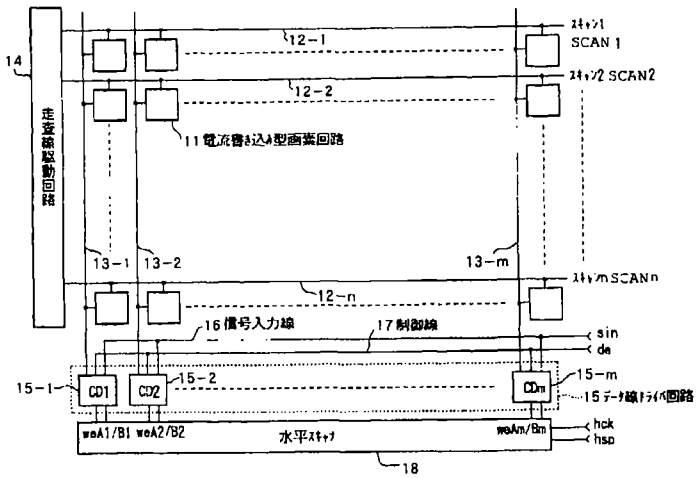
(84) 指定国 (広域): ヨーロッパ特許 (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE, TR).

添付公開書類:
— 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

(54) Title: ACTIVE MATRIX DISPLAY AND ACTIVE MATRIX ORGANIC ELECTROLUMINESCENCE DISPLAY

(54) 発明の名称: アクティブマトリクス型表示装置およびアクティブマトリクス型有機エレクトロルミネッセンス表示装置



14...SCANNING LINE DRIVE CIRCUIT
11...CURRENT-WRITE PIXEL CIRCUIT
16...SIGNAL INPUT LINE
17...CONTROL LINE
18...HORIZONTAL SCANNER
15...DATA LINE DRIVER CIRCUIT

(57) Abstract: When current-write pixel circuits are used, data must be written in the pixels line-sequentially. An active matrix display in which current-write pixel circuits (11) are arranged in a matrix comprises a data line driver circuit (15) composed of m current driver circuit (CD) (15-1 to 15-m) so provided

[続葉有]

WO 02/39420 A1

ACTION