

AC

(12)特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局



G00002

(43) 国際公開日
2002 年 3 月 21 日 (21.03.2002)

PCT

(10) 国際公開番号
WO 02/23800 A1

(51) 国際特許分類: H04L 9/38, H04B 10/04, G02F 1/01

(21) 国際出願番号: PCT/JP01/07770

(22) 国際出願日: 2001 年 9 月 7 日 (07.09.2001)

(25) 国際出願の言語: 日本語

(26) 国際公開の言語: 日本語

(30) 優先権データ:
特願2000-274360 2000 年 9 月 11 日 (11.09.2000) JP

(71) 出願人 (米国を除く全ての指定国について): 三菱電機株式会社 (MITSUBISHI DENKI KABUSHIKI KAISHA) [JP/JP]; 〒100-8310 東京都千代田区丸の内二丁目2番3号 Tokyo (JP)

(72) 発明者; および

(75) 発明者/出願人 (米国についてのみ): 長谷川俊夫

(HASEGAWA, Toshio) [JP/JP] 西岡 毅 (NISHIOKA, Tsuyoshi) [JP/JP]. 石塚裕一 (ISHIZUKA, Hirokazu) [JP/JP]; 〒100-8310 東京都千代田区丸の内二丁目2番3号 三菱電機株式会社内 Tokyo (JP).

(74) 代理人: 溝井章司, 外(MIZOI, Shoji et al.); 〒247-0056 神奈川県鎌倉市大船二丁目17番10号 NTA大船ビル 3F Kanagawa (JP)

(81) 指定国 (国内): AU, CA, CN, KR, MX, NO, SG, US.

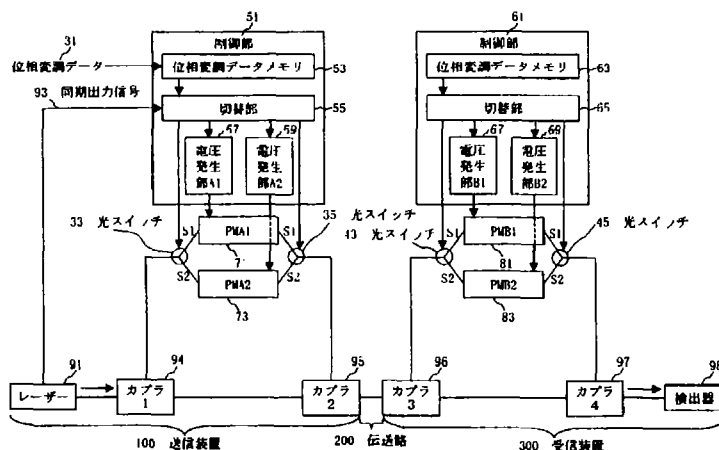
(84) 指定国 (広域): ヨーロッパ特許 (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE, TR).

添付公開書類:
— 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

(54) Title: PHASE MODULATOR AND PHASE MODULATING METHOD

54) 発明の名称: 位相変調装置及び位相変調方法



- | | | | |
|-----|-------------------------------|-----|-------------------------------|
| 31 | PHASE MODULATION DATA | 200 | TRANSMISSION LINE |
| 93 | SYNCHRONIZATION OUTPUT SIGNAL | 61 | CONTROL UNIT |
| 51 | CONTROL UNIT | 63 | PHASE MODULATION DATA MEMORY |
| 53 | PHASE MODULATION DATA MEMORY | 65 | SWITCH SECTION |
| 55 | SWITCH SECTION | 67 | VOLTAGE GENERATING SECTION B1 |
| 57 | VOLTAGE GENERATING SECTION A1 | 69 | VOLTAGE GENERATING SECTION B2 |
| 59 | VOLTAGE GENERATING SECTION A2 | 43 | OPTICAL SWITCH |
| 71 | OPTICAL SWITCH | 45 | OPTICAL SWITCH |
| 73 | OPTICAL SWITCH | 96 | COUPLER 3 |
| 91 | LASER | 97 | COUPLER 4 |
| 94 | COUPLER 1 | 98 | DETECTOR |
| 95 | COUPLER 2 | 300 | RECEIVER |
| 100 | TRANSMITTER | | |

(57) Abstract: The rise time until the voltage applied to a phase modulator increases up to a target value and the fall until the voltage decreases to zero voltage are ignorable during high-speed operation. First and second phase modulators (71, 73) are provided parallel A switch

[続葉有]

WO 02/23800 A1