

(12)特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局

G00002

(43) 国際公開日
2002 年 8 月 8 日 (08.08.2002)

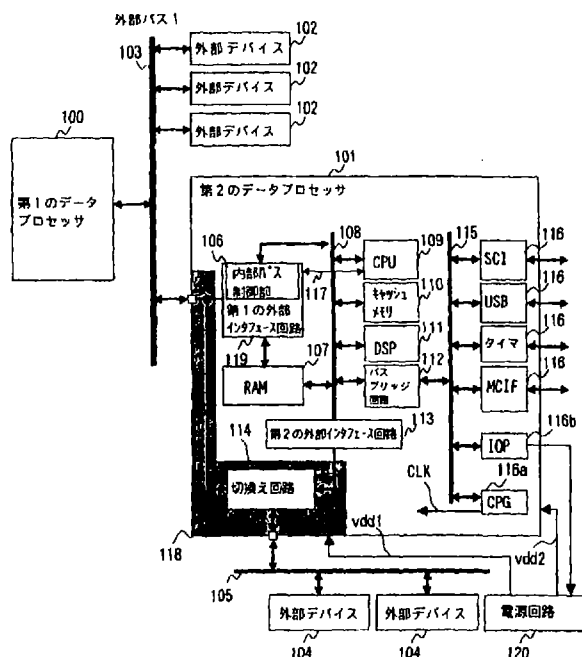
PCT

(10) 国際公開番号
WO 02/061591 A1

- (51) 国際特許分類: G06F 13/36
- (21) 国際出願番号: PCT/JP01/09322
- (22) 国際出願日: 2001 年 10 月 24 日 (24.10.2001)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願2001-22587 2001 年 1 月 31 日 (31.01.2001) JP
- (71) 出願人 (米国を除く全ての指定国について): 株式会社日立製作所 (HITACHI, LTD) [JP/JP]; 〒101-8010 東京都千代田区神田駿河台四丁目6番地 Tokyo (JP).
- (72) 発明者: および
- (75) 発明者/出願人 (米国についてのみ): 西本順一 (NISHI-MOTO, Junichi) [JP/JP]. 中澤拓一郎 (NAKAZAWA, Takuichiro) [JP/JP]. 山田孔司 (YAMADA, Koji) [JP/JP]. 服部俊洋 (HATTORI, Toshihiro) [JP/JP]; 〒187-8588 東京都小平市上水本町五丁目20番1号 株式会社日立製作所 半導体グループ内 Tokyo (JP).
- (74) 代理人: 玉村静世 (TAMAMURA, Shizuyo); 〒101-0052 東京都千代田区神田小川町2丁目10番地 新山城ビル 42号 Tokyo (JP).
- (81) 指定国 (国内): CN, JP, KR, SG, US.
- (84) 指定国 (広域): ヨーロッパ特許 (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE, TR).
- 添付公開書類:
— 国際調査報告書
- 2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

(54) Title: DATA PROCESSING SYSTEM AND DATA PROCESSOR

(54) 発明の名称: データ処理システム及びデータプロセッサ



162162

- 100...FIRST DATA PROCESSOR
103...EXTERNAL BUS 1
102...EXTERNAL DEVICE
104...EXTERNAL DEVICE
101...SECOND DATA PROCESSOR
106...INTERNAL BUS CONTROL UNIT
119...FIRST EXTERNAL INTERFACE CIRCUIT
114...SWITCHING CIRCUIT
110...CACHE MEMORY
112...BUS BRIDGE CIRCUIT
113...SECOND EXTERNAL INTERFACE CIRCUIT
116...TIMER
120...POWER SUPPLY CIRCUIT

(57) Abstract: An interface means (119) for enabling connection with the other data processor (100) is provided in one data processor (101), and a function of enabling connection with the other data processor as a bus master is provided in an internal bus (108) in one data processor to allow the other data processor to directly operate a peripheral function, memory-mapped in the internal bus, from the outside via the interface means. Consequently, a data processor can use the peripheral function of another data processor without interrupting a program being run. In fact, one data processor can share the peripheral resource of another data processor.

[続葉有]



(57) 要約:

一のデータプロセッサ（１０１）に他のデータプロセッサ（１００）との接続を可能にするためのインタフェース手段（１１９）を設け、このインタフェース手段に、一のデータプロセッサ内の内部バス（１０８）に他のデータプロセッサをバスマスタとして接続可能にする機能を設け、内部バスにメモリマップされた周辺機能を前記インタフェース手段を介して外部より当該他のデータプロセッサが直接操作できるようにする。これにより、データプロセッサは、実行中のプログラムを中断することなく、別のデータプロセッサの周辺機能等を使うことが可能となる。要するに、一のデータプロセッサは別のデータプロセッサの周辺リソースを共有することが可能になる。