

(19) 世界知的所有権機関
国際事務局(43) 国際公開日
2006年3月16日 (16.03.2006)

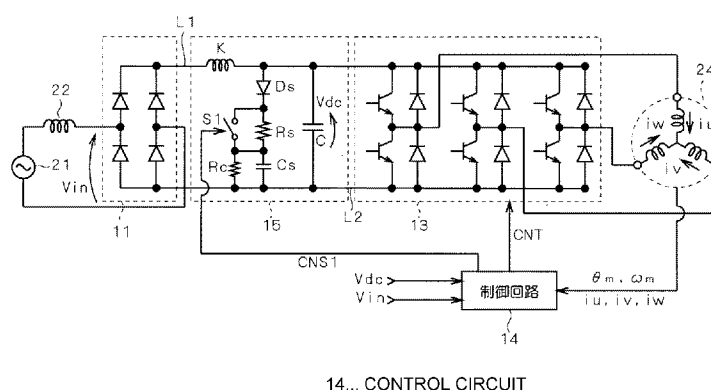
PCT

(10) 国際公開番号
WO 2006/027959 A1

- (51) 国際特許分類:
H02M 7/48 (2006.01) H02M 7/12 (2006.01)
- (21) 国際出願番号: PCT/JP2005/015465
- (22) 国際出願日: 2005年8月25日 (25.08.2005)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願2004-260666 2004年9月8日 (08.09.2004) JP
- (71) 出願人 (米国を除く全ての指定国について): ダイキン工業株式会社 (DAIKIN INDUSTRIES, LTD.) [JP/JP]; 〒5308323 大阪府大阪市北区中崎西2丁目4番12号 梅田センタービル Osaka (JP).
- (72) 発明者; および
- (75) 発明者/出願人 (米国についてのみ): 関本 守満 (SEKI-MOTO, Morimitsu) [JP/JP]; 〒5258526 滋賀県草津市岡本町字大谷1000番地の2 ダイキン工業株式会社 滋賀製作所内 Shiga (JP). 山井 広之 (YAMAI, Hiroyuki) [JP/JP]; 〒5202132 滋賀県大津市神領2-1-31 Shiga (JP).
- (74) 代理人: 吉田 茂明, 外(YOSHIDA, Shigeaki et al.); 〒5400001 大阪府大阪市中央区域見1丁目4番70号 住友生命OBPプラザビル10階 Osaka (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KM, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NG, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SM, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.
- (84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, LV, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).
- 添付公開書類:
— 国際調査報告書
- 2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

(54) Title: POLYPHASE CURRENT SUPPLYING CIRCUIT AND DRIVER APPARATUS

(54) 発明の名称: 多相電流供給回路及び駆動装置



14... CONTROL CIRCUIT

(57) Abstract: This invention is to reduce a voltage across a smoothing capacitor in a single-phase capacitorless inverter. A smoothing circuit (15) has a smoothing capacitor (C) connected between a pair of power supply lines (L1, L2). A diode (Ds) has its anode connected to one of the power supply lines (L1) and has its cathode connected to an end of a resistor (Rs), the other end of which is connected to an end of a capacitor (Cs), the other end of which is connected to the other of the power supply lines (L2). In this way, the magnitude of a rectified voltage (Vdc) across the smoothing capacitor (C) can be reduced as compared with an absence of the series connection of diode (Ds), resistor (Rs) and capacitor (Cs).

[続葉有]



(57) 要約:

本発明は、単相コンデンサレスインバータにおいて平滑コンデンサの両端において得られる電圧を小さくする。平滑回路(15)は、一対の電源線(L1, L2)の間に接続された平滑コンデンサ(C)を有している。またダイオード(Ds)のアノードが電源線の一方(L1)に、ダイオード(Ds)のカソードが抵抗(Rs)の一端に、抵抗(Rs)の他端がコンデンサ(Cs)の一端に、コンデンサ(Cs)の他端が電源線の他方(L2)に、それぞれ接続されている。平滑コンデンサ(C)の両端において得られる整流電圧(V_{dc})の大きさを、ダイオード(Ds)、抵抗(Rs)及びコンデンサ(Cs)の直列接続が無い場合よりも小さくすることができる。