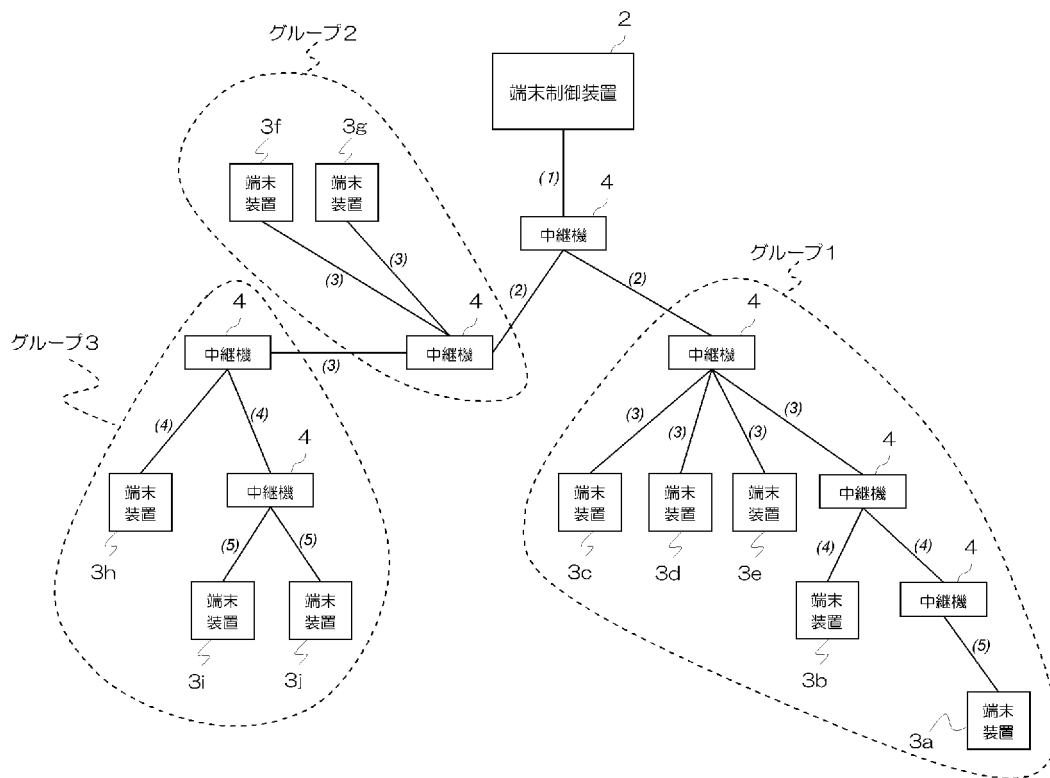


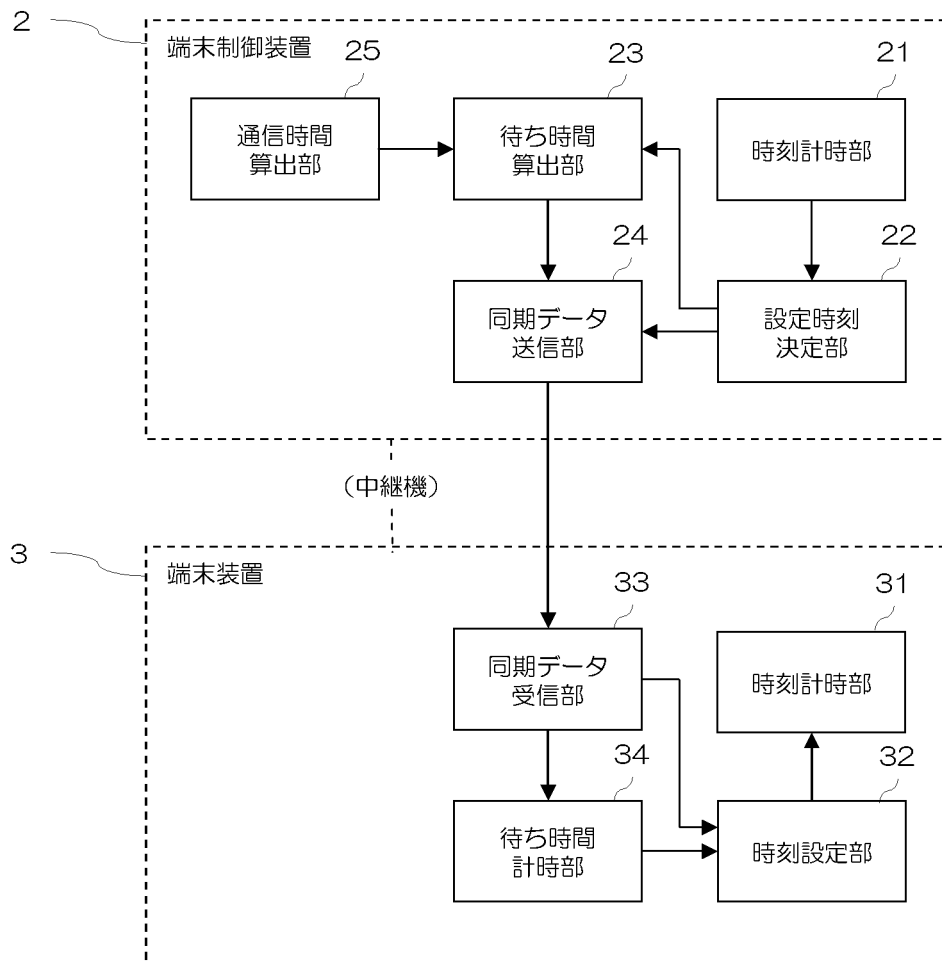
[図1]

時刻同期システム1の全体構成の例



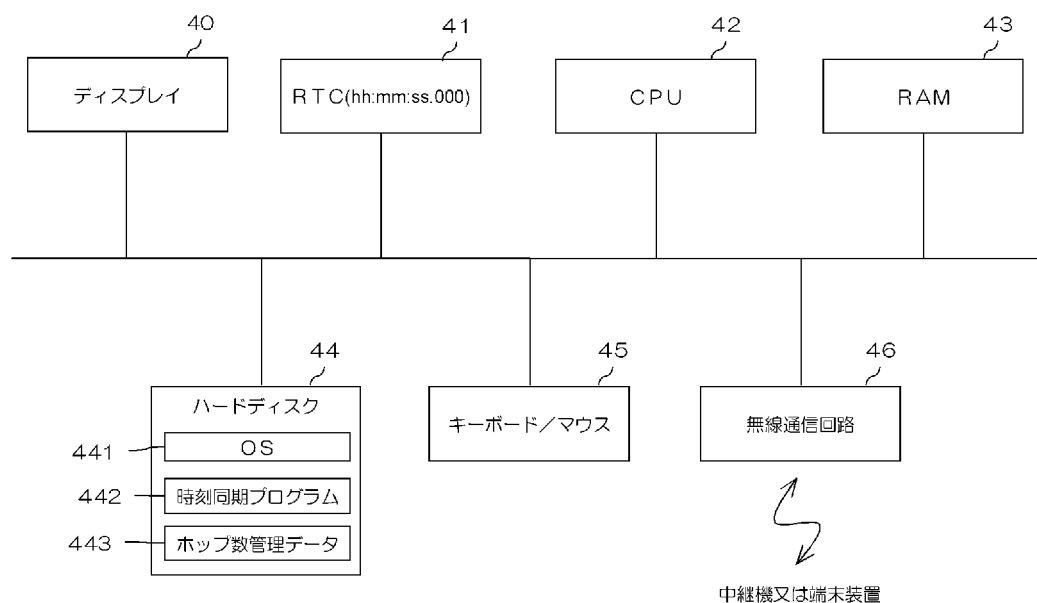
[図2]

時刻同期システムの機能ブロック図の例



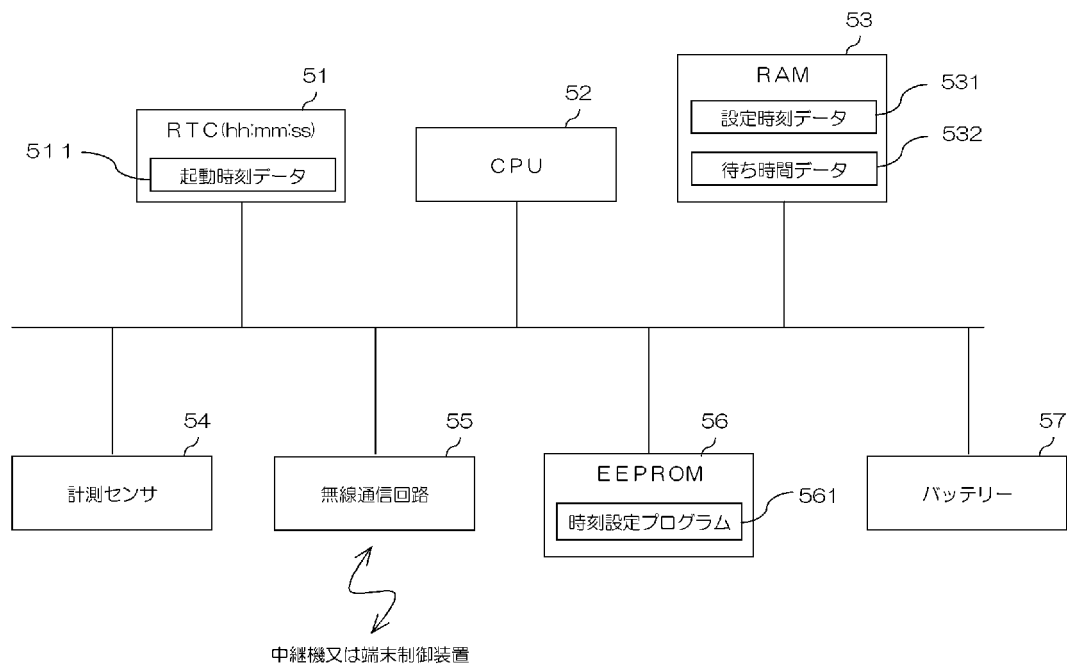
[図3]

端末制御装置のハードウェア構成例



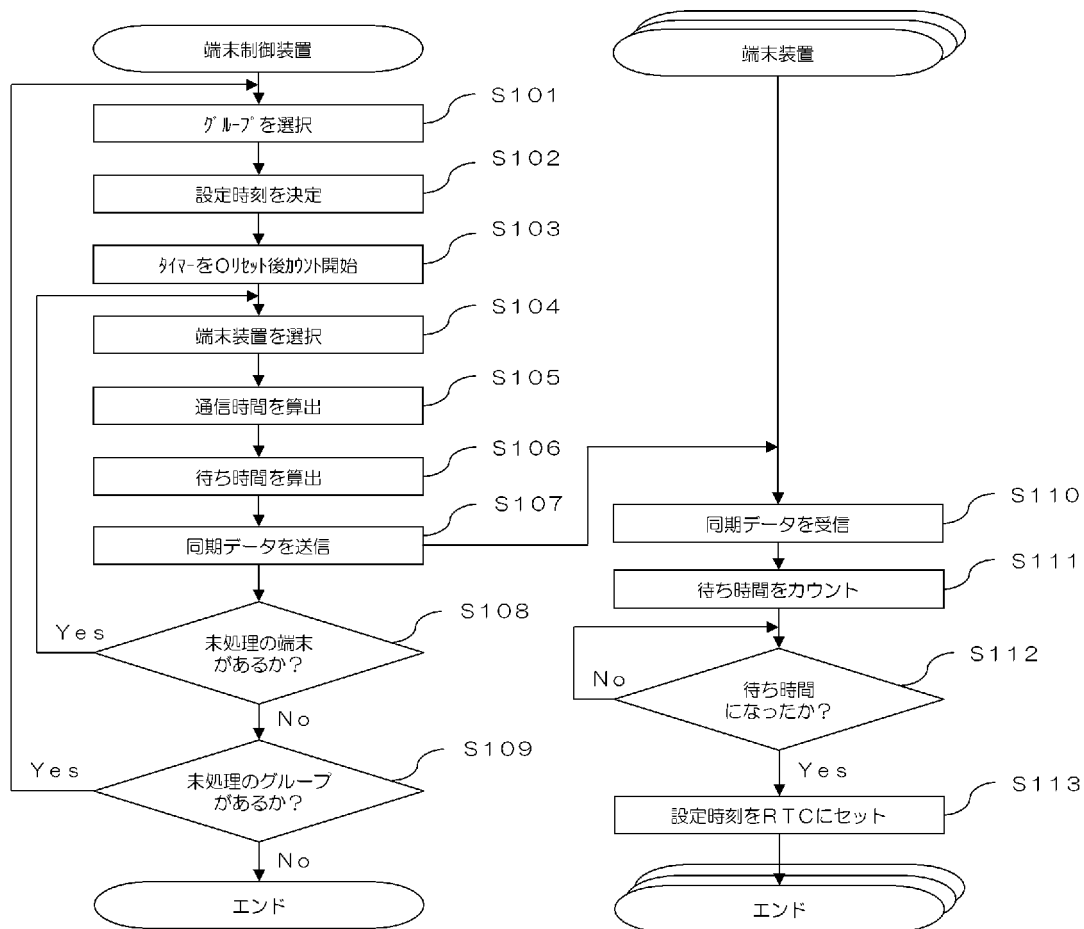
[図4]

端末装置のハードウェア構成例



[図5]

時刻同期処理のフローチャートの例



[図6]

ホップ数管理データ443の例

	端末装置	ホップ数
601 →	3 a	5
602 →	3 b	4
603 →	3 c	3
604 →	3 d	3
605 →	3 e	3
	:	:

[図7]

