



(51) Classification internationale des brevets :
H04K 3/00 (2006.01)

(21) Numéro de la demande internationale :
PCT/EP2013/076586

(22) Date de dépôt international :
13 décembre 2013 (13.12.2013)

(25) Langue de dépôt : français

(26) Langue de publication : français

(30) Données relatives à la priorité :
12/03478 19 décembre 2012 (19.12.2012) FR

(71) Déposants : THALES [FR/FR]; 45 rue de Villiers, F-92200 Neuilly Sur Seine (FR). ETAT FRANCAIS [FR/FR]; Représenté par le, Délégué Général pour l'Armement, DGA/DS/SDPA/BPI, 7-9 rue des Mathurins, F-92221 Bagneux Cedex (FR).

(72) Inventeurs : MALLIER, Sébastien; La Basse Rue, F-35890 Bourg Des Comptes (FR). SIRVEN, François; Thales Communications & Security S.A., 4 avenue des Louvresses, F-92622 Gennevilliers (FR). DELAVEAU,

François; Thales Communications & Security S.A., 4 avenue des Louvresses, F-92622 Gennevilliers (FR). VIRAVAU, Philippe; Thales Communications & Security S.A., 4 avenue des Louvresses, F-92622 Gennevilliers (FR).

(74) Mandataires : HAMMES, Pierre et al.; Immeuble "Virusium", 22 avenue Aristide Briand, F-94117 Arcueil Cedex (FR).

(81) États désignés (sauf indication contraire, pour tout titre de protection nationale disponible) : AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IR, IS, JP, KE, KG, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW.

(84) États désignés (sauf indication contraire, pour tout titre de protection régionale disponible) : ARIPO (BW, GH,

[Suite sur la page suivante]

(54) Title : METHOD OF DECOYING OF A SYSTEM FOR INTERCEPTION AND JAMMING BY INSERTING DUMMY SYNCHRONIZATION PATTERNS INTO THE SIGNAL EMITTED AND EMITTER IMPLEMENTING THE METHOD

(54) Titre : PROCEDE DE LEURRAGE D' UN SYSTEME D' INTERCEPTION ET DE BROUILLAGE PAR INSERTION DE MOTIFS DE SYNCHRONISATION FACTICES DANS LE SIGNAL EMIS ET EMETTEUR METTANT EN OEUVRE LE PROCEDE

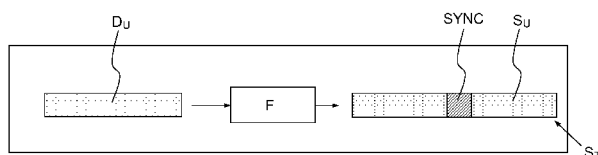


FIG.3a

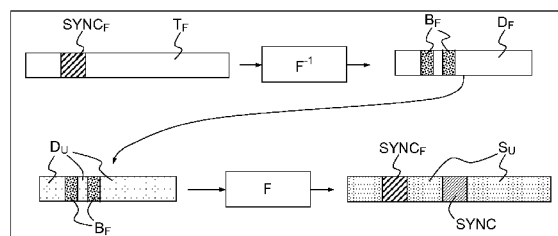


FIG.3b

(57) Abstract : Method of decoying of a system for interception and/or jamming, consisting in generating, in a signal to be emitted, a dummy sequence (SYNC_F), said method comprising the following steps: - defining said dummy sequence (SYNC_F) and its temporal and/or frequential position within the signal to be emitted, the values of the symbols of said dummy sequence and their temporal and/or frequential positions being different from those of the symbols of a synchronization sequence (SYNC) that the said signal comprises, - estimating the value and the position of the dummy bits (B_F) to be inserted within the data sequence (D_u, T) to be emitted at the input of the emission chain so as to obtain, in the sequence produced at the output of the emission chain, the predetermined value and predetermined temporal position of the symbols of said dummy sequence (SYNC_F), - inserting, within said data sequence (D_u, T), the dummy bits (B_F) at the positions obtained.

(57) Abrégé :

[Suite sur la page suivante]





GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, SZ, TZ, UG, ZM, ZW), eurasién (AM, AZ, BY, KG, KZ, RU, TJ, TM), européen (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK,

SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG).

Publiée :

— avec rapport de recherche internationale (Art. 21(3))

Procédé de leurrage d'un système d'interception et/ou de brouillage, consistant à générer, dans un signal à émettre, une séquence factice (SYNC_F), ledit procédé comprenant les étapes suivantes : - Définir ladite séquence factice (SYNC_F) et sa position temporelle et/ou fréquentielle au sein du signal à émettre, les valeurs des symboles de ladite séquence factice et leurs positions temporelles et/ou fréquentielles étant différentes de celles des symboles d'une séquence de synchronisation (SYNC) que comporte ledit signal, - Estimer la valeur et la position des bits factices (B_F) à insérer au sein de la séquence de données (D_n,T) à émettre en entrée de la chaîne d'émission de sorte à obtenir, dans la séquence produite en sortie de la chaîne d'émission, la valeur et la position temporelle prédéfinies des symboles de ladite séquence factice (SYNC_F), - Insérer, au sein de ladite séquence de données (D_n,T), les bits factices (B_F) aux positions obtenues.