(12) 特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局

(43) 国際公開日
2012 年 10 月 4 日(04.10.2012)

WIPO | PCT

(10) 国際公開番号
WO 2012/132355 A1

(51) 国際特許分類:
G06Q 10/06 (2012.01) *G06Q 40/06* (2012.01)

(21) 国際出願番号: PCT/JP2012/002006

(22) 国際出願日: 2012 年 3 月 23 日(23.03.2012)

(25) 国際出願の言語: 日本語

(26) 国際公開の言語: 日本語

(30) 優先権データ:
特願 2011-072747 2011 年 3 月 29 日(29.03.2011) JP

(71) 出願人 (米国を除く全ての指定国について): 日本電気株式会社(NEC Corporation) [JP/JP]; 〒1088001 東京都港区芝五丁目７番１号 Tokyo (JP).

(72) 発明者; および
(75) 発明者/出願人 (米国についてのみ): 森永 聡 (MORINAGA, Satoshi) [JP/JP]; 〒1088001 東京都港区芝五丁目７番１号 日本電気株式会社内 Tokyo (JP). 今村 悟(IMAMURA, Satoru) [JP/JP]; 〒1058574 東京都港区芝三丁目３３番１号 三井住友トラスト・ホールディングス株式会社内 Tokyo (JP).

(74) 代理人: 馬場 資博, 外(BABA, Motohiro et al.); 〒3500046 埼玉県川越市菅原町２５番地１ 石井ビル２階 Saitama (JP).

(81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IS, KE, KG, KM, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW.

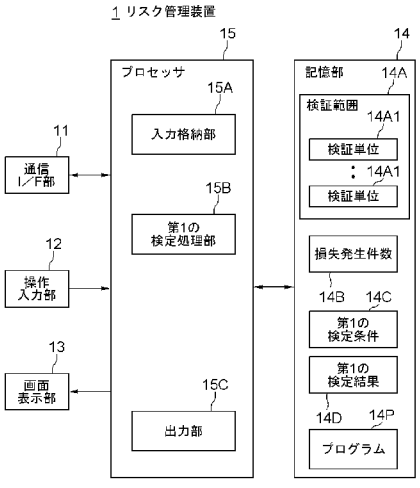
(84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨー

[続葉有]

(54) **Title**: RISK-MANAGEMENT DEVICE

(54) 発明の名称 : リスク管理装置

[図1]



1 .. RISK-MANAGEMENT DEVICE
11 .. COMMUNICATION INTERFACE UNIT
12 .. USER-INPUT UNIT
13 .. SCREEN DISPLAY UNIT
14 .. STORAGE UNIT
14A .. VERIFICATION SCOPE
14A1 .. VERIFICATION UNIT
14B .. LOSS OCCURRENCE COUNTS
14C .. FIRST TEST CONDITIONS
14D .. FIRST TEST RESULT
14P .. PROGRAM
15 .. PROCESSOR
15A .. INPUT STORAGE UNIT
15B .. FIRST TESTING UNIT
15C .. OUTPUT UNIT

(57) **Abstract**: A memory and a processor connected thereto are provided. Said memory stores the following: a plurality of verification units, each comprising one or more scenario-data entries each containing a predicted loss frequency; a verification scope consisting of a collection of verification units; and actual loss occurrence counts corresponding to the scenario-data entries. The processor is programmed to determine whether or not the sum of the loss occurrence counts corresponding to the scenario-data entries included in the verification scope follows a Poisson distribution having a mean equal to the sum of the predicted loss frequencies in said scenario-data entries. Said determination is made by testing goodness of fit with respect to a Poisson distribution.

(57) 要約: 損失発生頻度の予測値を含む１以上のシナリオデータから構成される複数の検証単位と、上記複数の検証単位のあつまりである検証範囲と、上記シナリオデータに対応する実際の損失の発生件数とを記憶するメモリと、上記メモリに接続されたプロセッサとを備える。上記プロセッサは、上記検証範囲に含まれるシナリオデータに対応する上記損失の発生件数の合計値が、上記検証範囲に含まれるシナリオデータにおける損失発生頻度の予測値の合計値を平均とするポアソン分布に従うか否かを、ポアソン分布に対する適合度の検定を用いて決定するようにプログラムされている。

WO 2012/132355 A1

ロッパ (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

— 国際調査報告（条約第 21 条(3)）