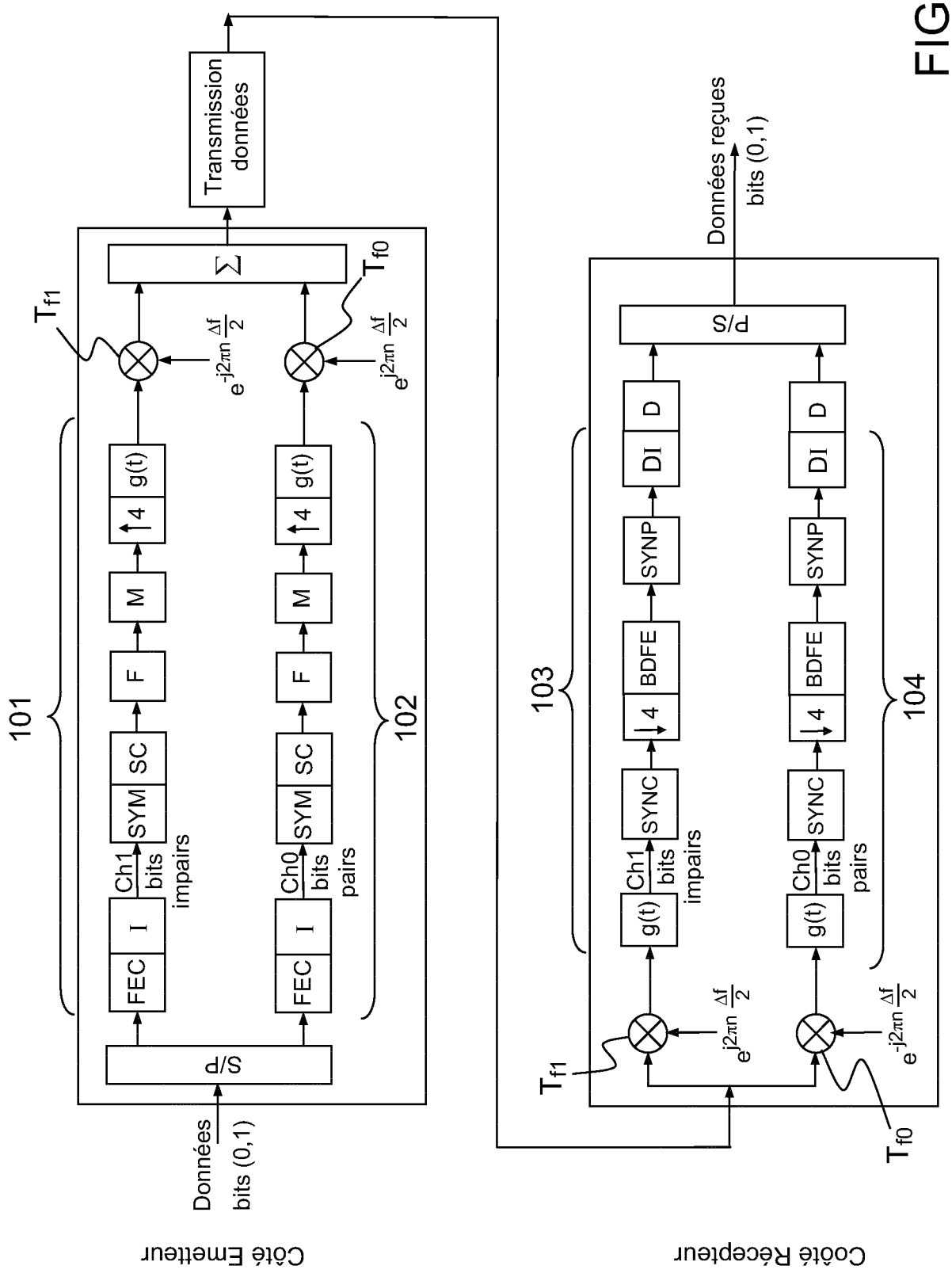
Côté Emetteur
Côté Récepteur
Données bits (0,1)
S/P
FEC
I
Ch1 bits impairs
Ch0 bits pairs
SYM
SC
F
M
4
g(t)
Tf1
Tf0
Σ
Transmission données
SYNC
BDFE
SYNP
DI
D
P/S
Données reçues bits (0,1)
101
102
103
104

FIG.1

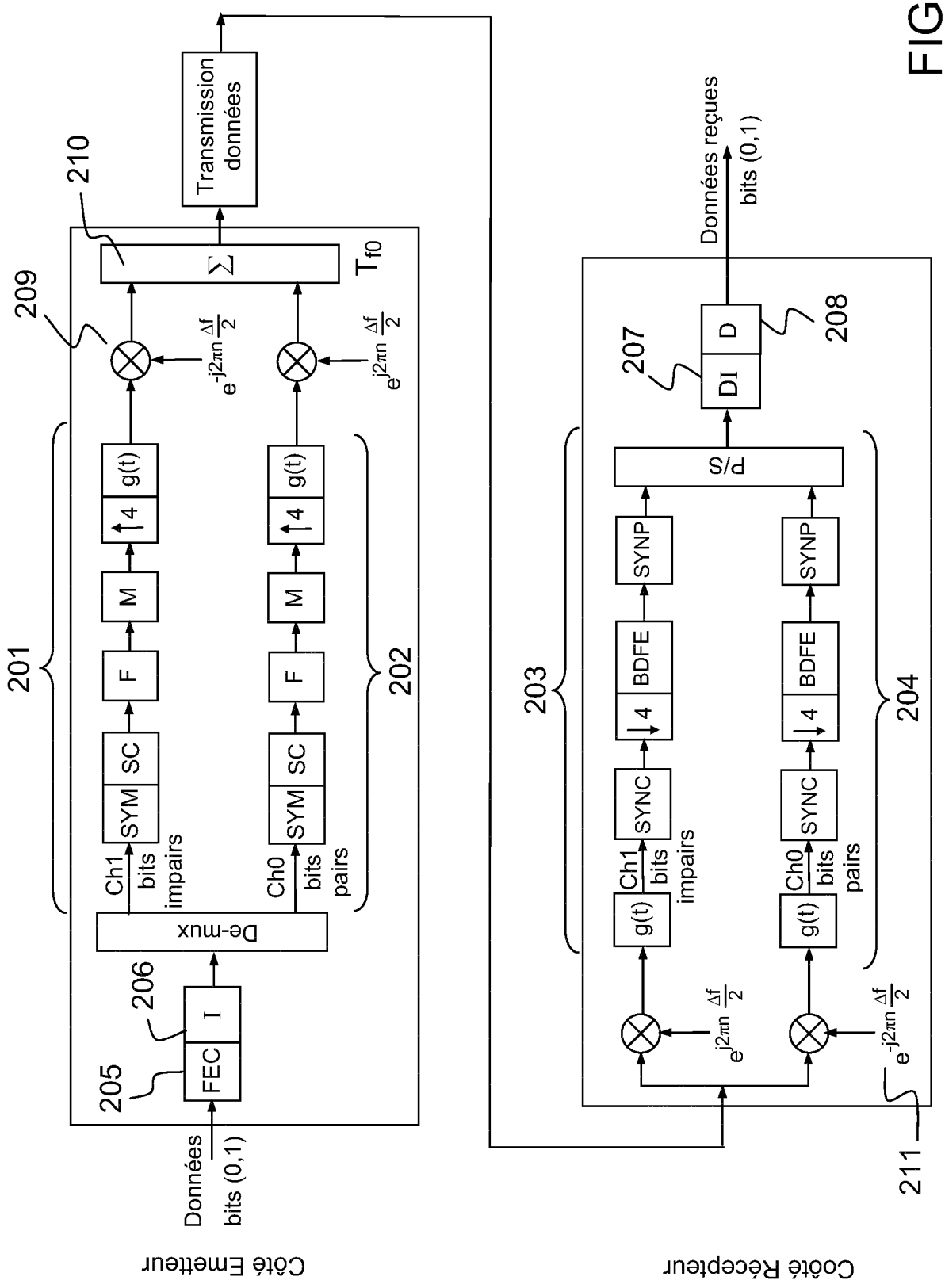
Côté Emetteur
Côté Récepteur
Données bits (0,1)
FEC
I
206
205
De-mux
Ch1 bits impairs
Ch0 bits pairs
SYM
SC
F
M
4
g(t)
201
202
209
210
Transmission données
Σ
T_{f0}
$e^{-j2\pi n \frac{\Delta f}{2}}$
$e^{j2\pi n \frac{\Delta f}{2}}$
Données reçues bits (0,1)
207
208
DI
D
P/S
203
204
211
SYNP
BDFE
SYNC

FIG.2

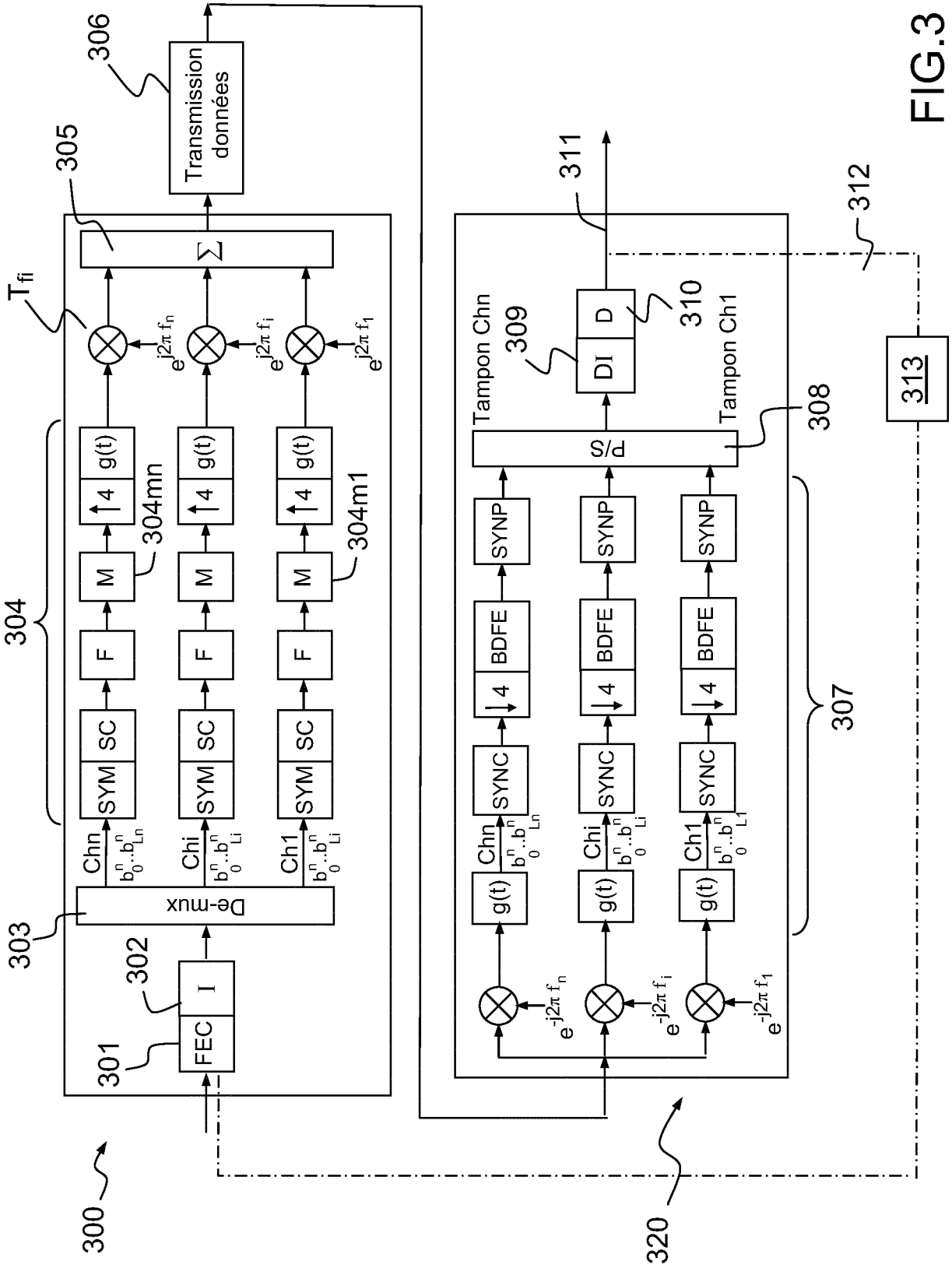
300
301
FEC
I
302
303
De-mux
Chn
Chi
Ch1
SYM
SC
F
M
4
g(t)
304
304mn
304m1
305
Σ
306
Transmission données
Tfi
e^j2π fn
e^j2π fi
e^j2π f1
307
308
P/S
309
Tampon Chn
DI
310
Tampon Ch1
D
311
312
313
320
SYNP
BDFE
SYNC
e^-j2π fn
e^-j2π fi
e^-j2π f1

FIG.3

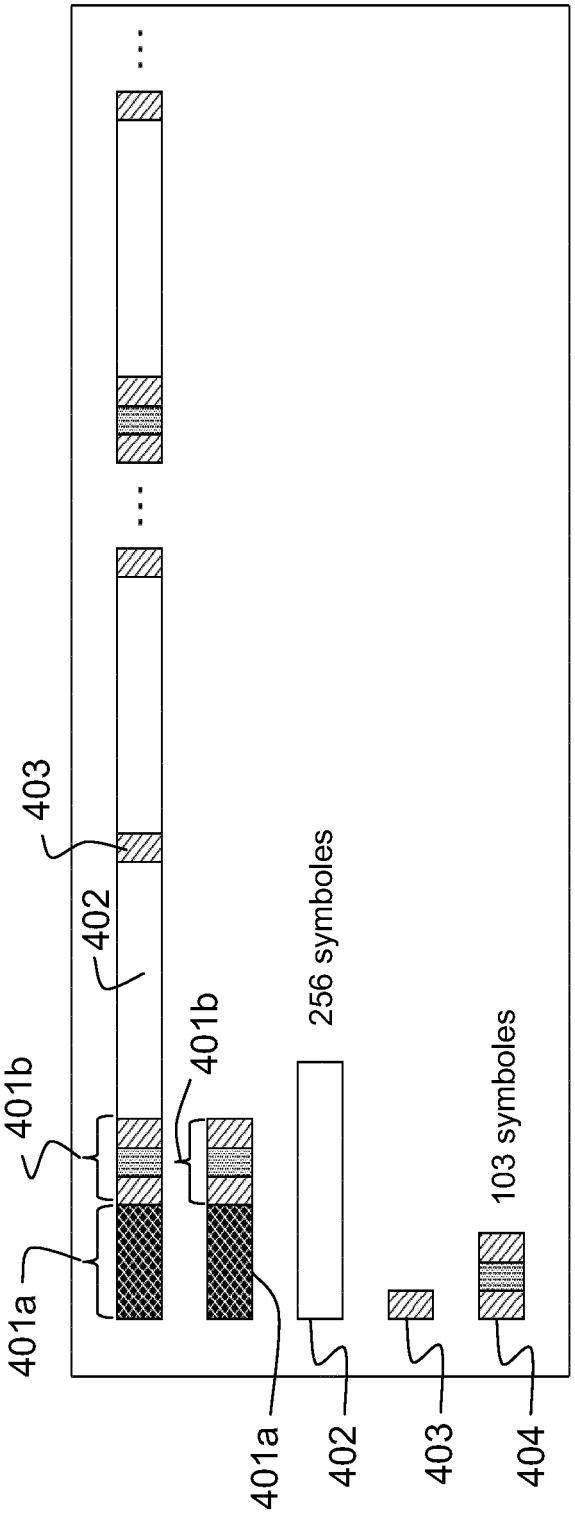
401a
401b
403
402
401b
256 symboles
103 symboles
401a
402
403
404

FIG.4A

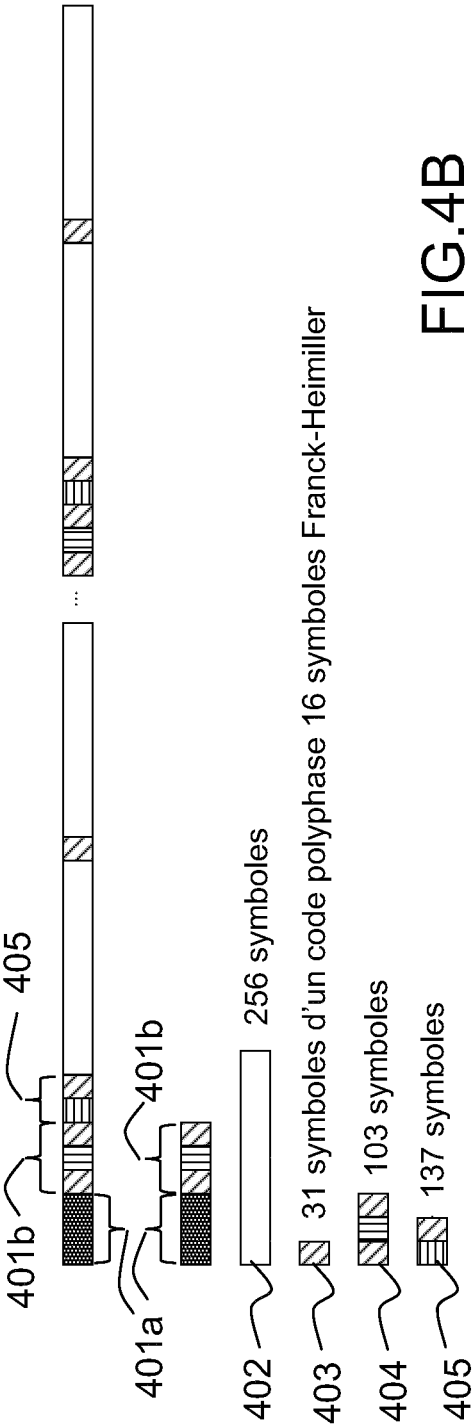
405
401b
401b
401a
256 symboles
31 symboles d'un code polyphase 16 symboles Franck-Heimiller
103 symboles
137 symboles
402
403
404
405

FIG.4B

Débit données	3 Bit Mapping
réservé	000
3200	001
4800	010
6400	011
8000	100
9600	101
12800	110
réservé	111

Longueur inter entrelacement	3 Bit Mapping	Nom
illégale: voir C.5.2.1.2	000	
1 Trame	001	Ultra Court (UC)
3 Trames	010	Très Court (TC)
9 Trames	011	Court (C)
18 Trames	100	Moyen (M)
36 Trames	101	Long (L)
72 Trames	110	Très Long (TL)
illégale: voir C.5.2.1.2	111	

Si '000' indique que l'on passe dans le cas MIL 188-110 B annexe F (mode BLI) et que le second tribit doit alors être lu dans la table ci-contre :

Canal 0

Débit (kbps)	D0,D1,D2	3 Bit Mapping
9.6	0,0,2	001
12.8	0,2,0	010
16.0	0,2,2	011
19.2	2,0,0	100

Canal 1

Inter entrelacement	D0,D1,D2	3 Bit Mapping
(UC)	0,0,2	001
(TC)	0,2,0	010
(C)	0,2,2	011
(M)	2,0,0	100
(L)	2,0,2	101
(TL)	2,2,0	110

FIG.5