

(12) 按照专利合作条约所公布的国际申请

(19) 世界知识产权组织
国际局



(10) 国际公布号
WO 2021/179333 A1

(43) 国际公布日
2021 年 9 月 16 日 (16.09.2021)

(51) 国际专利分类号:
G06F 15/163 (2006.01)

京市北清路 68 号用友产业园北区 16A 四层聂鹏, Beijing 100094 (CN)。

(21) 国际申请号: PCT/CN2020/079373

(81) 指定国(除另有指明, 要求每一种可提供的国家保护): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DJ, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IR, IS, JO, JP, KE, KG, KH, KN, KP, KR, KW, KZ, LA, LC, LK, LR, LS, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, WS, ZA, ZM, ZW。

(22) 国际申请日: 2020 年 3 月 13 日 (13.03.2020)

(25) 申请语言: 中文

(26) 公布语言: 中文

(71) 申请人: 北京希姆计算科技有限公司 (STREAM COMPUTING INC.) [CN/CN]; 中国北京市海淀区高里掌路 1 号院 6 号楼 202-24, Beijing 100095 (CN)。

(72) 发明人: 罗飞 (LUO, Fei); 中国北京市海淀区高里掌路 1 号院 6 号楼 202-24, Beijing 100095 (CN)。王维伟 (WANG, Weiwei); 中国北京市海淀区高里掌路 1 号院 6 号楼 202-24, Beijing 100095 (CN)。

(84) 指定国(除另有指明, 要求每一种可提供的地区保护): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, ST, SZ, TZ, UG, ZM, ZW), 欧亚 (AM, AZ, BY, KG, KZ, RU, TJ, TM), 欧洲 (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT,

(74) 代理人: 北京竹辰知识产权代理事务所 (普通合伙) (BEIJING ZHUCHEN IP FIRM); 中国北

(54) Title: TASK ALLOCATION METHOD AND APPARATUS, AND ELECTRONIC DEVICE AND COMPUTER-READABLE STORAGE MEDIUM

(54) 发明名称: 任务分配方法、装置、电子设备及计算机可读存储介质

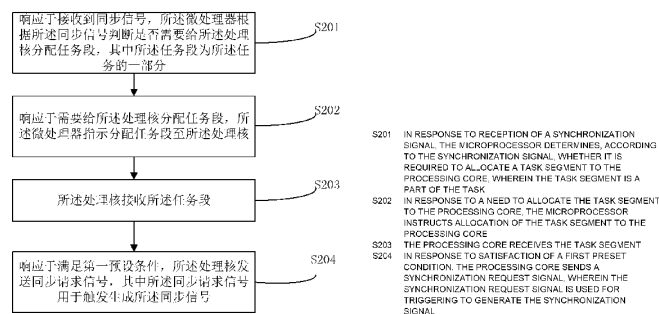


图 2

(57) Abstract: A task allocation method and apparatus, and an electronic device and a computer-readable storage medium. The task allocation method comprises: in response to reception of a synchronization signal, the microprocessor determines, according to the synchronization signal, whether it is required to allocate a task segment to the processing core, wherein the task segment is a part of the task (S201); in response to a need to allocate the task segment to the processing core, the microprocessor instructs allocation of the task segment to the processing core (S202); the processing core receives the task segment (S203); and in response to satisfaction of a first preset condition, the processing core sends a synchronization request signal, wherein the synchronization request signal is used for triggering to generate the synchronization signal (S204). According to the method, the microprocessor in a chip allocates, according to the synchronization signal, the task segments executed by the processing core, thereby solving the technical problems in the prior art of inflexible task allocation and complex control of the processing core.

[见续页]

RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI,
CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG)。

本国际公布：

— 包括国际检索报告(条约第21条(3))。

(57) 摘要：一种任务分配方法、装置、电子设备和计算机可读存储介质。其中该任务分配方法包括：响应于接收到同步信号，所述微处理器根据所述同步信号判断是否需要给所述处理核分配任务段，其中所述任务段为所述任务的一部分(S201)；响应于需要给所述处理核分配任务段，所述微处理器指示分配任务段至所述处理核(S202)；所述处理核接收所述任务段(S203)；响应于满足第一预设条件，所述处理核发送同步请求信号，其中所述同步请求信号用于触发生成所述同步信号(S204)。通过上述方法中芯片中的微处理器根据同步信号来分配处理核所执行的任务段，解决了现有技术中的处理核的任务分配不灵活、控制复杂的技术问题。