

(12) 按照专利合作条约所公布的国际申请

(19) 世界知识产权组织
国际局



(10) 国际公布号
WO 2022/205662 A1

(43) 国际公布日
2022 年 10 月 6 日 (06.10.2022)

(51) 国际专利分类号:
GI1C 7/10 (2006.01)

(21) 国际申请号: PCT/CN2021/105255

(22) 国际申请日: 2021 年 7 月 8 日 (08.07.2021)

(25) 申请语言: 中文

(26) 公布语言: 中文

(30) 优先权:
202110336625.5 2021年3月29日 (29.03.2021) CN

(71) 申请人: 长鑫存储技术有限公司 (CHANGXIN MEMORY TECHNOLOGIES, INC.) [CN/CN]; 中国安徽省合肥市经济技术开发区空港工业园兴业大道388号, Anhui 230601 (CN)。

(72) 发明人: 高恩鹏 (GAO, Enpeng); 中国安徽省合肥市经济技术开发区空港工业园兴业大道388号,

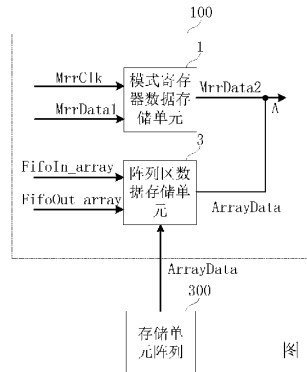
Anhui 230000 (CN)。 冀康灵 (JI, Kangling); 中国安徽省合肥市经济技术开发区空港工业园兴业大道388号, Anhui 230000 (CN)。 吴增泉 (WU, Zengquan); 中国安徽省合肥市经济技术开发区空港工业园兴业大道388号, Anhui 230000 (CN)。

(74) 代理人: 广州华进联合专利商标代理有限公司 (ADVANCE CHINA IP LAW OFFICE); 中国广东省广州市天河区珠江东路6号4501房 (部位: 自编01-03和08-12单元) (仅限办公用途), Guangdong 510623 (CN)。

(81) 指定国 (除另有指明, 要求每一种可提供的国家保护): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DJ, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IR, IS, IT, JO, JP, KE, KG, KH, KN, KP, KR, KW, KZ, LA, LC, LK,

(54) Title: DATA TRANSMISSION CIRCUIT AND METHOD, AND STORAGE DEVICE

(54) 发明名称: 数据传输电路及方法、存储装置



1 Mode register data storage unit
3 Array area data storage unit
300 Storage unit array

图 1

(57) Abstract: The present application relates to a data transmission circuit and method, and a storage device. The circuit comprises a mode register data storage unit and an array area data storage unit. The mode register data storage unit is used to output mode register data in response to a first clock signal; an output end of the array area data storage unit and an output end of the mode register data storage unit are both connected to a first node; the array area data storage unit is used to receive array area data in response to a first pointer signal, and is also used to output the array area data in response to a second pointer signal. In the present application, the mode register data and the array area data may be precisely controlled so as to be sequentially output by means of respective output channels.

(57) 摘要: 本申请涉及一种数据传输电路及方法、存储装置, 所述电路包括模式寄存器数据存储单元及阵列区数据存储单元, 模式寄存器数据存储单元用于响应第一时钟信号而输出模式寄存器数据; 阵列区数据存储单元的输出端与模式寄存器数据存储单元的输出端均连接于第一节点, 阵列区数据存储单元用于响应第一指针信号接收阵列区数据, 以及还用于响应第二指针信号输出所述阵列区数据。本申请能够精准控制模式寄存器数据、阵列区数据依次经由各自输出通道输出。

[见续页]

LR, LS, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX,
MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL,
PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL,
ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US,
UZ, VC, VN, WS, ZA, ZM, ZW。

(84) 指定国 (除另有指明，要求每一种可提供的地区
保护)：ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ,
NA, RW, SD, SL, ST, SZ, TZ, UG, ZM, ZW), 欧亚 (AM,
AZ, BY, KG, KZ, RU, TJ, TM), 欧洲 (AL, AT, BE, BG,
CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU,
IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT,
RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI,
CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG)。

本国际公布：

— 包括国际检索报告 (条约第21条(3))。